

PATENT

Atty. Docket No. 678-494 (P9201)

#4

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

APPLICANTS : Hoon CHANG et al.

SERIAL NO.: 09/577,512

GROUP: Not yet assigned

FILED: May 24, 2000

DATE: July 28, 2000

FOR: APPARATUS AND METHOD FOR EXCHANGING  
VARIABLE-LENGTH DATA ACCORDING TO A RADIO  
LINK PROTOCOL IN A MOBILE COMMUNICATION SYSTEM

Assistant Commissioner for Patents  
Washington, D.C. 20231

TRANSMITTAL OF PRIORITY DOCUMENT

Sir:

Attached is a certified copy of Korean Appln. No. 19540/1999 filed on  
May 24, 1999 from which priority is claimed under 35 U.S.C. §119.

Respectfully submitted,

Paul J. Farrell  
Reg. No. 33,494  
Attorney for Applicants

**DILWORTH & BARRESE, LLP**  
333 Earle Ovington Blvd.  
Uniondale, NY 11553  
(516) 228-8484

CERTIFICATE OF MAILING UNDER 37 C.F.R. §1.8(a)

I hereby certify that this correspondence is being deposited with the United States Postal Service as first class mail, postpaid in an envelope addressed to the: Assistant Commissioner for Patents, Washington, D.C. 20231 on July 28, 2000.

Dated: July 28, 2000

  
Paul J. Farrell



9201-45



별첨 사본은 아래 출원의 원본과 동일함을 증명함.

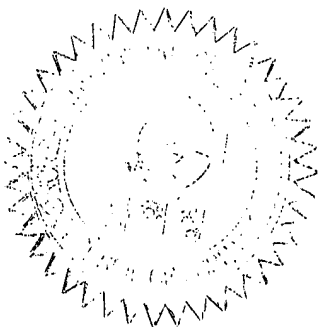
This is to certify that the following application annexed hereto  
is a true copy from the records of the Korean Industrial  
Property Office.

출원 번호 : 특허출원 1999년 제 19540 호  
Application Number

출원 년 월 일 : 1999년 05월 24일  
Date of Application

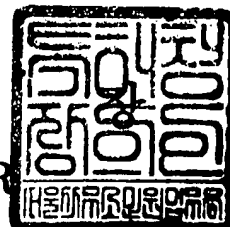
출원 인 : 삼성전자 주식회사  
Applicant(s)

CERTIFIED COPY OF  
PRIORITY DOCUMENT



2000 년 05 월 24 일

특 허 청  
COMMISSIONER



|            |   |
|------------|---|
| 【서류명】      | 출원서   |
| 【권리구분】     | 특허  |
| 【수신처】      | 특허청장  |
| 【제출일자】     | 1999.05.24  |
| 【국제특허분류】   | H04J  |
| 【국제특허분류】   | H04L  |
| 【발명의 명칭】   | 이동통신시스템에서 라디오링크프로토콜에 따른 가변길이의 데이터 송수신 장치 및 방법   |
| 【발명의 영문명칭】 | VARIABLE-LENGTH DATA TRANSMITTING AND RECEIVING APPARATUS AND METHOD IN ACCORDANCE WITH RADIO LINK PROTOCOL FOR MOBILE TELECOMMUNICATION SYSTEM |
| 【출원인】      |   |
| 【명칭】       | 삼성전자 주식회사   |
| 【출원인코드】    | 1-1998-104271-3   |
| 【대리인】      |   |
| 【성명】       | 이건주   |
| 【대리인코드】    | 9-1998-000339-8   |
| 【포괄위임등록번호】 | 1999-006038-0   |
| 【발명자】      |   |
| 【성명의 국문표기】 | 장훈  |
| 【성명의 영문표기】 | CHANG, Hoon   |
| 【주민등록번호】   | 720929-1030128  |
| 【우편번호】     | 135-284   |
| 【주소】       | 서울특별시 강남구 대치4동 동아아파트 가동 1110호   |
| 【국적】       | KR  |
| 【발명자】      |   |
| 【성명의 국문표기】 | 이현석   |
| 【성명의 영문표기】 | LEE, Hyun Seok  |
| 【주민등록번호】   | 690513-1227017  |
| 【우편번호】     | 463-020   |
| 【주소】       | 경기도 성남시 분당구 수내동 108-13  |
| 【국적】       | KR  |

**【발명자】****【성명의 국문표기】**

김대균

**【성명의 영문표기】**

KIM,Dae Gyun

**【주민등록번호】**

681003-1690413

**【우편번호】**

135-240

**【주소】**

서울특별시 강남구 개포동 경남아파트 7동 905호

**【국적】**

KR

**【발명자】****【성명의 국문표기】**

구창회

**【성명의 영문표기】**

K00,Chang Hoi

**【주민등록번호】**

680620-1046313

**【우편번호】**

463-060

**【주소】**

경기도 성남시 분당구 이매동 한신아파트 205동 1105호

**【국적】**

KR

**【취지】**

특허법 제42조의 규정에 의하여 위와 같이 출원합니다. 대  
리인  
주 (인) 이권

**【수수료】****【기본출원료】**

20 면 29,000 원

**【가산출원료】**

79 면 79,000 원

**【우선권주장료】**

0 건 0 원

**【심사청구료】**

0 항 0 원

**【합계】**

108,000 원

**【첨부서류】**

1. 요약서·명세서(도면)\_1통

**【요약서】****【요약】**

무선 환경에서 데이터의 효율적 전송을 위해 사용되는 라디오 링크 프로토콜(RLP: Radio Link Protocol)에 따라 데이터를 송수신하는 장치 및 방법이 개시되어 있다. 본 발명에 따른 데이터 송신장치는 송신을 위한 데이터를 저장하는 송신 데이터 버퍼와, 상기 송신 데이터 버퍼에 저장된 데이터를 읽어들이며 연속적인 일련 번호를 가지는 요청되는 크기 내의 RLP프레임을 생성하는 다수의 RLP 처리기와, 상기 각 RLP 처리기로부터 생성될 RLP프레임의 크기를 요청하며, 상기 각 RLP 처리기로부터 생성되는 적어도 하나 이상의 RLP프레임이 포함된 다중화 프레임을 생성하는 다중화 제어기와, 적어도 하나 이상의 상기 다중화 프레임이 포함된 물리 프레임을 물리채널을 통해 송신하는 물리계층 처리기로 구성된다.

**【대표도】**

도 3

**【색인어】**

무선링크프로토콜(Radio Link Protocol), 다중화/역다중화, 가변길이, 논리전송단위(LTU)

**【명세서】****【발명의 명칭】**

이동 통신시스템에서 라디오링크프로토콜에 따른 가변 길이의 데이터 송수신 장치 및 방법 {Variable-length Data Transmitting and Receiving Apparatus and Method in accordance with Radio Link Protocol for Mobile Telecommunication System}

**【도면의 간단한 설명】**

도 1은 패킷데이터 서비스를 수행하는 일반적인 부호분할다중접속 통신시스템의 구성도.

도 2는 본 발명이 적용되는 RLP에 따른 데이터 송수신 장치의 구성도.

도 3은 본 발명에 따른 데이터 송신기의 구성도.

도 4는 본 발명에 따른 데이터 수신기의 구성도.

도 5는 본 발명에 따라 생성되는 프레임들의 포맷을 보여주는 도면.

도 6은 본 발명에 따라 생성되는 LTU의 포맷을 보여주는 도면.

도 7은 본 발명에 따라 생성되는 RLP 프레임을 기본 채널을 통해 송수신할 시의 프레임 포맷을 보여주는 도면.

도 8은 본 발명에 따라 생성되는 RLP 프레임을 부가 채널을 통해 송수신할 시의 프레임 포맷을 보여주는 도면.

도 9는 본 발명에 따른 기본 채널 송신 동작의 처리 흐름도.

도 10은 본 발명에 따른 기본 채널 수신 동작의 처리 흐름도.

도 11은 본 발명에 따른 부가 채널 송신 동작의 처리 흐름도.

도 12는 본 발명에 따른 부가 채널 수신 동작의 처리 흐름도.

**【발명의 상세한 설명】**

**【발명의 목적】**

**【발명이 속하는 기술분야 및 그 분야의 종래기술】**

<13> 본 발명은 부호분할다중접속(Code Division Multiple Access: 이하 CDMA라 칭한다) 방식의 이동 통신시스템에 관한 것으로, 특히 무선 환경에서 데이터의 효율적 전송을 위해 사용되는 라디오 링크 프로토콜(RLP: Radio Link Protocol)에 따라 데이터를 송수신하는 장치 및 방법에 관한 것이다.

<14> 일반적으로 CDMA방식의 이동 통신시스템은 음성을 위주로 하는 IS-95 규격에서 발전하여, 음성뿐만 아니라 고속 데이터의 전송이 가능한 CDMA2000 규격으로 발전하기에 이르렀다. 상기 CDMA2000 규격에서는 고품질의 음성, 동화상, 인터넷 검색 등의 서비스가 가능하다.

<15> 상기 CDMA2000 규격에서 제공하는 패킷 데이터 서비스의 예가 도 1에 나타나있다. 상기 도 1에서 단말기는 터미널 장치(Terminal Equipment)인 TE와 단말 장치(Mobile Termination)인 MT로 이루어져 있다. 상기 도 1에서 기지국은 교환기와 함께 BS/MSC(Base Station/Mobile Switching Center)로 표시되어 있고, 데이터 망(예: 인터넷)과 연동시켜주는 인터워킹펄션(Interworking Function)부는 IWF로

표시되어 있다. 상기 IWF부는 서로 다른 프로토콜을 사용하는 경우 상호간에 프로토콜 변환을 시켜주는 기능을 수행하는 장치이다. 상기 도 1에서 단말기와 IWF부의 상위 서비스(Web Service)처리부들은 네트워크 프로토콜(IP: Internet Protocol)처리부와 링크 프로토콜(PPP: Point-to-Point Protocol)처리부를 거쳐서 데이터를 주고 받는다. 즉, 상위 서비스처리부들이 만든 데이터는 최종적으로 링크 프로토콜 패킷의 형태로 하위 계층에 전달되고, 하위 계층에서는 적절한 프로토콜을 사용하여 전송하게 된다.

<16>       상기 도 1에서는 TE와 MT 사이에 EIA-232제어기가 사용되는 예를 보여주고 있다. EIA-232제어기를 통하여 MT에 전송된 링크 프로토콜 패킷들은 본 발명에서 다루는 라디오 링크 프로토콜(Radio Link Protocol: 이하 RLP라 칭한다)을 거쳐서 RLP 프레임(RLP Frame)에 나누어 들어간다. 상기 과정으로 생성된 RLP 프레임은 CDMA2000 규격인 IS-2000 규격을 통하여 연결된 물리 채널을 통하여 전송되게 된다. 연결된 물리 채널을 통하여 기지국으로 수신된 RLP 패킷은 다시 링크 프로토콜 패킷들로 복원이 되고 복원된 패킷들을 릴레이 계층을 통하여 상기 IWF부로 전송된다. 일반적으로 기지국과 IWF부 사이의 인터페이스는 IS-658 규격을 따른다. 상기 IWF부에서는 링크 프로토콜 패킷에서 데이터를 꺼내어 네트워크 프로토콜 처리부에게 전달하고 최종적으로 이러한 데이터들은 상위 서비스 처리부에게 전달된다.

<17>       상기 과정은 단말기에서 기지국으로 데이터를 전송하는 과정을 보여주었지만 반대로 기지국에서 단말기에게 데이터를 전송하는 과정 또한 유사하게 진행된다.

<18>       CDMA2000에서는 다양한 서비스를 제공하기 위해서 상기 도 1과는 다른 여러 가지 구성이 가능하도록 되어 있다. 그러나 상위 서비스의 데이터를 담은 링크 프로토콜 패킷들은 모두 RLP를 통하여 무선 물리 채널로 전송된다는 점에서는 모두 공통된다.



<19> 현재 사용되는 RLP Type 3 규격은 현재 전송을 집합 1(Rate Set 1)에 대해서 9.6 kbps 또는 19.2 kbps의 물리 채널 프레임을 채울 수 있는 크기의 RLP 프레임, 또는 전송을 집합 2(Rate Set 2)에 대해서 14.4 kbps 또는 28.8 kbps의 물리 채널 프레임을 채울 수 있는 크기의 RLP 프레임만을 생성한다. 따라서 물리 채널이 153.6 kbps나 230.4 kbps와 같이 높은 전송율로 동작할 때는 상기 RLP 프레임 여러 개를 하나의 물리 채널 프레임에 넣는 방법을 사용한다. 만일 물리 채널이 상기 RLP Type 3 규격에서 지원하는 최대 전송율 153.6 또는 230.4 kbps 이상을 지원하는 경우, 예를 들어, 307.2 kbps, 460.8 kbps, 614.4 kbps, 1036.8 kbps 등을 지원하는 경우에는 더 많은 RLP 프레임을 하나의 물리 채널 프레임에 담게 된다. 그러나 이러한 방식은 하나의 물리 채널 프레임을 하나의 큰 크기의 RLP 프레임으로 채우는 방법에 비해서 프레임 헤더에 의한 부담이 커지고 사용하지 못하는 부분이 많아지기 때문에 효율적인 방법이 될 수 없다. 따라서 현재의 RLP Type 3 프레임 보다 더 큰 크기의 RLP 프레임을 전송하기 위해서는 기존의 방법과는 다른 새로운 방법이 필요하게 된다.

<20> 상기 RLP Type 3이 수행하는 중요한 일 가운데 하나는 조각 프레임을 생성하고 해석하는 일이다. 즉, 보내야 하는 재전송 프레임의 크기가 보낼 수 있는 데이터 블록의 크기 보다 크면 RLP는 상기 보내야 하는 재전송 프레임의 데이터 부분을 여러 개의 조각 프레임(Segmented Frame)에 나누어서 전송하게 된다. RLP Type 3 규격에서는 상기 조각 과정(Segmentation Procedure)이 다음과 같이 이루어진다.

<21> 첫째, RLP Type 3은 조각을 최대 세 개까지 만들 수 있다. 각각의 조각은 FIRST, SECOND, LAST의 세 가지 값으로 구별된다. 세 개 이상의 조각이 필요하면 RLP Type 3은 세 개의 조각 프레임으로 전송할 수 있을 때까지 상기 재전송 프레임을 전송하지 않는다

.k

<22> 둘째, 조각 프레임에 대한 조립 작업(Reassembly Procedure)은 모든 조각이 수신되어야 가능하다. 즉, FIRST, SECOND, LAST 조각 프레임중 어느 한 조각이라도 수신하지 못하면 전체 조각을 다시 전송하여야 한다.

<23> 상기 RLP Type 3 규격은 상기한 바와 같이 현재 전송을 집합 1(Rate Set 1)에 대해서 9.6 kbps 또는 19.2 kbps의 물리 채널 프레임을 채울 수 있는 크기의 RLP 프레임 또는 전송을 집합 2(Rate Set 2)에 대해서 14.4 kbps 28.8 kbps의 물리 채널 프레임을 채울 수 있는 크기의 RLP 프레임만을 생성하므로 전송율이 가장 낮을 때인 9.6 kbps나 14.4 kbps에서 최대 3개의 조각으로도 충분히 전송이 가능하다. 그러나 물리 채널이 더 높은 전송율을 가지고 RLP에서 전송 효율을 높이기 위해 더 큰 크기의 RLP 프레임을 사용하게 되면 기존의 조각 방법과는 다른 새로운 방법이 필요하게 된다.

【발명이 이루고자 하는 기술적 과제】

<24> 따라서 본 발명의 목적은 상기와 같은 종래 기술의 문제점을 해결하기 위해서 RLP 프레임이 다양한 길이를 가질 수 있는 새로운 라디오 링크 프로토콜(RLP)을 제안하는데 있다.

<25> 본 발명의 다른 목적은 다양한 길이의 RLP 프레임을 가능하게 하여 다양한 크기와 구조를 갖는 물리 채널 프레임에 보다 많은 데이터를 전송할 수 있도록 하는데 있다.

<26> 본 발명의 또 다른 목적은 RLP 프레임을 재전송할 때 데이터 바이트 단위의 일련

번호를 사용함으로써 수신측에서 조각 프레임으로 전달된 데이터 부분을 올바르게 조립할 수 있으면서 또한 RLP 프레임 헤더의 비용을 줄여서 전송의 효율을 보다 높일 수 있도록 하는데 있다.

<27>       본 발명의 또 다른 목적은 상기 방법에서 발생하는 재전송을 요청하는 NAK 프레임의 구성을 보다 효과적으로 할 수 있도록 하여 하나의 NAK 프레임으로 보다 많은 재전송 요청을 할 수 있도록 하는데 있다.

<28>       이러한 목적들을 달성하기 위한 본 발명은 RLP 프레임이 다양한 길이를 가질 때 발생하는 상기 조각 프레임 문제를 해결하기 위해서 재전송 프레임의 데이터 부분을 조각 프레임에 나누어 전달할 때 상기 데이터 부분의 각 데이터 바이트 마다 일련 번호를 붙여서 수신측에서 나누어 전달된 데이터 부분을 조립할 수 있도록 하는 조각 방법을 제안한다.

<29>       본 발명에 따른 데이터 송신장치는 송신을 위한 데이터를 저장하는 송신 데이터 버퍼와, 상기 송신 데이터 버퍼에 저장된 데이터를 읽어들이 연속적인 일련 번호를 가지는 요청되는 크기 내의 RLP프레임을 생성하는 다수의 RLP 처리기와, 상기 각 RLP 처리기로부터 생성될 RLP프레임의 크기를 요청하며, 상기 각 RLP 처리기로부터 생성되는 적어도 하나 이상의 RLP프레임이 포함된 다중화 프레임을 생성하는 다중화 제어기와, 적어도 하나 이상의 상기 다중화 프레임이 포함된 물리 프레임을 물리채널을 통해 송신하는 물리

계층 처리기로 구성된다.

### 【발명의 구성 및 작용】

- <30> 이하 본 발명의 바람직한 실시예의 상세한 설명이 첨부된 도면들을 참조하여 설명될 것이다. 우선 각 도면의 구성요소들에 참조부호를 부가함에 있어서, 동일한 구성요소들에 대해서는 비록 다른 도면상에 표시되더라도 가능한 한 동일한 부호를 가지도록 하고 있음에 유의해야 한다.
- <31> 도 2는 본 발명이 적용되는 RLP에 따라 데이터를 송수신하는 이동 통신시스템의 구성을 보여주는 도면이다.
- <32> 상기 도 2에서 물리계층 처리기 150,250은 IS-2000 규격에 따라서 단말기와 기지국 사이에 물리 채널을 연결하고, RLP처리기 130,230에서 전달되는 RLP 프레임들을 상기 연결된 물리 채널을 통하여 상대방 물리 계층에게 전달하고, 상기 물리 채널을 통하여 수신된 RLP 프레임들을 RLP처리기 130,230에게 전달하는 구성 요소들을 하나의 블록으로 나타낸 것이다.
- <33> 다중화/역다중화 제어기 140,150은 물리계층 처리기 150,250에게 전달할 RLP 프레임들에 대해서 목적지와 크기 등의 정보를 RLP 프레임들 앞에 붙인 후 물리계층 처리기 150,250에게 전달하는 다중화 기능과, 반대로 수신된 RLP 프레임에 대해서 목적지와 크기를 확인한 후 상위 RLP처리기 130,230에게 전달하는 역다중화 기능을 수행한다. 송신 및 수신 데이터 버퍼 122,124,222,224는 메모리 장치로서 도 1의 예에서와 같이 EIA-232 제어기나 IS-658 제어기가 상기 링크 프로토콜 처리기 110,210에서 받은 데이터를 저장

해둔다. 상기 데이터 버퍼들 122,222는 RLP처리기 130,230가 요구할 때마다 저장된 패킷을 순서대로 요구된 크기에 맞게 잘라준다. 또한 상기 데이터 버퍼들 124,224는 RLP처리기 130,230에서 데이터를 전달할 때마다 순서대로 저장해둔다. 이 저장된 데이터는 상기 EIA-232 제어기나 IS-658 제어기에 의해 PPP처리기 또는 IWF부에게 전달된다. 상기 EIA-232 제어기나 IS-658 제어기는 EIA-232 규격과 IS-658 규격에 따라 동작하며, 상기 데이터 버퍼들 122,124,222,224와 링크 프로토콜 처리기 110,210 사이에서 데이터 송수신을 맡는다. 현재 CDMA2000 패킷 서비스에서는 상기 EIA-232 제어기나 IS-658 제어기 이외에 다른 방식을 사용할 수도 있으므로, 상기 도 2에서는 이들 제어기를 표시하지는 않았다는 사실에 유의할 필요가 있다.

<34> 도 3은 본 발명에 따른 데이터 송신기의 구성을 보여주는 도면이다.

<35> 도 3을 참조하면, RLP 프레임을 송신 처리하기 위한 RLP처리기 130은 RLP 제어기 131과, L\_V(S) 레지스터 132와, 재전송 버퍼 133를 포함한다. 또한 RLP처리기 130은 V(SEG) 레지스터 139와, P(SEG) 레지스터 141, LEN 레지스터 142, L\_V(RET) 레지스터 143을 포함한다. 상기 RLP 제어기 131은 송신 데이터 버퍼 122에서 데이터를 받아서 RLP 프레임을 생성한 다음, 다중화/역다중화 제어기 140에게 이 생성된 RLP 프레임을 담은 데이터 블록을 전송한다. 상기 재전송 버퍼(Forward Resequencing Buffer) 133은 메모리 장치로서 재전송을 위한 데이터를 기억시키기 위해서 사용된다.

<36> 본 발명에서 제안할 조각 과정에서 사용되는 상기 V(SEG) 레지스터 139는 재전송 데이터를 조각 프레임에 담아서 보내기 위한 것으로, 재전송할 첫 번째 데이터 바이트의 일련 번호를 기억하고 있다. 상기 P(SEG) 레지스터 141은 재전송할 첫 번째 데이터 바이트의 위치, 즉 상기 V(SEG) 레지스터 139에 기억되어 있는 재전송할 첫 번째 데이터 바

이트의 어드레스를 기억하고 있다. 상기 LEN 레지스터 142는 전송될 데이터중 전송하고 남은 데이터 바이트의 길이(양)를 나타낸다. 상기 L\_V(RET) 레지스터 143은 다음에 재전송할 프레임의 프레임 일련 번호를 나타낸다.

<37> 도 4는 본 발명에 따른 데이터 수신기의 구성을 보여주는 도면이다.

<38> 도 4를 참조하면, RLP 프레임을 수신 처리하기 위한 RLP 처리기 130은 RLP 제어기 131과, 레지스터 E 134와, L\_V(N) 레지스터 135와, L\_V(R) 레지스터 136과, NAK 리스트 137, 재정렬 버퍼 138을 포함한다. 상기 RLP 제어기 131은 다중화/역다중화 제어기 140에서 RLP 프레임을 받아서 순서에 맞는 데이터가 도착하였는지 살펴본다. 이때 만일 순서에 맞다면 수신 데이터 버퍼 124에 데이터를 전송한다. 만일 그렇지 않다면 재정렬 버퍼 138에 저장한 다음, NAK(Non Acknowledge) 리스트 137에 재전송을 요청할 부분을 기록하고 다음번 제어 프레임을 송신할 때 NAK 리스트 137에 저장되었던 부분을 넣어서 보낸다. 상기 레지스터 E 134는 깨진 데이터 블록의 수를 기록하기 위한 것이다. 다중화/역다중화 제어기 140에서 깨진 데이터 블록을 알리면, RLP 제어기 131은 이 값을 레지스터 E 134에 기록한 후, 재설정이 필요할 때 사용할 수 있다.

<39> 상기 L\_V(N) 레지스터 135은 수신되어야 할 데이터중 수신하지 못한(깨진) 첫 번째 데이터 바이트의 일련 번호를 저장한다. 상기 L\_V(R) 레지스터 136은 다음에 새로이 수신되어야 할 데이터 바이트의 일련 번호를 저장한다.

<40> 본 발명에 따라 가변길이의 RLP 프레임을 생성하고 송수신하는 동작은 크게 다중화/역다중화 제어기 140,240과, RLP 처리기 130,230의 동작으로 대별되어 되어 설명될 수 있을 것이다. 상기 다중화/역다중화 제어기 140과 240의 동작은 동일하게 수행되고, RLP 처리기 130과 230의 동작은 동일하게 수행되므로, 하기에서의 본 발명에 따른

동작은 편의상 다중화/역다중화 제어기 140과, RLP 처리기 130의 동작으로 국한되어 설명될 것이다.

<41>      다중화/역다중화 제어기의 송신동작

<42>      현재 연결되어 있는 물리 채널을 통하여 패킷 데이터 뿐만 아니라 음성 데이터나, 기타 다른 여러 가지 정보들이 동시에 송신될 수 있으므로, 하기에서는 다중화/역다중화 제어기에게 전송할 데이터를 제공하는 역할을 수행하는 것을 '서비스' 또는 '서비스 블록'이라고 칭할 것이다. 또한 다중화/역다중화 제어기 140과 물리계층 처리기 150이 서로 주고 받는 전송 단위를 '정보 비트(information bits) 또는 물리프레임(physical frame)'이라고 칭하고, RLP처리기 130을 포함한 상위 서비스 블록과 다중화/역다중화 제어기 140이 서로 주고 받는 전송 단위를 '데이터 블록(data block) 또는 RLP프레임'이라고 칭할 것이다.

<43>      송신측 다중화/역다중화 제어기 140은 적어도 매 설정시간(예: 20 ms)마다 물리계층 처리기 150에게 전송할 정보 비트를 생성하여 전달하여야 한다. 즉, 다중화/역다중화 제어기 140은 현재 연결되어 있는 모든 물리 채널에 대해서 물리 채널로 전송되는 프레임의 페이로드(payload)를 채울 정보 비트를 생성하여 전달하여야 한다. IS-2000 규격에는 기본 채널(Fundamental Channel), 전용 제어 채널(Dedicated Control Channel), 부가 채널(Supplemental Channel) 등이 존재한다. 상기 다중화/역다중화 제어기 140이 이러한 정보 비트를 생성하여 물리 계층 처리기 150에게 전달하여 상기 기본 채널, 전용 제

어 채널, 또는 부가 채널 중 어느 한 채널로 전송하고자 할 때는 다음과 같은 값들을 전달한다.

- <44>        - SDU: 실제 전송될 정보 비트를 담는다. 전용 제어 채널 또는 부가 채널의 경우  
만일 전송할 정보 비트가 없다면 상기 다중화/역다중화 제어기와 물리 계층이 미리 약속  
한 널값(NULL)을 채운다.
- <45>        - FRAME\_SIZE: 정보 비트가 담길 물리 채널 프레임의 크기를 담는다. 상기 SDU에  
널값이 지정되는 경우에는 물리 계층에서 이 값을 무시한다.
- <46>        - FRAME\_RATE: 정보 비트가 담길 물리 채널 프레임이 전송될 전송 속도를 지정한다  
. 상기 SDU에 널값이 지정되는 경우에는 물리 계층에서 이 값을 무시한다.
- <47>        송신측 다중화/역다중화 제어기 140이 상기한 내용을 물리계층 처리기 150에게 전  
달하면, 상기 물리계층 처리기 150은 지정된 부호화 방법 및 변조 방식 등을 사용하여  
전달된 내용을 처리한 후 수신측에게 전송한다.
- <48>        송신측 다중화/역다중화 제어기 140은 물리 채널로 전달할 논리 전송 단위의 페이  
로드 또는 정보 비트를 생성하기 위해, 논리적 채널(logical channel)이 현재 연결되어  
있는 물리 채널에 대응되는 서비스들에서 전송할 데이터 블록(data block)을 사용한다.  
상기 논리적 채널이 연결된 물리 채널에 대응되는 서비스는 현재 생성되는 정보 비트를  
전송할 물리 채널로 자신의 데이터 블록을 전송할 수 있는 서비스를 말한다. 이러한 서  
비스를 단말과 기지국 상호간에 서로 연결하고, 또한 상기 서비스의 논리적 채널을 물리  
채널 위에 연결시키는 과정은 IS-2000에 규정된 시그널링 메시지(signaling message)와  
시그널링 절차(signaling procedure)로 가능하다.



<49> 송신측 다중화/역다중화 제어기 140은 현재 논리적 채널이 연결되어 있는 물리 채널에 대응되는 서비스들의 데이터 블록을 전송하기로 결정하면, 적절한 우선 순위에 따라 상기 서비스에게서 적절한 길이의 데이터 블록(도 5의 (a) 참조)을 받아들인다. 상기 다중화/역다중화 제어기 140은 상기 서비스에게서 데이터 블록을 받아들일 때 수신측의 다중화/역다중화 제어기가 상기 데이터 블록을 전달할 서비스를 알 수 있도록 하기 위해 서비스 인식자(service identifier)와, 길이 정보를 상기 데이터 블록에 덧붙인 다중화 프레임 MuxPDU를 만든다(도 5의 (b) 참조). 상기 다중화 프레임 MuxPDU는 여러 서비스에서 받은 여러 개의 데이터 블록과 시그널링 메시지를 함께 가질 수도 있다. 이러한 MuxPDU 하나 또는 여러 개가 포함되어 정보 비트가 구성되며, 상기 정보 비트에는 하나 또는 여러 개의 MuxPDU 마다 오류를 발견할 수 있도록 하는 CRC(Cyclic Redundancy Code)가 추가될 수 있다. 여러 개의 MuxPDU 마다 오류를 발견할 수 있는 CRC가 추가되는 경우, 하나의 CRC와 상기 CRC로 보호되는 정보 비트의 일부분을 본 발명에서는 '논리 전송 단위(LTU: Logical Transmission Unit)'이라고 칭하고 상기 물리 계층에게 전달될 정보 비트를 여러 부분으로 나누어서 각 나누어진 부분마다 오류를 검사할 수 있는 CRC를 넣는 방식을 '논리 전송 단위(logical transmission unit)가 사용되었다'고 한다. 이때 상기 나누어진 정보 비트의 일부분을 본 발명에서는 '논리 전송 단위(logical transmission unit)'라고 칭하고 상기 CRC에 의해서 보호되는 CRC를 제외한 논리 전송 단위의 나머지 부분을 '논리 전송 단위의 페이로드'라고 칭할 것이다(도 5의 (c)참조). 이들 논리 전송 단위는 수신측 다중화/역다중화 제어기에서 올바르게 수신되었는지의 여부를 판단하는 기본 단위가 된다. 만일 상기 논리 전송 단위가 사용되지 않는다면, 수신측 다중화/역다중화 제어기에서 올바르게 수신되었는지 판단하는 기본 단위는 정보 비트

가 된다.

<50> 송신측 다중화/역다중화 제어기 140은 현재 전송될 물리 채널 프레임에 대해서 가능한 전송율과 정보 비트의 크기, 그리고 논리 전송 단위가 사용되는지 여부와 사용될 경우의 논리 전송 단위 크기와 CRC 생성 방법 등을 미리 알고 있어야 한다. 이러한 '형상 정보(configuration)'는 단말과 기지국이 미리 약속한 범위에서, 물리 계층 제어기 150이 제공하는 현재의 물리 채널 상태에 따라 상기 송신측 다중화/역다중화 제어기 140이 생성할 정보 비트의 크기와 논리 전송 단위의 생성 방식을 결정하는데 사용한다. 상기 송신측 다중화/역다중화 제어기 140은 논리 전송 단위의 사용을 결정하면, 데이터 블록을 포함하는 MuxPDU로 논리 전송 단위의 페이로드를 채우고 남은 공간은 채움 MuxPDU 또는 채움 비트열로 채운 다음, 생성된 논리 전송 단위의 페이로드에 대한 CRC를 생성한다. 상기 송신측 다중화/역다중화 제어기 140은 상기 과정을 필요한 논리 전송 단위 수만큼 반복하고 생성된 논리 전송 단위를 차례차례 집어넣어 정보 비트를 채운 다음, 남은 공간은 '0'으로 채우고 물리 계층 처리기 150에게 전달한다.

<51> 상기 송신측 다중화/역다중화 제어기 140은 논리 전송 단위를 사용하지 않기로 결정하면, 데이터 블록을 포함하는 MuxPDU로 채우고 정보 비트를 남은 공간은 채움 MuxPDU 하나 또는 채움 비트열로 채운 다음, 생성된 정보 비트를 물리 채널에게 전달한다.

<52> 상기 송신측 다중화/역다중화 제어기 140은 더 이상의 전송할 데이터 블록이 없는 경우, 정보 비트의 남은 부분을 채우기 위해서 수신측 다중화/역다중화 제어기와 미리 약속한 특정 서비스 인식자로 설정한 MuxPDU를 사용하거나 또는 수신측 다중화/역다중화 제어기와 미리 약속한 일정한 비트열(bit pattern)을 사용하여 정보 비트의 남은 부분을 채운다. 본 발명에서는 상기 특정 서비스 인식자로 설정한 MuxPDU를 '채움 MuxPDU(fill

MuxPDU)', 그리고 상기 일정한 비트열을 '채움 비트열(fill bit pattern)'이라고 칭할 것이다.

<53> 송신측 다중화/역다중화 제어기 140은 상기 과정에서 논리적 채널이 연결된 물리 채널에 대응되는 모든 서비스와 시그널링 메시지 생성기에서 전송할 아무런 시그널링 메시지나 데이터 블록을 받지 못했을 때는 현재 전송하고자 하는 물리 채널에 따라서 다르게 동작한다. 즉, 전용 제어 채널이나 부가 채널의 경우 널값(NULL)을 SDU로 전달한다. 기본 채널의 경우에는 수신측 다중화/역다중화 제어기와 미리 약속한 일정한 비트열을 정보 비트로 하여 물리 채널에 전달한다. 본 발명에서는 상기 일정한 비트열을 '널 트래픽(null traffic)'이라고 칭할 것이다.

<54> 상기 송신측 다중화/역다중화 제어기에게 서비스가 아무런 데이터 블록도 전송할 것이 없음을 알리는 방법으로 '빈 데이터 블록'을 전달한다. 상기 빈 데이터 블록은 아무런 내용도 가지지 않는 데이터 블록으로 상기 특수한 목적을 위해서만 사용된다.

#### <55> 다중화/역다중화 제어기의 수신동작

<56> 수신측 물리계층 처리기 150은 수신되는 신호를 지정된 복호화 방법 및 복조 방식 등을 사용하여 해석한 다음, 수신된 물리 계층 프레임에 담긴 정보 비트 부분을 수신측 다중화/역다중화 제어기 140에게 전달한다. 물리계층 처리기 150이 이러한 정보 비트를 해석하여 다중화/역다중화 제어기 140에게 전달할 때는 다음과 같은 정보가 포함되어 전달된다.

- <57>        - SDU: 실제 수신된 정보 비트를 담는다. 만일 수신된 정보 비트가 없거나 프레임이 깨졌으면, 상기 다중화/역다중화 제어기 140과, 물리계층 처리기 150이 미리 약속한 널값(NULL)을 채운다.
- <58>        - FRAME\_QUALITY: 수신된 물리 채널 프레임이 올바른(valid) 프레임인지 아닌지의 여부를 알려준다.
- <59>        - FRAME\_SIZE: 수신된 물리 채널 프레임의 크기를 담는다. 이 값은 수신된 물리 채널 프레임의 전송 속도에 따라서 결정된다.
- <60>        - FRAME\_RATE: 수신된 물리 채널 프레임의 전송 속도를 담는다.
- <61>        상기 수신측 다중화/역다중화 제어기 140은 현재 수신된 물리 채널 프레임에 대해서 전송율과 정보 비트의 크기, 그리고 논리 전송 단위가 사용되었는지 여부와, 사용되었으면 논리 전송 단위의 크기(길이/개수), CRC 생성 방법 등을 미리 알고 있어야 한다. 이러한 형상 정보(configuration)는 단말과 기지국이 미리 약속한 범위에서 물리계층 처리기 150이 제공하는 상기 정보에 따라 결정할 수 있는 것으로 한다.
- <62>        상기 수신측 다중화/역다중화 제어기 140은 만일 수신측 물리계층 처리기 150에서 아무런 물리 채널 프레임도 수신되지 않았다고 판단되어 SDU에 널값을 채우고 FRAME\_QUALITY에 올바른 프레임이 수신되었다고 알려주면, 논리적 채널이 연결된 물리 채널에 대응되는 모든 서비스들에게 아무 프레임도 수신되지 않았다고 알린다.
- <63>        상기 수신측 다중화/역다중화 제어기 140은 만일 수신측 물리계층 처리기 150에서 SDU에 널값을 채우지 않았거나 FRAME\_QUALITY에 깨진 프레임이 수신되었다고 알려주면, 상기 형상 정보와 수신측 물리계층 처리기 150이 제공한 정보에 의해서 논리 전송 단위

가 수신된 프레임에 사용되었는지 결정한다.

- <64>      상기 수신측 다중화/역다중화 제어기 140은 만일 논리 전송 단위가 사용되었다면 논리 전송 단위의 길이와 CRC 검사 방법, 그리고 논리 전송 단위의 개수를 결정한다. 상기 다중화/역다중화 제어기 140은 논리 전송 단위의 개수 만큼 수신된 정보 비트에서 논리 전송 단위를 분리한다. 상기 다중화/역다중화 제어기 140은 이미 논리 전송 단위의 길이와 개수를 알고 있으므로 수신된 정보 비트에서 상기 길이 단위로 영역을 상기 개수 만큼 나누어서 논리 전송 단위를 구분할 수 있다.
- <65>      상기 수신측 다중화/역다중화 제어기 140은 할당되어 있는 물리 채널에서 수신된 정보 비트를 보내면, 물리 채널에서 함께 전달한 FRAME\_QUALITY를 보고서 수신된 정보 비트가 깨졌는지 판단한다. 상기 수신측 다중화/역다중화 제어기 140은 만일 수신된 정보 비트가 깨졌고 수신된 정보 비트가 여러 개의 논리 전송 단위로 나누어져 있다면, 상기 과정에서 구분된 각 논리 전송 단위의 CRC를 다시 평가하여 오류가 없는 논리 전송 단위들이 있는지 살펴본다.
- <66>      상기 다중화/역다중화 제어기 140은 상기 과정에서 만일 오류가 있는 논리 전송 단위가 있다면, 각각의 오류가 있는 논리 전송 단위에 대하여 논리적 채널이 연결된 물리 채널에 대응되는 모든 서비스들에게 깨진 데이터 블록이 수신되었음을 알린다.
- <67>      상기 수신측 다중화/역다중화 제어기 140은 만일 수신된 정보 비트가 깨졌고 수신된 정보 비트에 하나 또는 여러 개의 MuxPDU 마다 오류를 발견할 수 있는 CRC가 추가되어 있지 않다면, 논리적 채널이 연결된 물리 채널에 대응되는 모든 서비스들에게 깨진 데이터 블록이 수신되었음을 알린다.

- <68>      상기 수신측 다중화/역다중화 제어기 140은 만일 오류가 없는 논리 전송 단위 또는 정보 비트가 수신되었으면, 채널 비트열이 아닌 오류가 없는 MuxPDU들을 상기 정보 비트에서 분리한다. 상기 다중화/역다중화 제어기 140은 상기 분리된 MuxPDU가 널 트래픽이 나 채널 MuxPDU가 아니라면, 상기 MuxPDU의 서비스 인식자가 지정하는 서비스에게 상기 MuxPDU에 포함된 데이터 블록과 데이터 블록의 길이를 전달한다.
- <69>      상기 수신측 다중화/역다중화 제어기 140은 상기 수신 과정을 마치고 나면 오류가 없는 논리 전송 단위 또는 정보 비트가 수신되었고 물리 채널에 논리적 채널이 대응되는 서비스 중에서 데이터 블록을 받지 못한 서비스가 있는 경우, 빈 데이터 블록이 수신되었다고 알린다.
- <70>      상기와 같은 다중화/역다중화 제어기 140의 송신 및 수신 동작은 하기와 같은 실시예의 설명을 통해 보다 명확해질 수 있을 것이다. IS-2000 표준에서는 기본 채널(Fundamental Channel), 부가 채널(Supplemental Channel), 전용 제어 채널(Dedicated Control Channel) 등 여러 전용 트래픽 채널(dedicated traffic channel)을 규정하고 있다. 그러므로 본 발명에 따른 다중화/역다중화 제어기 140의 송신 및 수신 동작은 기본 채널에 적용되는 경우와, 부가 채널에 적용되는 경우로 구분되어 설명될 수 있다. 상기 전용 제어 채널은 기본 채널이 9.6 kbps 또는 14.4 kbps로만 동작하는 특수한 경우로 볼 수 있으므로 본 발명에서는 별도의 설명은 하지 않는다. 상기 경우에 덧붙여서 IS-2000 표준에서는 논리 전송 단위가 사용되는 경우와, 논리 전송 단위가 사용되지 않는 경우로 구분되어 설명될 수 있다. 여기서 논리 전송 단위가 사용되는 경우란 콘볼루션 코드(Convolution Code)를 사용하여 데이터를 부호화한 후 데이터를 송수신하는 경우에 해당

하며, 논리 전송 단위가 사용되지 않는 경우란 터보코드(Turbo Code)를 사용하여 데이터를 부호화한 후 데이터를 송수신하는 경우에 해당한다.

<71> 먼저, 본 발명의 실시예에 따른 동작을 설명하기 전에 IS-2000 표준에서 규정하고 있는 기본 채널의 정보 비트 수와 부가 채널의 정보 비트 수를 정리해보면 각각 하기의 <표 1> 및 <표 2>, <표 3>, <표 4>와 같다. 하기의 <표 1>과 <표 2>는 IS-2000 표준에서 규정하고 있는 기본 채널의 정보 비트 수를 나타내며, <표 3>과 <표 4>는 부가 채널의 정보 비트 수를 나타낸다. 하기의 <표 1>과 <표 3>은 전송율 9600 bps를 기반으로 하는 전송율 집합(Rate Set) 1의 정보 비트 수를 나타내고, 하기의 <표 2>와 <표 4>는 전송율 14400 bps를 기반으로 하는 전송율 집합 2의 정보 비트 수를 나타낸다.

<72> 【표 1】

IS-2000의 기본 채널의 정보 비트 수 (전송율 집합 1)

| 전송율      | 정보 비트 수 |
|----------|---------|
| 9600 bps | 172 비트  |
| 4800 bps | 80 비트   |
| 2700 bps | 40 비트   |
| 1500 bps | 16 비트   |

<73> 【표 2】

IS-2000의 기본 채널의 정보 비트 수 (전송율 집합 2)

| 전송율       | 정보 비트 수 |
|-----------|---------|
| 14400 bps | 267 비트  |
| 7200 bps  | 125 비트  |
| 3600 bps  | 55 비트   |
| 1800 bps  | 21 비트   |

## &lt;74&gt; 【표 3】

IS-2000의 부가 채널의 정보 비트 수 (전송율 집합 1)

| 전송율        | 정보 비트 수  |
|------------|----------|
| 9600 bps   | 172 비트   |
| 19200 bps  | 360 비트   |
| 38400 bps  | 744 비트   |
| 76800 bps  | 1512 비트  |
| 153600 bps | 3048 비트  |
| 307200 bps | 6120 비트  |
| 614400 bps | 12264 비트 |

## &lt;75&gt; 【표 4】

IS-2000의 부가 채널의 정보 비트 수 (전송율 집합 2)

| 전송율         | 정보 비트 수  |
|-------------|----------|
| 14400 bps   | 267 비트   |
| 28800 bps   | 552 비트   |
| 57600 bps   | 1128 비트  |
| 115200 bps  | 2280 비트  |
| 230400 bps  | 4584 비트  |
| 460800 bps  | 9192 비트  |
| 1036800 bps | 20712 비트 |

<76>      상기 <표 1> 및 <표 2>, <표 3>, <표 4>에서는 IS-2000에서 규정하는 모든 정보 비트의 크기를 나타낸 것은 아니라는 사실에 유의하여야 할 것이다.

<77>      상기 <표 3> 또는 <표 4>와 같은 정보 비트 수에 대응하여 LTU를 사용하는 경우, LTU의 크기 및 개수를 구해보면 하기 <표 5>와 <표 6>과 같다. 이때 LTU의 크기와 개수를 곱한 후 남는 비트를 가산하면 정보 비트의 수가 구해진다. 또한 LTU의 페이로드 크기는 하기 <표 5>, <표 6>에서 CRC의 크기인 16비트를 뺀 값이 된다.



## &lt;78&gt; 【표 5】

부가 채널에 적용되는 LTU (전송율 집합 1)

| 전송율        | 논리 전송 단위 크기 | 논리 전송 단위 개수 | 남는 비트 |
|------------|-------------|-------------|-------|
| 9600 bps   | -           | 사용하지 않음     | -     |
| 19200 bps  | -           | 사용하지 않음     | -     |
| 38400 bps  | 368 비트      | 2 개         | 8 비트  |
| 76800 bps  | 376 비트      | 4 개         | 8 비트  |
| 153600 bps | 376 비트      | 8 개         | 40 비트 |
| 307200 bps | 760 비트      | 8 개         | 40 비트 |
| 614400 bps | 1528 비트     | 8 개         | 40 비트 |

## &lt;79&gt; 【표 6】

부가 채널에 적용되는 LTU (전송율 집합 2)

| 전송율         | 논리 전송 단위 크기 | 논리 전송 단위 개수 | 남는 비트 |
|-------------|-------------|-------------|-------|
| 14400 bps   | -           | 사용하지 않음     | -     |
| 28800 bps   | -           | 사용하지 않음     | -     |
| 57600 bps   | 560 비트      | 2 개         | 8 비트  |
| 115200 bps  | 568 비트      | 4 개         | 8 비트  |
| 230400 bps  | 568 비트      | 8 개         | 40 비트 |
| 460800 bps  | 1144 비트     | 8 개         | 40 비트 |
| 1036800 bps | 2584 비트     | 8 개         | 40 비트 |

<80>      상기 <표 5>와 <표 6>에서 처음 두 개의 전송율에 대해서는 LTU를 사용하지 않는 것에 주의하여야 한다. 즉, 상기 송신측과 수신측 다중화/역다중화 제어기는 이러한 전송율을 가진 부가 채널이 연결되었을 때는 정보 비트를 처리하는 규칙을 따른다.

<81>      정보 비트를 채우기 위해서 본 발명에서 제안하는 MuxPDU 포맷(format)은 하기 <표 7>, <표 8>, <표 9>, <표 10>, <표 11> 및 <표 12>와 같다. 하기 <표 7>과 <표 8>은

기본 채널의 정보 비트를 위한 MuxPDU 포맷을 나타내고, <표 9>와 <표 11>은 LTU가 사용되는 경우에 부가 채널의 정보 비트를 위한 MuxPDU 포맷을 나타내고, <표 10>과 <표 12>는 LTU가 사용되지 않는 경우에 부가 채널의 정보 비트를 위한 MuxPDU 포맷을 나타낸다. 상기한 바와 같이 상기 전용 제어채널은 기본 채널에서 9600 bps 또는 14400 bps만 허용되는 특수한 경우이므로, 전용 제어채널은 하기 <표 7>과 <표 8>에서 전송율 9600 bps 또는 14400 bps에 해당하는 MuxPDU 포맷만 허용한다.

<82> 【표 7】

기본 채널 정보 비트를 위한 MuxPDU 포맷 (전송율 집합 1)

| 전송율      | 제1서비스 데이터 블록 | 시그널링 메시지 | 서비스 데이터 블록 | 서비스 인식자 | MuxPDU헤더 |
|----------|--------------|----------|------------|---------|----------|
| 9600 bps | 171 비트       | -        | -          | -       | '0'      |
|          | 80 비트        | 88 비트    | -          | -       | '0001'   |
|          | 40 비트        | 128 비트   | -          | -       | '0101'   |
|          | 16 비트        | 152 비트   | -          | -       | '1001'   |
|          | -            | 168 비트   | -          | -       | '1101'   |
|          | 80 비트        | -        | 85 비트      | 3 비트    | '0011'   |
|          | 40 비트        | -        | 125 비트     | 3 비트    | '0111'   |
|          | 16 비트        | -        | 149 비트     | 3 비트    | '1011'   |
|          | -            | -        | 165 비트     | 3 비트    | '1111'   |
| 4800 bps | 80 비트        | -        | -          | -       | -        |
| 2700 bps | 40 비트        | -        | -          | -       | -        |
| 1500 bps | 16 비트        | -        | -          | -       | -        |



【표 8】

기본 채널 정보 비트를 위한 MuxPDU 포맷 (전송을 집합 2)

| 전송율       | 제1서비스<br>데이터 블록 | 시그널링<br>메시지 | 서비스<br>데이터 블록 | 서비스 인식자 | MuxPDU<br>헤더 |
|-----------|-----------------|-------------|---------------|---------|--------------|
| 14400 bps | 266 비트          | -           | -             | -       | '0'          |
|           | 124 비트          | 138 비트      | -             | -       | '00001'      |
|           | 54 비트           | 208 비트      | -             | -       | '00011'      |
|           | 20 비트           | 242 비트      | -             | -       | '00101'      |
|           | -               | 262 비트      | -             | -       | '00111'      |
|           | 124 비트          | -           | 135 비트        | 3 비트    | '01001'      |
|           | 54 비트           | -           | 205 비트        | 3 비트    | '01011'      |
|           | 20 비트           | -           | 239 비트        | 3 비트    | '01101'      |
|           | -               | -           | 259 비트        | 3 비트    | '01111'      |
|           | 20 비트           | 222 비트      | 17 비트         | 3 비트    | '10001'      |
| 7200 bps  | 124 비트          | -           | -             | -       | '0'          |
|           | 54 비트           | 67 비트       | -             | -       | '0001'       |
|           | 20 비트           | 101 비트      | -             | -       | '0011'       |
|           | -               | 121 비트      | -             | -       | '0101'       |
|           | 54 비트           | -           | 64 비트         | 3 비트    | '0111'       |
|           | 20 비트           | -           | 98 비트         | 3 비트    | '1001'       |
|           | -               | -           | 118 비트        | 3 비트    | '1011'       |
|           | 20 비트           | 81 비트       | 17 비트         | 3 비트    | '1101'       |
| 3600 bps  | 54 비트           | -           | -             | -       | '0'          |
|           | 20 비트           | 32 비트       | -             | -       | '001'        |
|           | -               | 52 비트       | -             | -       | '011'        |
|           | 20 비트           | -           | 29 비트         | 3 비트    | '101'        |
|           | -               | -           | 49 비트         | 3 비트    | '111'        |
| 1800 bps  | 20 비트           | -           | -             | -       | '0'          |
|           | -               | -           | 17 비트         | 3 비트    | '1'          |

<84>      상기 <표 7>과 <표 8>에서 MuxPDU에 포함된 각각의 데이터 블록을 구분할 수 있는 정보인 MuxPDU헤더가 MuxPDU 뒤에 붙게 된다. 상기 MuxPDU 헤더는 각 데이터 블록을 바이트 정렬하기 위해서 MuxPDU의 맨뒷부분에 위치하였다.



【표 9】

부가채널 정보비트를 위한 MuxPDU 포맷 (전송율 집합 1에서 LTU가 사용되는 경우)

| 전송율        | 서비스 인식자 | 길이 지시자 | 길이 필드 | 서비스 데이터 블록의 길이 |
|------------|---------|--------|-------|----------------|
| 38400 bps  | 3 비트    | '000'  | -     | 최대 346 비트      |
| 76800 bps  | 3 비트    | '000'  | -     | 최대 354 비트      |
| 153600 bps | 3 비트    | '000'  | -     | 최대 354 비트      |
| 307200 bps | 3 비트    | '000'  | -     | 최대 738 비트      |
| 614400 bps | 3 비트    | '000'  | -     | 최대 1506 비트     |
| 모든 전송율에서   | 3 비트    | '101'  | 8비트   | 최대 2034 비트     |
| 모든 전송율에서   | 3 비트    | '110'  | 16비트  | 최대 524266 비트   |

<86> 【표 10】

부가채널 정보비트를 위한 MuxPDU 포맷 (전송율 집합 1에서 LTU가 사용되지 않는 경우)

| 전송율        | 서비스 인식자 | 길이 지시자 | 길이 필드 | 서비스 데이터 블록의 길이 |
|------------|---------|--------|-------|----------------|
| 19200 bps  | 3 비트    | '000'  | -     | 최대 354 비트      |
| 38400 bps  | 3 비트    | '000'  | -     | 최대 738 비트      |
| 76800 bps  | 3 비트    | '000'  | -     | 최대 1506 비트     |
| 153600 bps | 3 비트    | '000'  | -     | 최대 3042 비트     |
| 153600 bps | 3 비트    | '100'  | 8비트   | 최대 3034 비트     |
| 307200 bps | 3 비트    | '000'  | -     | 최대 6112 비트     |
| 307200 bps | 3 비트    | '100'  | 8비트   | 최대 6104 비트     |
| 614400 bps | 3 비트    | '000'  | -     | 최대 12258 비트    |
| 614400 bps | 3 비트    | '100'  | 8비트   | 최대 12250 비트    |
| 모든 전송율에서   | 3 비트    | '101'  | 8비트   | 최대 2034 비트     |
| 모든 전송율에서   | 3 비트    | '110'  | 16비트  | 최대 524266 비트   |

【표 11】

부가 채널 정보 비트를 위한 MuxPDU 포맷 (전송율 집합 2에서 LTU가 사용되는 경우)

| 전송율         | 서비스 인식자 | 길이 지시자 | 길이 필드 | 서비스 데이터 블록의 길이 |
|-------------|---------|--------|-------|----------------|
| 57600 bps   | 3 비트    | '000'  | -     | 최대 538 비트      |
| 115200 bps  | 3 비트    | '000'  | -     | 최대 546 비트      |
| 230400 bps  | 3 비트    | '000'  | -     | 최대 546 비트      |
| 460800 bps  | 3 비트    | '000'  | -     | 최대 1122 비트     |
| 1036800 bps | 3 비트    | '000'  | -     | 최대 2562 비트     |
| 1036800 bps | 3 비트    | '100'  | 8비트   | 최대 2554 비트     |
| 모든 전송율에서    | 3 비트    | '101'  | 8비트   | 최대 2034 비트     |
| 모든 전송율에서    | 3 비트    | '110'  | 16비트  | 최대 524266 비트   |

<88> 【표 12】

부가채널 정보비트를 위한 MuxPDU 포맷 (전송율 집합 2에서 LTU가 사용되지 않는 경우)

| 전송율        | 서비스 인식자 | 길이 지시자 | 길이 필드 | 서비스 데이터 블록의 길이 |
|------------|---------|--------|-------|----------------|
| 28800 bps  | 3 비트    | '000'  | -     | 최대 546 비트      |
| 57600 bps  | 3 비트    | '000'  | -     | 최대 1122 비트     |
| 115200 bps | 3 비트    | '000'  | -     | 최대 2274 비트     |
| 115200 bps | 3 비트    | '100'  | 8비트   | 최대 2266 비트     |
| 230400 bps | 3 비트    | '000'  | -     | 최대 4578 비트     |
| 230400 bps | 3 비트    | '100'  | 8비트   | 최대 4570 비트     |

|      |             |      |       |      |              |
|------|-------------|------|-------|------|--------------|
| <89> | 460800 bps  | 3 비트 | '000' | -    | 최대 9186 비트   |
|      | 460800 bps  | 3 비트 | '100' | 8비트  | 최대 9178 비트   |
|      | 1036800 bps | 3 비트 | '000' | -    | 최대 20706 비트  |
|      | 1036800 bps | 3 비트 | '100' | 8비트  | 최대 20698 비트  |
|      | 모든 전송율에     | 3 비트 | '101' | 8비트  | 최대 2034 비트   |
|      | 모든 전송율에     | 3 비트 | '110' | 16비트 | 최대 524266 비트 |

서

<90>      상기 <표 7>, <표 8>, <표 9>, <표 10>, <표 11>, <표 12>에서 서비스 인식자는

다음 <표 13>과 같이 정해질 수 있다.

## &lt;91&gt; 【표 13】

| 서비스 인식자 | 서비스   |
|---------|-------|
| '000'   | 예약    |
| '001'   | 제1서비스 |
| '010'   | 제2서비스 |
| '011'   | 제3서비스 |
| '100'   | 제4서비스 |
| '101'   | 제5서비스 |
| '110'   | 제6서비스 |
| '111'   | 널 서비스 |

<92>      상기 <표 13>에서 널 서비스(null service)는 수신측 다중화/역다중화 제어기에게 채우기 위한 채움 MuxPDU임을 알릴 때 사용하는 상기 미리 약속된 특정 서비스 인식자 값이다. 상기 <표 13>에서 알 수 있듯이 상기 <표 7>, <표 8>, <표 9>, <표 10>, <표 11>, <표 12>의 MuxPDU 포맷은 최대 여섯 개의 서비스에서 보내온 데이터 블록을 구분할 수 있다.

<93>      상기 <표 7>과 <표 8>은 기본 채널로 전송되는 MuxPDU 포맷을 보여준다. 여기에서 제1서비스는 서비스 인식자 없이 MuxPDU 헤더만 보고도 구분이 가능하다. 예를 들면, MuxPDU헤더의 하위 2번째 비트가 '0'인 경우가 제1서비스에 해당한다. 제2서비스에서 제6서비스에 해당하는 데이터 블록은 상기 <표 7> 또는 <표 8>의 서비스 인식자를 보고서 판단할 수 있다. 따라서 상기 <표 7> 또는 <표 8>의 서비스 인식자는 '010'에서 '110'까지의 값만을 가질 수 있다. 상기 <표 7> 또는 <표 8>의 MuxPDU 포맷을 사용하는 기본 채널에서는 제1서비스의 데이터 블록이 모두 '1'로 채워지는 경우, 수신측 다중화/역다중화 제어기는 송신측 다중화/역다중화 제어기에서 아무 서비스에게도 해당하지 않

는 널 트래픽으로 약속한다. 따라서 수신측 다중화/역다중화 제어기는 기본 채널에서 수신된 MuxPDU가 제1서비스의 데이터 블록만을 가지며 데이터 블록이 모두 '1'로 채워진 것이면 널 트래픽으로 판단한다.

<94>      상기 <표 7>과 <표 8>에서 전송율 9600 bps 또는 14400 bps에서 허용되는 MuxPDU 포맷은 상기한 바와 같이 전용 제어 채널로 전송 가능하다. 상기한 바와 같이 제2서비스에서 제6서비스에 해당하는 데이터 블록은 상기 <표 7> 또는 <표 8>의 서비스 인식자를 보고서 판단할 수 있다. 상기 전용 제어 채널은 상기한 바와 같이 널 트래픽을 필요로 하지 않는 것에 주의하여야 한다.

<95>      상기 <표 7>과 <표 8>에서 전송율 9600 bps 또는 14400 bps에서 허용되는 MuxPDU 포맷 가운데 시그널링 메시지가 아닌 서비스 데이터 블록을 하나만 포함하는 MuxPDU 포맷은 부가 채널이 9600 bps 또는 14400 bps로 연결되었을 때 전송 가능하다. 상기한 바와 같이 제2서비스에서 제6서비스에 해당하는 데이터 블록은 상기 <표 7> 또는 <표 8>의 서비스 인식자를 보고서 판단할 수 있다.

<96>      상기 <표 9>, <표 10>, <표 11>, <표 12>는 부가 채널이 19200 bps, 28800 bps 또는 그 이상의 전송율로 연결되었을 때 전송되는 MuxPDU 포맷을 보여준다. 제1서비스에서 제6서비스에 해당하는 데이터 블록은 상기 <표 9>, <표 10>, <표 11>, <표 12>의 서비스 인식자 필드를 보고서 판단할 수 있다. 따라서 상기 <표 9>, <표 10>, <표 11>, <표 12>의 서비스 인식자는 '001'에서 '110'까지의 값을 가질 수 있다. 상기 <표 9>, <표 10>, <표 11>, <표 12>의 MuxPDU 포맷에서 길이 지시자가 '000'인 경우에는 상기 표의 각 전송율에 해당하는 길이만큼의 서비스 블록

을 포함한다. 상기 <표 9>, <표 10>, <표 11>, <표 12>의 MuxPDU 포맷에서 길이 지시자가 '100', '101' 또는 '110'인 경우에는 길이 필드를 통하여 MuxPDU의 크기를 계산할 수 있다. 즉, 상기 <표 9>, <표 10>, <표 11>, <표 12>의 MuxPDU 포맷에서 길이 지시자가 '100'인 경우에는 상기 표의 각 전송율에 해당하는 길이에서 길이 필드에 표시된 값에 8을 곱한 만큼을 뺀 길이의 서비스 블록을 가진다. 예를 들어, 전송율 614400 bps로 연결되고 LTU를 사용하지 않는 부가 채널에서 수신된 MuxPDU의 길이 지시자가 '100'이고 길이 필드 값이 '00000010'이면 상기 수신된 MuxPDU에 포함된 서비스 블록의 길이는 상기 <표 9>의 12250비트에서 2×8비트를 뺀 12234 비트이다. 상기 <표 9>, <표 10>, <표 11>, <표 12>의 MuxPDU 포맷에서 길이 지시자가 '101' 또는 '110'인 경우에는 길이 필드에 표시된 값에 1을 더하고 다시 8을 곱한 값에서 MuxPDU 헤더 크기인 6비트를 뺀 길이의 서비스 블록을 가진다. 즉, 전송율 614400 bps로 연결되고 LTU를 사용하지 않는 부가 채널에서 수신된 MuxPDU의 길이 지시자가 '110'이고 길이 필드 값이 '0000 0101 1111 1001'이면 상기 수신된 MuxPDU에 포함된 서비스 블록의 길이는 상기 '0000 0101 1111 1001'의 10진수 값인 1529에 1을 더하고 다시 8을 곱한 12240 비트에서 헤더 크기 6비트를 뺀 12234 비트이다.

&lt;97&gt;

다중화/역다중화 제어기의 기본 채널을 통한 송신 동작



- <98> RLP를 사용하는 여섯 개의 서비스가 연결된 경우를 가정하면, 상기 송신측 다중화/역다중화 제어기는 다음과 같이 동작한다. 이러한 동작은 도 9와 같은 흐름에 따른다.
- <99> 우선 다중화/역다중화 제어기는 규정된 서비스 품질 보증 규칙(QoS)에 따라서 각각의 서비스들의 전송 순서와 데이터 블록의 크기를 결정하기 위한 동작을 수행한다. 즉 다중화/역다중화 제어기는 시그널링 LAC 계층(LAYER)으로 가능한 크기를 문의하고(도 9의 S10단계), 상기 시그널링 LAC 계층으로부터 적당한 크기의 데이터 블록을 확인한다(S11단계). 다음에, 상기 다중화/역다중화 제어기는 서비스 전송순서를 결정하고(S11a단계), 상기 확인된 크기의 데이터 블록을 우선적으로 제1서비스에 요청하고(S12단계), 상기 제1서비스로부터 상기 확인된 크기내의 데이터 블록을 전달받는다(S13단계). 기본 채널로 전송될 데이터 블록의 경우, 상기 <표 7> 또는 <표 8>에서 MuxPDU가 허용하는 데이터 블록의 크기와 개수, 그리고 조합에 따라서 적절한 크기의 데이터 블록을 생성하도록 RLP처리기에게 요청하여야 한다. 그런 다음에, 상기 다중화/역다중화 제어기는 전송할 데이터 블록을 누적하고, 전송할 수 있는 남아있는 블록을 계산한다(S14단계). 다음에, 상기 다중화/역다중화 제어기는 상기 누적한 데이터 블록으로 MuxPDU를 만들 수 있는지를 여부를 판단한다(S15단계). MuxPDU를 만들 수 없는 경우에는 다시 S12단계로 진행하여 해당하는 서비스로 데이터 블록을 요청하고, 그 요청에 따른 데이터 블록을 전달받는다. MuxPDU를 만들 수 있는 경우에는 누적된 데이터 블록으로 MuxPDU를 만든다(S16단계). 이때 다중화/역다중화 제어기는 포함되는 데이터 블록에 따라서 상기 <표 4>로부터 적절한 비트열을 찾아 MuxPDU 헤더에 덧붙인다. 상기 다중화/역다중화 제어기는 이렇게 생성된 MuxPDU를 정보 비트로 하여 상기 물리 채널에게 전달한다(S17단계).
- <100> 상기 과정에서 데이터 블록을 생성할 기회를 얻지 못한 RLP처리기에게는 상기 다중

화/역다중화 제어기가 빈 데이터 블록(blank data block)을 생성하도록 요청하여 RLP 처리기가 자신이 기회를 얻지 못하였음을 알 수 있도록 한다. 또한 상기 과정에서 모든 RLP가 아무런 데이터 블록도 제공하지 않았다면, 상기 다중화/역다중화 제어기는 상기 널 트래픽을 만들어서 이것을 정보 비트로 하여 상기 물리 채널에게 전달한다.

<101>      다중화/역다중화 제어기의 기본 채널을 통한 수신 동작

<102>      수신측 다중화/역다중화 제어기는 기본 채널로 전송된 정보 비트에 대해서 다음과 같이 동작한다. 이러한 동작은 도 10과 같은 처리흐름에 따른다. 우선 수신된 정보 비트의 전송율과 MuxPDU 헤더 비트를 보고서(도 10의 S20단계) 각각의 데이터 블록을 구분한다(S21, S22단계). 각각의 데이터 블록을 구분하기 위해서는 먼저 전송율 집합에 따라서 상기 <표 7> 또는 <표 8>을 참조한다. 우선 수신된 정보 비트의 마지막 1 비트를 보고 이 값이 '0'으로 설정되어 있으면, 마지막 1 비트를 제외한 나머지 모든 정보 비트는 제1서비스의 데이터 블록이므로 제1서비스에게 데이터 블록의 길이와 함께 전달한다(S23단계).

<103>      상기 수신측 다중화/역다중화 제어기는 상기 과정에서 만일 수신된 정보 비트의 마지막 1 비트가 '1'로 설정되어 있으면, 전송율 집합 1의 경우 마지막 4 비트를, 전송율 집합 2의 경우 마지막 5 비트를 MuxPDU 헤더로 간주한다. 상기 MuxPDU 헤더와 같은 비트열을 가지는 조합을 상기 <표 7> 또는 <표 8>에서 찾는다. 만일 같은 비트열을 가지는 조합이 없으면, 상기 수신측 다중화/역다중화 제어기는 수신된 정보 비트를 깨진 것으로

처리한다. 만일 같은 비트열을 가지는 조합이 있으면 상기 <표 7> 또는 <표 8>에 규정된 데이터 블록의 크기와 위치에 따라서 데이터 블록과 서비스 인식자를 구분한다. 예를 들어 전송을 집합 1일 때 수신된 정보 비트가 9600 bps로 수신되었고 상기 MuxPDU 헤더가 '0011'이라면, 수신된 MuxPDU는 첫 80 비트는 제1서비스 데이터 블록이고 그 다음 85 비트는 또다른 서비스의 데이터 블록이며 나머지 3 비트는 서비스 인식자가 된다. 상기 <표 7> 또는 <표 8>에 규정된 것과 같이 조합에 따라서는 서비스 인식자가 없을 수도 있다.

<104>      상기 과정에서 구분된 데이터 블록은 상기 <표 7> 또는 <표 8>을 참조하여 해당하는 서비스에게 전달한다. 제1서비스와 시그널링 계층에는 서비스 인식자를 보지 않고도 바로 데이터 블록과 데이터 블록의 길이를 함께 전달할 수 있다. 그러나 서비스 인식자가 있는 경우에는 서비스 인식자를 상기 <표 13>과 대조하여 해당하는 서비스에게 데이터 블록과 데이터 블록의 길이를 함께 전달한다. 상기 예에서 수신측 다중화/역다중화 제어기는 상기 80 비트의 데이터 블록을 그 길이와 함께 제1서비스에게 전달하고, 서비스 인식자가 가리키는 서비스에게 상기 85 비트의 데이터 블록을 그 길이와 함께 전달한다. 이때 서비스 인식자의 값이 '000', '001', '111'로 되어 있으면, 상기 수신측 다중화/역다중화 제어기는 상기 수신된 정보 비트를 깨진 것으로 처리한다.

<105>      만일 수신된 정보 비트가 깨진 것이라면, 상기 다중화/역다중화 제어기는 기본 채널에 논리적 채널이 대응되는 모든 서비스에게 깨진 데이터 블록이 수신되었음을 알린다. 이와 달리 상기 수신측 다중화/역다중화 제어기는 상기 정보 비트가 깨지지 않았고 데이터 블록이 하나 밖에 없으며 제1서비스에 해당하는 데이터 블록이고 모두 '1'로 채워져 있으면, 널 트래픽으로 간주하고 버리고 기본 채널에 논리적 채널이 모든 대

응되는 서비스들에게 아무런 데이터 블록이 수신되지 않았음을 알린다.

- <106>      상기 수신측 다중화/역다중화 제어기는 상기 정보 비트가 깨지지 않았을 때 기본 채널에 논리적 채널이 대응되는 서비스 중에서 수신된 데이터 블록이 없는 서비스들에 대해서 빈 데이터 블록이 수신되었음을 알려준다. 상기 널 트래픽인 경우 아무런 데이터 블록이 수신되지 않았음을 알리는 것과 상기 빈 데이터 블록이 수신되었음을 알리는 것은 서비스에 따라서 다른 의미를 가질 수 있음에 주의하여야 한다.

<107>      다중화/역다중화 제어기의 부가 채널을 통한 송신 동작

- <108>      다중화/역다중화 제어기가 부가 채널 정보 비트를 생성할 때 LTU를 생성하는 경우 전송율에 따라 <표 5> 또는 <표 6>에 표시된 개수만큼의 LTU를 만든다. 상기 LTU는 <표 5> 또는 <표 6>에 규정된 것과 같은 크기를 갖는다. 상기 LTU는 16비트 CRC를 가지므로 실제 LTU에 실어 보낼 수 있는 최대 MuxPDU의 크기는 전송율에 따라 <표 5> 또는 <표 6>에 표시된 크기에서 16 비트를 뺀 값이 된다. 예를 들어, 부가 채널 307.2 kbps를 사용하고 LTU를 생성하는 경우에는 LTU의 페이로드에 MuxPDU가 들어가게 되므로 MuxPDU의 최대 크기는 LTU 페이로드의 크기 760 비트에서 CRC 16 비트를 뺀 나머지 744 비트가 된다. 상기 다중화/역다중화 제어기가 부가 채널 정보 비트를 생성할 때는 LTU를 생성하는 경우 가능한 MuxPDU 포맷은 전송율 집합에 따라 상기 <표 9>와 <표 11>의 포맷이 가능하다. 상기 다중화/역다중화 제어기가 MuxPDU를 생성하여 LTU 페이로드를 모두 채우면 상기 다중화/역다중화 제어기는 LTU 페이로드에 대한 16 비트 CRC를 생성한다. 상기 16

비트 CRC는 부가 채널에 적용되는 16 비트 CRC 생성 방식과 똑같이 만든다. 상기 다중화/역다중화 제어기는 상기 방식으로 상기 <표 5> 또는 <표 6>에 규정된 것과 같은 개수의 LTU를 만들고 이를 차례로 정보 비트에 넣은 후 남은 공간은 '0'으로 채우고 물리 계층 제어기에게 전달한다.

<109>       상기 다중화/역다중화 제어기가 부가 채널 정보 비트를 생성할 때 LTU를 생성하지 않는 경우 전송율에 따라 <표 3> 또는 <표 4>에 지정된 크기의 정보 비트를 생성한다. 이러한 경우 정보 비트에 실어 보낼 수 있는 MuxPDU는 전송율 9600 bps 또는 14400 bps 인 경우 상기한 바와 같이 상기 <표 7>과 <표 8>에 규정된 서비스 데이터 블록이 하나만 들어간 하나의 MuxPDU만 전송이 가능하다. 상기 다중화/역다중화 제어기가 MuxPDU를 생성하여 정보 비트를 채우면 이를 물리 계층 처리기에게 전달한다.

<110>       상기 다중화/역다중화 제어기가 부가 채널 정보 비트를 생성할 때 LTU를 생성하지 않는 경우 전송율이 19200 bps 또는 28800 bps 이상인 경우에는, 상기 <표 10>과 <표 12> MuxPDU 포맷이 가능하다. 상기 다중화/역다중화 제어기가 MuxPDU를 생성하여 정보 비트를 채우고, 이를 물리 계층 제어기에게 전달한다.

<111>       상기 다중화/역다중화 제어기는 규정된 서비스 품질 보증 규칙(QoS)에 따라서 각각의 서비스들의 전송 순서와 데이터 블록의 크기를 결정하기 위한 동작을 수행한다. 다음에, 상기 다중화/역다중화 제어기는 우선 순위에 따라서 각 서비스들의 RLP에게 데이터 블록을 요청한다(도 11의 S30단계). 즉, 다중화/역다중화 제어기는 우선순위가 가장 높은 제1서비스의 RLP처리기로 가능한 데이터 블록을 요청하고(S30단계), 상기 제1서비스의 RLP처리로부터 대응하는 데이터 블록 또는 빈데이터 블록을 전달받는다(S31단계). 이때 빈데이터 블록이 아닌 데이터블록이 전달되는 경우 다중화/역다중화 제어기는 이

전달된 데이터블록을 이용하여 MuxPDU를 생성한다(S32단계). 이렇게 생성된 MuxPDU는 결과적으로 정보비트로서 생성되게 된다.

<112>      상기 다중화/역다중화 제어기가 부가 채널 정보 비트를 생성할 때 LTU를 생성하는 경우, 상기 <표 9> 또는 <표 11>에서 MuxPDU가 허용하는 데이터 블록의 크기와 현재 생성 중인 LTU의 남은 자리에 따라서 적절한 크기의 데이터 블록을 생성하도록 RLP처리기에 요청하여야 한다. 즉, 다중화/역다중화 제어기는 데이터 블록을 전달받은 후 LTU 또는 정보 비트의 남은 크기를 계산한 후(S33단계), 이때 계산된 크기가 가능한 MuxPDU의 크기 이상인지 여부를 판단한다(S34단계). 상기 계산된 크기가 가능한 MuxPDU의 크기 이상인 것으로 판단되는 경우, 다중화/역다중화 제어기는 가능한 크기의 데이터 블록을 다음 우선순위의 제2서비스의 RLP처리기로 요청하고(S35단계), 상기 제2서비스의 RLP처리기로부터 대응하는 데이터 블록 또는 빈 데이터 블록을 전달받는다(S36단계). 위와 같은 동작은 모든 서비스의 RLP처리기에 대해 반복적으로 수행될 수 있다.

<113>      상기 다중화/역다중화 제어기가 부가 채널 정보 비트를 생성할 때 LTU를 생성하지 않고 전송율 9600 bps 또는 14400 bps인 경우에는, 상기 <표 7>과 <표 8>에 규정된 MuxPDU 포맷 중에서 부가 채널로 보낼 수 있는 MuxPDU를 하나 생성하기 위하여 우선 순위에 따라 각각의 서비스에게 상기 <표 7>과 <표 8>에 규정된 부가 채널로 보낼 수 있는 데이터 블록을 생성하도록 요청한다. 만일 어느 한 서비스라도 데이터 블록을 생성하면 상기 다중화/역다중화 제어기는 이를 MuxPDU로 만든다.

<114>      상기 다중화/역다중화 제어기가 부가 채널 정보 비트를 생성할 때 LTU를 생성하지 않는 경우 전송율이 19200 bps 또는 28800 bps 이상인 경우에는, 상기 <표 10> 또는 <표 12>에서 MuxPDU가 허용하는 데이터 블록의 크기와 현재 생성 중인 LTU의 남은 자리에 따

라서 적절한 크기의 데이터 블록을 생성하도록 RLP처리기에게 요청하여야 한다(도 11의 S32단계~S38단계).

- <115>      상기 다중화/역다중화 제어기가 부가 채널 정보 비트를 생성할 때 LTU 페이로드를 채우거나 정보 비트를 채우는 경우, 상기 다중화/역다중화 제어기는 현재까지 채우지 못한 LTU 페이로드 또는 정보 비트의 나머지 부분의 길이를 알고 있어야 한다. 상기 다중화/역다중화 제어기는 남은 부분에 대해서 서비스들에게 데이터 블록을 생성하도록 요청한다. 만일 어떤 서비스가 빈 데이터 블록이 아닌 데이터 블록을 전달하면 상기 다중화/역다중화 제어기는 이 데이터 블록의 길이에 따라서 다음과 같이 동작한다.
- <116>      첫째, 만일 전달된 데이터 블록의 길이가 LTU페이로드 또는 정보 비트의 남은 공간에 비해서 6비트 만큼 작으면 상기 다중화/역다중화 제어기는 전송한 서비스에 따라서 <표13>을 참고하여 3비트 서비스 인식자를 붙이고 길이 지시자 3비트급 '000'으로 설정하여 상기 데이터 블록의 앞에 붙여서 MuxPDU를 만든다. 상기 다중화/역다중화 제어기는 상기 생성된 MuxPDU를 LTU 페이로드 또는 정보 비트의 남은 공간에 넣고 LTU 페이로드 또는 정보 비트를 완성시킨다.
- <117>      둘째, 만일 전달된 데이터 블록의 길이가 LTU 페이로드 또는 정보 비트의 남은 공간에 비해서 14비트 또는 그 이상 작으면 상기 다중화/역다중화 제어기는 상기 <표9>, <표10>, <표11>, <표12>에 제시된 8비트 또는 16비트 길이 필드를 가지는 MuxPDU를 생성한다. 즉. 상기 다중화/역다중화 제어기는 생성된 데이터 블록이 2034비트와 같거나 더 작으면 전송한 서비스에 따라서 <표13>을 참고하여 3비트 서비스 인식자를 붙이고 길이 지시자 1비트를 '101'로, 그리고 길이 필드 8비트를 상기 서비스 인식자, 길이 지시자, 길이타입 필드, 길이 필드, 그리고 데이터 블록을 향한 전체 MuxPDU의 길이를 바이트 단

위로 표시하여 이 값에서 1을 뺀 값으로 설정한다. 만일 생성된 데이터 블록이 2034비트 보다 더 크면 전송한 서비스에 따라서 <표13>을 참고하여 3비트 서비스 인식자를 붙이고 길이 지시자 1비트를 '110'으로, 그리고 길이 필드 16비트를 상기 서비스 인식자, 길이 지시자, 길이 타입 필드, 길이 필드, 그리고 데이터 블록을 향한 전체 MuxPDU의 길이를 바이트 단위로 표시하여 이 값에서 1을 뺀 값으로 설정한다. 상기 다중화/역다중화 제어기는 상기 <표9>, <표10>, <표11>, <표12>에 제시된 8비트 길이 필드를 가지고 길이 지시자를 '100'으로 가지는 MuxPDU를 생성 할 수 도 있다. 즉, <표9>, <표10>, <표11>, <표12>에서 제시된 최대 데이터 블록의 크기에서 얼마큼 모자라는지를 바이트 단위로 표시한 8비트 길이 필드를 넣어서 MuxPDU를 생성할 수 있다.

<118>      상기 다중화/역다중화 제어기는 만일 상기 과정에서 생성된 MuxPDU의 크기가 정수가 아니면, 즉 MuxPDU의 길이가 바이트 단위가 아니면 상기 다중화/역다중화 제어기는 상기 데이터 블록을 버린다. 만일 생성된 MuxPDU의 크기가 정수이면 상기 서비스 인식자, 길이 지시자, 길이 타입, 길이 필드를 상기 데이터 블록의 앞에 붙여서 MuxPDU를 만든다. 상기 다중화/역다중화 제어기는 상기 생성된 MuxPDU를 LTU 페이로드 또는 정보 비트의 남은 공간에 넣는다.

<119>      상기와 같이 생성된 MuxPDU를 LTU의 페이로드(payload)에 차례로 집어 넣고 남은 부분에 대해서 다시 상기 과정을 반복한다. 이때 적절한 크기의 데이터 블록이 더 이상 없다면, 상기 다중화/역다중화 제어기는 서비스 인식자들 '111', 그리고 길이 지시자를 '000'으로 하여 남은 부분의 첫 번째 6비트를 채운 후 나머지 부분을 '0'으로 설정하여 LTU페이로드 또는 정보 비트를 채운다.



- <120> LTU를 생성하는 경우 상기 과정을 통하여 <표5> 또는 <표6>에 제시된 필요한 개수의 LTU를 생성하면, 다중화/역다중화 제어기는 생성된 LTU를 모두 정보 비트에 차례로 집어넣는다. 상기 다중화/역다중화 제어기는 상기 <표5> 또는 <표6>에 나타난 것과 같이 남은 비트 부분은 모두 '0'으로 채우고 이를 물리 채널 제어기에게 전달한다.
- <121> LTU를 생성하지 않는 경우 상기 과정을 통하여 <표3> 또는 <표4>에 제시된 정보 비트를 모두 채우면 상기 다중화/역다중화 제어기는 이를 물리 채널 제어기에게 전달한다.
- <122> 상기 과정을 통하여 얻을 수 있는 정보 비트의 예가 도6에 나타나 있다. 상기 도6에서는 세 개의 LTU를 보여준다. 도6의 (a)를 참조하면, 첫 번째 LTU는 제1서비스에서 738비트의 데이터 블록을 받은 경우로 LTU 페이로드 보다 정확히 6비트 작으므로, 서비스 인식자를 제1서비스 '001'로 설정하고 길이 지시자를 '000'으로 설정한 다음 받은 데이터 블록으로 LTU의 페이로드를 채운다. 도6의 (b)를 참조하면, 두 번째 LTU는 제2서비스에서 330비트의 데이터 블록을 받은 경우로 남은 LTU페이로드보다 14비트 이상 작고 2034비트 보다는 작으므로, 서비스 인식자를 제2서비스 '010'으로 설정하고 길이 지시자를 '101'로 설정한 다음 길이 필드를 MuxPDU전체 길이인 43바이트에서 하나 뺀 값인 '0010 1010'으로 설정한다. 나머지 50바이트의 LTU의 페이로드 부분은 아무런 서비스도 데이터 블록을 제공하지 않은 경우로 이때에는 채움 MuxPDU를 생성하여 집어 넣는다. 도6의 (c)을 참조하면, 세 번째 LTU는 LTU를 생성할 때 아무런 서비스도 데이터 블록을 제공하지 않은 경우로, 역시 채움 MuxPDU를 생성하여 집어 넣는다. 상기 도6에서 예로 제시된 LTU들을 모아서 정보 비트를 채우고 남은 비트를 '000'으로 설정하여 정보 비트의 생성이 끝나게 된다.

<123>      다중화/역다중화 제어기의 부가채널을 통한 수신 동작

<124>      수신측 다중화/역다중화 제어기는 부가 채널로 전송된 정보 비트에 대해서 다음과 같이 동작한다.

<125>      LTU가 사용된 정보 비트의 경우, 상기 <표5> 또는 <표6>에서와 같이 수신된 부가 채널의 전송율에 따라서 LTU를 구분한다. 예를들면, 307.2kbps로 연결된 부가 채널로 수신된 정보 비트는 상기 <표5>에서와 같이 760비트 단위로 LTU를 구분한다. 만일 정보 비트가 오류가 없으면, 각각의 LTU에 대해서 MuxPDU를 구분하는 작업을 한다(도12 S40단계). 이와달리, 정보비트가 오류가 있으면, 각각의 LTU에 대해서 CRC를 검사한다. 이때 CRC검사에서 오류가 없는 LTU대해서는 MuxPDU를 구분한다. 반면에, 각각의 오류가 있는 LTU에 대해서는 부가 채널이 대응되는 모든 서비스에게 깨진 데이터 블록이 수신되었음을 알리고, 상기 정보비트를 버린다.

<126>      LTU가 사용되지 않은 정보 비트의 경우, 전송율이 9600bps또는 14400bps인 경우에는 상기 <표7>또는 <표8>에 따라서 MuxPDU를 구분한다. 이때 MuxPDU를 구분하는 방법은 기본 채널에서와 같이 수행하면 된다. 단 부가 채널에서는 부가 채널에 논리적 채널이 대응되는 서비스에서 받은 하나의 데이터 블록만 MuxPDU에 있을 수 있으므로 MuxPDU헤더가 이와 같지 않은 정보 비트는 깨진 것으로 간주한다.

<127>      LTU가 사용되지 않은 정보 비트의 경우, 전송율이 19200bps또는 28800bps이상인 경우에는 전체 정보 비트에 대해서 MuxPDU를 구분한다. 만일 정보 비트가 오류가 있으면,

상기 다중화/역다중화 제어기는 부가 채널에 논리적 채널이 대응되는 모든 서비스에게 깨진 데이터 블록이 수신되었음을 알려준 다음, 상기 정보비트를 버린다.

<128>       상기 LTU 페이로드 또는 정보 비트에 대해서 MuxPDU를 구분하는 경우, 상기 서비스 인식자, 길이 지시자, 그리고 길이 필드를 통하여 MuxPDU가 가지고 있는 데이터 블록 어떤 서비스에게 전달되어야 하는지와 수신된 MuxPDU의 전체 길이를 다음과 같이 알 수 있다.

<129>       첫째, 상기 수신측 다중화/역다중화 제어기는 상기 LTU페이로드 또는 정보 비트의 가장 앞 부분에서부터 MuxPDU구분을 시작한다.

<130>       둘째, 해석중인 MuxPDU의 서비스 인식자가 상기 <표13>에서와 같이 '111'로 되어 있으면 상기 수신측 다중화/역다중화 제어기는 상기 LTU 페이로드 또는 정보 비트의 남은 부분을 모두 무시한다.

<131>       셋째, 만일 해석중인 MuxPDU의 서비스 인식자가 상기 <표13>에서와 같이 '000'으로 되어 있으면 상기 수신측 다중화/역다중화 제어기는 상기 LTU 페이로드 또는 정보 비트를 깨진 것으로 간주한다.

<132>       넷째, 만일 해석 중인 MuxPDU의 서비스 인식자가 상기 <표13>에서와 같이 '001'에서 '110'사이이고 부가 채널에 논리적 채널이 대응되는 서비스 중 하나를 가리키면 다음 3 비트 길이 지시자를 본다. 만일 서비스 인식자가 부가 채널에 논리적 채널이 대응되는 서비스 중 하나를 가리키지 않으면 상기 수신측 다중화/역다중화 제어기는 상기 LTU 페이로드 또는 정보 비트를 깨진 것으로 간주한다.

<133>       다섯째, 만일 3비트 길이 지시자가 '000'이면 상기 LTU 페이로드 또는 정보비트의

남은 부분이 모두 하나의 MuxPDU이다. 따라서 남은 부분의 크기에서 6비트를 뺀 값을 길이로 하는 MuxPDU에서 데이터 블록을 상위 서비스에게 전달한다.

<134> 여섯째, 만일 3비트 길이 지시자가 '100', '101', 또는 '110'이면 다음의 길이 필드를 본다. 만일 3비트 길이 지시자가 '000', '100', '101' 또는 '110'이 아니면 상기 수신측 다중화/역다중화 제어기는 상기 LTU페이로드 또는 정보 비트를 깨진 것으로 간주한다.

<135> 일곱째, 만일 3비트 길이 타입 필드가 '100'이면 상기 LTU 페이로드 또는 정보 비트에 들어갈 수 있는 최대 크기의 MuxPDU에서 8비트 길이 필드 값에 8을 곱한 만큼을 뺀 길이에 해당하는 부분이 하나의 MuxPDU이다. 따라서 상기 길이의 MuxPDU에서 앞 14비트 헤더 부분을 제외한 나머지 부분을 데이터 블록으로 하여 데이터 블록의 길이와 함께 상위 서비스에게 전달한다.

<136> 여덟째, 만일 3비트 길이 타입 필드가 '101' 또는 '110'이면 다음 8 비트 또는 16 비트의 길이 필드를 본다. 만일 길이 비트의 값에 1을 더한 값이 상기 LTU 페이로드 또는 정보 비트의 남은 부분의 길이를 바이트로 표시한 것 보다 크면 상기 수신측 다중화/역다중화 제어기는 상기 LTU 페이로드 또는 정보 비트를 깨진 것으로 간주한다.

<137> 아홉째, 만일 상기 길이 필드 값에 1을 더한 값이 상기 LTU 페이로드 또는 정보 비트의 남은 부분의 길이를 바이트로 표시한 것과 같거나 작으면 상기 구해진 값이 MuxPDU의 길이이다. 따라서 상기 LTU 페이로드 또는 정보 비트의 남은 부분에서 상기 구해진 값을 길이로 하는 MuxPDU에서 앞 14비트 또는 22비트의 헤더 부분을 뺀 나머지 부분을 데이터 블록으로 하여 데이터 블록의 길이와 함께 상위 서비스에게 전달한다.

- <138>        마지막으로, 상기 MuxPDU를 구하고 상기 LTU 페이로드 또는 정보 비트의 남은 부분이 있으면 남은부분에 대해서 상기 과정을 다시 수행한다.
- <139>        상기 도 3 및 도 4에 도시된 바와 같은 RLP제어기 131에 의해 수행되는 본 발명에 따른 다음과 같이 구분되어 설명될 수 있다.
- <140>        RLP제어기의 데이터 송신 동작
- <141>        RLP제어기 131은 상기 다중화/역다중화 제어기140이 데이터 블록을 요구할 때마다 요구된 데이터 블록의 크기에 맞는 RLP 프레임을 생성하여 전달한다, 만일 전달할 데이터 블록이 없으면 빈 데이터 블록을 전달한다.
- <142>        상기, RLP제어기 131은 상기 다중화/역다중화 제어기 140이 데이터 블록을 요구할 때 상기 송신 데이터 버퍼 122에 저장된 데이터를 전할하는 RLP 프레임을 만들 수 있다, 상기 송신 데이터 버퍼 122에 저장된 데이터를 전달하는 RLP프레임에는 상기 RLP제어기 131가 일련 번호를 붙임으로써 수신측 RLP제어기에서 재전송을 요청하였을 때 정확한 데이터 부분을 다시 보낼 수 있도록 한다.
- <143>        상기 RLP제어기 131은 상기 송신 데이터 버퍼 122에 저장된 데이터를 포함하는 RLP 프레임을 하나 생성하여 전송할 때마다 프레임 일련 번호로 이전에 전송한 RLP 프레임의 일련 번호의 바로 다음 번호를 붙인다. 따라서 연속적으로 전송된 RLP 프레임들은 연속적인 일련 번호를 가지므로, 수신측 RLP 제어기는 연속적이지 않은 일련 번호를 가진

RLP 프레임을 받았을 때 가장 마지막에 수신된 RLP 프레임과 상기 RLP 프레임 사이에 빠진 RLP 프레임이 있다는 것을 알 수 있고, 또한 빠진 RLP 프레임의 일련 번호를 가장 마지막에 수신된 RLP 프레임의 일련 번호와 상기 RLP 프레임의 일련 번호 사이임을 추정할 수 있다.

<144>       상기 RLP제어기 131은 상기 송신 데이터 버퍼 122에 저장된 데이터를 포함하는 RLP 프레임을 생성할 때 마다 생성된 RLP 프레임의 일련 번호와 생성된 RLP 프레임이 전송한 데이터 부분을 가지는 재전송 엔트리(retransmission entry)를 만들어서 상기 재전송 버퍼133에 저장해둔다. 상기 재전송 버퍼 133은 일정 시간 동안 상기 재전송 엔트리를 가지고 있으면서 RLP제어기 131이 재전송 요청을 받았을 때 저장해둔 재전송 엔트리 중에서 요청된 일련 번호를 가지는 재전송 엔트리를 상기 RLP제어기 131에게 전달한다. 상기 RLP제어기 131은 전달된 재전송 엔트리를 재전송하여 수신측 RLP 제어기에서 요청한 데이터 부분을 다시 전송하는 재전송 RLP 프레임을 만든다.

<145>       상기 RLP제어기 131인 상기 재전송 RLP 프레임을 만들 때 일련 번호를 이미 전송하였던 번호로 설정한다. 상기 이미 전송하였던 일련 번호는 상기 재전송 엔트리에 저장되어 있다. 상기 RLP제어기 131은 생성한 RLP 프레임이 재전송되는 프레임을 표시하기 위해서 재전송 지시자 (retransmit indicator)를 '1'로 설정한다. 따라서 수신측 RLP제어기는 수신된 RLP프레임의 재전송 지시자가 '1'로 되어 있으면 재전송된 프레임으로 판단한다.

<146>       상기 RLP제어기 131은 상기 데이터 부분을 다시 전송해야할 때 상기 다중화/역다중화 제어기 140이 요청한 데이터 블록의 크기가 상기 데이터 부분의 크기보다 작으면, 데이터 부분을 다시 작은 여러 개의 조각으로 나누어서 차례대로 RLP 프레임에 담아서 전

송한다. 즉, 상기 데이터 부분이 총 91바이트일 때 상기 다중화/역다중화 제어기 140에서 43바이트의 데이터 만을 담을 수 있는 크기의 데이터 블록을 요청했다면, 상기 RLP제어기 131은 상기 91바이트의 데이터 부분을 43 바이트, 43 바이트, 그리고 5 바이트 총 세 개의 RLP 프레임으로 전송할 수 있을 것이다.

<147>      상기 RLP제어기 131은 수신측 RLP 제어기에서 여러 개의 조각으로 나누어진 데이터 부분을 올바르게 수신할 수 있도록 상기 재전송하는 데이터 부분에 대해서 각 바이트마다 일련 번호를 부여한다. 즉, 상기 RLP제어기 131은 상기 조각으로 나누어진 데이터 부분을 데이터 부분을 담은 조각 RLP 프레임(segmented RLP frame)을 만들 때 전송할 전체 데이터 부분에 대해서 가장 맨 앞의 데이터 바이트에 일련 번호 0번을, 그리고 그 다음 데이터 바이트에는 바로 앞의 데이터 바이트가 가진 일련 번호에 하나를 더한 값을 부여한다. 따라서 전체 데이터 부분이 N 바이트라면, 마지막 데이터 바이트가 가지는 일련 번호는 (N-1)이 된 것이다. 상기 RLP제어기 131과 수신측 RLP 제어기는 상기 일련 번호를 가지고 상기 데이터 부분에서 일부분을 다시 수신하지 못했을 때 재전송할 부분을 구별할 수 있다. 즉, 수신측 RLP 제어기에서 프레임 일련 번호 S와 함께 데이터 일련 번호를 i에서 j까지의 데이터 부분에 대해 재전송을 요청하였다면, 상기 RLP제어기 131은 일련 번호로 S를 가지는 프레임에 담아서 보냈던 데이터 부분 중에서 (i+1)번째 데이터 바이트에서 (j+1)번째 데이터 바이트까지를 다시 조각 프레임에 담아서 재전송한다.

<148>      RLP제어기의 데이터 수신 동작

<149>      상기 RLP제어기 131은 상기 다중화/역다중화 제어기140이 데이터 블록을 전달할 때마다 수신된 데이터 블록의 종류를 살펴본다. 만일 수신된 데이터 블록이 새 데이터를 담은 RLP 프레임이면, 상기 RLP제어기 131은 상기 수신된 RLP 프레임의 일련번호를 살펴본다. 상기 일련 번호가 바로 이전에 수신된 새 RLP 프레임의 일련 번호와 연속적이면 중간에 빠진 새 RLP 프레임이 없는 것이다. 만일 연속적이지 않으면, 상기 RLP제어기 131은 송신측 RLP제어기에게 빠진 일련 번호 만큼의 RLP 프레임임을 재전송하도록 요청하고, 상기 수신된 새 RLP 프레임을 재정된 버퍼138에 저장해둔다. 상기 재정될 버퍼 138은 수신된 데이터 부분과 데이터를 순서대로 정렬 할 수 있도록 한다.

<150>      상기 RLP제어기 131은 수신된 데이터 블록이 재전송된 RLP프레임이면, 상기 수신된 RLP 프레임의 일련 번호를 살펴본다. 상기 일련 번호가 빠진 일련 번호 중에서 가장 먼저 필요한 것이면, 상기 수신된 RLP 프레임의 일련 번호에서부터 연속적으로 이어진 일련 번호를 가지는 데이터 부분들을 모두 수신된 것이므로 이들 데이터 부분들을 일련 번호 순서대로 정렬한 다음 상기 수신 데이터 버퍼 124로 보낸다. 상기 일련 번호가 빠진 일련 번호중에서 가장 먼저 필요한 것이 아니라면, 상기 RLP 제어기 131은 일단 수신된 재전송 RLP 프레임의 데이터 부분을 일련 번호와 함께 상기 재정된 버퍼에 138에 저장해 둔다. 상기 저장된 데이터 부분을 빠진 앞부분의 데이터 부분이 도착하면 상기 한 바와 같이 수신 데이터 버퍼 124로 순서대로 보내어진다.

<151>      상기 RLP제어기 131은 수신된 데이터 블록이 조각 RLP 프레임이면, 상기 수신된 RLP 프레임의 프레임 일련 번호를 살펴본다. 그런 다음 상기 RLP제어기 131은 수신된 조각 RLP프레임이 프레임 일련번호에 해당되는 데이터 부분의 어떤 부분을 담고 있는지 살펴본다. 상기 RLP제어기 131은 수신된 조각 RLP 프레임이 담아온 데이터 일련번호를 보



고 상기 수신된 조각 RLP 프레임에 담겨온 데이터 부분의 위치를 알 수 있다. 상기 RLP 제어기 131은 상기 재정렬 버퍼 138에 상기 수신된 조각 RLP 프레임의 데이터 조각과 상기 수신된 데이터 조각의 프레임 일련번호, 그리고 상기 데이터 조각의 데이터 일련번호를 함께 저장한다. 만일 상기 수신된 조각 RLP 프레임의 데이터 조각으로 상기 프레임 일련번호에 해당되는 모든 데이터 부분이 수신되었다면, 상기 RLP제어기 131은 모든 데이터 부분과 상기 프레임 일련번호를 가지고 상기 재전송된 RLP프레임을 처리하는 절차를 수행한다. 즉, 상기 RLP제어기 131은 상기 일련 번호가 빠진 일련번호 중에서 가장 먼저 필요한 것이면, 상기 수신된 RLP 프레임의 일련 번호에서부터 연속적으로 이어진 일련번호를 가지는 데이터 부분들은 모두 수신된 것이므로, 이들 데이터 부분들을 일련 번호 순서대로 정렬한 다음 상기 수신 데이터 버퍼로 124로 보낸다. 상기 일련 번호가 빠진 일련 번호 중에서 가장 먼저 필요한 것이 아니라면, 상기 RLP제어기 131은 일단 수신된 재전송 RLP프레임의 데이터 부분을 일련 번호와 함께 상기 재정렬 버퍼 138에 저장해둔다.

<152>      상기 RLP제어기 131은 수신된 모든 데이터 블록에 대한 처리가 끝나면 재전송 요청에 대한 타이머를 조절하는 작업을 수행한다. 즉, 수신된 데이터 블록중에서 새 RLP프레임이 있거나 또는 송신측 RLP제어기가 아무것도 전송하지 않은 것으로 판단되면, 송신측 RLP제어기는 아무런 재전송 요청을 가지고 있지 않다는 것을 의미하므로, 상기 RLP제어기 131은 재전송 요청을 다시 하여야만 한다. 따라서 상기 RLP제어기 131은 재전송을 기다리는 타이머값을 하나 감소시키고 이 값이 '0'이 되면, 다시 재전송 요청을 하거나 아니면 재전송을 포기하고 수신된 나머지 부분만을 상기 수신 데이터 버퍼 124로 전달한다.

<153>      RLP제어기의 데이터 송신전 동작

<154>      RLP제어기 131은 동작을 시작하기 전에 상기 도 3과 도 4에서 보여주는 것과 같이 레지스터 L\_V(S) 132와, 레지스터 L\_V(N) 135, 레지스터 L\_V(R) 136, 레지스터 E 134를 '0'으로 설정한다. RLP제어기 131은 동작을 시작하기 전에 재전송버퍼 133과, NAK 리스트 137, 그리고 재정렬 버퍼 138을 모두 비운다, 또한 RLP제어기 131은 동작을 시작하기 전에 L\_V(RET) 레지스터 143, V(SEG) 레지스터 139, P(SEG) 레지스터 141, LEN 레지스터 142를 모두 '0'으로 설정한다, RLP제어기 131은 마지막으로 재전송에 관련된 모든 타이머를 끈다.

<155>      상기 RLP제어기 131이 상기 다중화/역다중화 제어기 140에게 전달할 수 있는 데이터 블록의 종류는 도 7 도 8과 같다.

<156>      상기 도 7은 기본 채널로 전송할 수 있는 RLP 프레임을 보여주고, 상기 도 8은 부가 채널로 전송할 수 있는 RLP 프레임을 보여준다. 본 발명에서 RLP 프레임은 다음과 같이 부르겠다. 상기 도 7의 SYNC, SYNC/ACK, ACK 또는 하기 <표 14>의 NAK 프레임은 '제어 프레임(control frame)'이라고 하고, 데이터를 담은 프레임을 '데이터 프레임(data frame)'이라고 칭하겠다. 상기 데이터 프레임은 새로 전송되는 데이터 부분을 담고 있는 '새 데이터 프레임(new date frame)'과, 재전송되는 데이터 부분을 담고 있는 '재전송 데이터 프레임(retransmitted date frame)'으로 나누어진다. 상기 8비트 SEQ 필드만 가지는 프레임은 '아이들 프레임'이라고 하여 상기 제어 프레임, 데이터 프레임과는 별도

로 칭하겠다.

- <157>      상기 도7에서 기본 채널로 전송되는 데이터 블록을 제어 프레임, 데이터 프레임, 또는 아이들 프레임이 가능하다.
- <158>      상기 도8에서 부가 채널로 전송되는 데이터 블록을 데이터 프레임만 가능하다.
- <159>      상기 RLP제어기131은 데이터를 전송하기 전에 재설정 과정을 수행한다. 상기 RLP제어기 131은 SYNC 프레임을 데이터 블록으로 다중화/역다중화 제어기 140에게 계속 전달한다.
- <160>      상기 RLP제어기 131은 SYNC 프레임을 상기 다중화/역다중화 제어기 140에게서 받으면, SYNC/ACK 프레임을 상기 다중화/역다중화 제어기 140에게 SYNC/ACK 프레임을 물리 채널 프레임 수신되었고 빈 데이터 블록이 아니며 SYNC 프레임이 아닐 때까지 계속 전달한다.
- <161>      상기 RLP제어기 131은 SYNC/ACK 프레임을 받으면, 상기 다중화/역다중화 제어기 149에게 ACK 프레임을 전달한다. 상기 RLP제어기 131은 ACK 프레임을 상기 다중화/역다중화 제어기 140에서 물리 채널 프레임이 수신되었고 빈 데이터 블록이 아니며 SYNC/ACK 프레임 아닐 때까지 계속 전달한다. 상기 RLP제어기 131은 물리 채널 프레임이 수신되었고 수신된 데이터 블록이 빈 데이터 블록이 아니며 SYNC/ACK 프레임이 아닌 RLP프레임을 가지고 있으면 데이터 송신을 시작한다.
- <162>      상기 RLP제어기 131은 ACK 프레임을 받으면 데이터 송신을 시작한다. 상기 RLP제어기 131은 상기 다중화/역다중화 제어기 14에게 SYNC, SYNC/ACK, ACK 프레임을 제외한 다른 프레임을 전달할 수 있다.

<163>      RLP제어기의 기본채널 데이터 송신 동작

<164>      RLP제어기 131은 데이터 송신을 할 때 12비트 일련번호 레지스터 L\_V(S) 132를 사용한다. 상기 RLP제어기 131은 상기 일련번호 레지스터 L\_V(S) 132에서 프레임에 붙일 일련번호를 결정한다. 상기 일련번호 모두  $2^{12}$ 과의 부호없는 모듈로(modulo) 연산을 사용한다. 일련번호 N이 있을 때  $(N+1) \bmod 2^{11}$ 에서  $(N+2^{11}-1) \bmod 2^{12}$ 까지의 일련번호들을 N보다 크다고 말하고,  $(N+2^{11}) \bmod 2^{12}$ 에서  $(N-1) \bmod 2^{12}$ 까지의 일련번호는 N 보다 작다고 말한다.

<165>      RLP제어기 131은 데이터 송신을 할 때 12비트 일련번호를 각각의 새 RLP프레임마다 부여한다. RLP제어기 131은 프레임 전송할 때 언제나 프레임 일련번호를 함께 표시하여 보낸다. RLP제어기 131은 실제 전송할 때는 12비트의 프레임 일련 번호중에서 하위 8비트를 담아서 보낸다.

<166>      상기 송신측 다중화/역다중화 제어기 140은 상기 RLP제어기 131에게 기본 채널로 전송할 데이터 블록을 요청하여 상기 RLP제어기 131이 프레임을 생성하도록 한다. 상기 송신측 다중화/역다중화 제어기 140은 상기 RLP제어기 131에게 데이터 블록을 요청하면서 상기 RLP제어기 131이 만들어내야하는 데이터 블록의 크기를 함께 알려준다.

<167>      상기 RLP제어기 131은 기본 채널로 전송할 데이터 블록을 만들 때 다음의 우선 순위에 따라 데이터 블록을 만든다.

<168>      첫째, 제어 프레임 (SYNC, SYNC/ACK, ACK, NAK frame)

<169> 둘??, 재전송 데이터 프레임

<170> 셋째, 데이터 프레임

<171> 넷째, 아이들 프레임

<172> 상기 RLP제어기 131은 전송할 제어 프레임이 있으면 다음과 같이 제어 프레임을 만든다. SYNC, SYNC/ACK, ACK 프레임의 경우, 상기 도 7의 (a)에 도시된 바와 같이 SEQ 필드를 '00000000'으로, CTL 필드를 프레임 종류에 따라서 설정한 후 FCS 필드를 붙인다. FCS 필드는 RFC-1662에 의하여 규정된 다항식(polynomial)에 의하여 만들어지는 16 비트 프레임 점검 비트열(frame check sequence)이다. 상기 FCS 필드는 앞에 오는 모든 비트에 대하여 만들어진다. 상기 RLP제어기 131은 상기 다중화/역다중화 제어기 140에서 알려준 크기에 맞추어 상기 FCS 필드 다음을 모두 '0'으로 설정한다. 상기 RLP제어기 131은 데이터 블록의 마지막 1비트인 TYPE 필드를 '1'로 설정한 다음, 생성된 데이터 블록을 상기 다중화/역다중화 제어기에게 전달한다.

<173> 상기 RLP제어기 131은 재전송받아야 하는 데이터들이 있으면 NAK 프레임을 생성하여 상기 다중화/역다중화 제어기에게 전달한다. 상기 NAK 프레임은 하기 <표 14>와 같은 구조를 가진다.

<174>

【표 14】

|  |       |
|--|-------|
| NAK 프레임  |       |
| 필드   | 길이    |
| SEQ  | 8 비트  |
| CTL  | 8 비트  |
| NAK_COUNT  | 2 비트  |
| NAK_COUNT+1만큼 다음의 필드들이 들어간다  |       |
| NAK_TYPE_AND_UNIT  | 4 비트  |
| NAK_TYPE_AND_UNIT이 '0001'이면 다음의 필드들이 들어간다:                         |       |
| FIRST  | 12 비트 |
| LAST   | 12 비트 |
| NAK_TYPE_AND_UNIT이 '0010' 또는 <표 15>나 <표 16>에 정의된 값이면 다음의 필드들이 들어간다 |       |
| NAK_MAP_SEQ  | 12 비트 |
| NAK_MAP  | 8 비트  |
| NAK_TYPE_AND_UNIT이 '1111'이면 다음의 필드들이 들어간다                          |       |
| NAK_MAP_SEQ  | 12 비트 |
| FIRST  | 13 비트 |
| LAST   | 13 비트 |
| 어떠한 NAK_TYPE에 대해서도 다음의 필드들이 들어간다:                                  |       |
| PADDING_1  | 가변길이  |
| FCS  | 16 비트 |
| PADDING_2  | 가변길이  |
| TYPE   | 1 비트  |

<175>      상기 <표 14>에서 상기 RLP제어기 131은 NAK 프레임을 다음과 같이 만든다. 상기 <표 14>의 SEQ 필드는 '00000000'으로, CTL 필드는 '11110100'으로, 그리고 TYPE 필드는 '1'로 설정한다.

<176>      상기 RLP제어기 131은 상기 NAK 프레임에 포함될 재전송 요구의 수에서 하나를 뺀 값을 상기 NAK\_COUNT 필드값으로 한다.

<177>      상기 RLP제어기 131은 상기 NAK\_COUNT 필드값에 하나를 더한 만큼 재전송 요구를 넣는다. 상기 재전송 요구는 상기 <표 14>에서 알 수 있듯이 NAK\_TYPE\_AND\_UNIT 필드와 이 필드 값에 따라서 FIRST, LAST 필드 또는 NAK\_MAP\_SEQ, NAK\_MAP 필드로 구성된다. 상기 재전송 요구의 NAK\_TYPE\_AND\_UNIT 필드를 '0001'으로 설정한 경우, 상기 RLP제어기

131은 연속적으로 재전송을 요청하는 첫 번째 프레임의 프레임 일련 번호를 FIRST 필드에 넣고 마지막 프레임의 프레임 일련 번호를 LAST 필드에 넣는다.

<178>      상기 RLP제어기 131은 상기 NAK\_TYPE\_AND\_UNIT을 '0010'과 같이 설정할 수 있다. 상기 RLP제어기 131이 상기 NAK\_TYPE\_AND\_UNIT 필드를 '0010'과 같이 설정하면 재전송 요구는 NAK\_MAP\_SEQ 필드와 NAK\_MAP 필드를 가지는 프레임에 대한 NAK MAP 방식이 된다. 상기 RLP제어기 131은 여러 개의 불연속적인 프레임들에 대한 재전송을 요청할 때 상기 NAK\_TYPE\_AND\_UNIT을 '0010'과 같이 설정하고 다음과 같이 NAK MAP를 채운다, 상기 NAK MAP은 재전송을 요청할 첫 번째 프레임의 일련 번호를 NAK\_MAP\_SEQ 필드에 넣고,  $(\text{NAK\_MAP\_SEQ} + n) \bmod 2^{12}$ 의 일련 번호에 해당하는 RLP 프레임에 대해서 재전송을 요청해야 하면 NAK\_MAP의 최상위에서 n번째 비트가 '1'로 설정한다. 상기 n 값은 1에서 8까지의 값을 가질 수 있다. 예를 들어, NAK\_TYPE\_AND\_UNIT 필드가 '0010'이고 전송을 집합이 1일 때 NAK\_MAP\_SEQ가 0으로 설정되어 있고 NAK\_MAP이 '10000000'이면 이를 수신한 RLP제어기는 일련 번호 0인 프레임과 1인 프레임을 재전송하여야 한다.

<179>      상기 RLP제어기 131은 조각 프레임에 대한 재전송을 요청할 때 상기 NAK\_TYPE\_AND\_UNIT을 다음 <표 15> 또는 <표 16>과 같이 설정할 수 있다. 상기 RLP제어기 131이 상기 NAK\_TYPE\_AND\_UNIT 필드를 <표 15> 또는 <표 16>과 같이 설정하면 재전송 요구는 NAK\_MAP\_SEQ 필드와 NAK\_MAP 필드를 가지는 데이터에 대한 NAK MAP 방식이 된다

<180>

【표 15】

NAK\_TYPE\_AND\_UNIT 필드 (전송을 집합 1)

| 필드 값   | 일련 번호 수 |
|--------|---------|
| '0011' | 19개     |
| '0100' | 41개     |
| '0101' | 42개     |
| '0110' | 90개     |
| '0111' | 186개    |
| '1000' | 378개    |
| '1001' | 762개    |
| '1010' | 1530개   |

<181> 【표 16】

NAK\_TYPE\_AND\_UNIT 필드 (전송을 집합 2)

| 필드 값   | 일련번호수 |
|--------|-------|
| '0011' | 31개   |
| '0100' | 65개   |
| '0101' | 66개   |
| '0110' | 138개  |
| '0111' | 282개  |
| '1000' | 318개  |
| '1001' | 570개  |
| '1010' | 1146개 |
| '1010' | 2586개 |

<182>        상기 RLP제어기 131은 <표 15> 또는 <표 16>을 참고하여 NAK MAP을 채운다. 상기 NAK MAP은 재전송을 요청할 프레임의 일련번호를 NAK\_MAP\_SEQ필드에 넣고, 상기 <표 15> 또는 <표 16>에 표시된 단위로 재전송을 요청하는 데이터 조각의 데이터 일련번호들을 NAK\_MAP에 표시한다. 상기 RLP제어기 131은 상기 NAK MAP를 사용하여, NAK\_TYPE\_AND\_UNIT필드에 의해서 결정된 단위가 U일 때, 상기 NAK\_MAP의 최상위에서 n번째 비트가 '1'일때마다((n-1)\*U)에서 (n\*U-1)까지의 일련번호에 해당하는 상기 프레임이



담았었던 데이터 바이트에 대해서 재전송을 요청한다. 상기 n값은 1에서 8까지의 값을 가질 수 있다. 상기 NAK MAP에서 예를들어 NAK\_TYPE\_AND\_UNIT필드가 '0011'이고 전송을 집합이 1일때 NAK\_MAP\_SEQ가 '0'으로 설정되어 있고 NAK\_MAP이 '10000000'이면 이를 수신한 RLP제어기는 프레임 일련번호 0번인 프레임의 데이터 부분에서 데이터 일련 번호 0에서 18까지의 데이터 바이트, 즉 첫번째에서 19번째까지의 데이터 바이트를 재전송하여야 한다.

<183>        상기 RLP제어기 131은 조각 프레임에 대한 재전송을 요청할 때 상기 NAK\_TYPE\_AND\_UNIT을 '1111'으로 설정할 수 있다. 상기 RLP제어기 131이 상기 NAK\_TYPE\_AND\_UNIT필드를 '1111'로 설정하면 재전송 요구는 NAK\_MAP\_WEQ필드와 FIRST, LAST필드를 가진다. 상기 RLP제어기 131은 재전송을 요청할 데이터 조각을 담았었던 RLP 프레임의 일련번호를 NAK\_MAP\_SEQ필드에 넣고 상기 재전송을 요청할 데이터 조각의 첫번째 바이트의 데이터 일련번호를 FIRST필드에, 그리고 마지막 바이트의 데이터 일련번호를 LAST필드에 넣는다.

<184>        상기 RLP제어기 131은 상기 재전송 요구를 상기 NAK\_COUNT필드값에 하나를 더한 만큼 만들어 넣은 다음 FCS필드를 바이트 정렬로 ??추가 위하여 '0'으로 패딩을 하고 FCS 필드를 채운다. 상기 FCS필드는 RFC-1662에 의하여 규정된 다항식(polynomial)에 의하여 만들어지는 16비트 프레임 점검 비트열(frame check sequence)이다. 상기 FCS 필드는 앞에 오는 모든 비트에 대하여 만들어진다. 상기 FCS 필드를 넣은 다음 상기 RLP제어기 131은 데이터 블록의 나머지 부분에 대해서 '0'을 채운다.

<185>        상기 RLP제어기 131은 재전송 또는 새로 보낼 데이터가 있을 때 상기 도 7의 (b), (c), (d), (e), (f) 중의 한 가지 형식을 사용할 수 있다. 상기 도 7의 (b)와

(d) 형식은 조각 프레임이 아닌 새 데이터 프레임이나 재전송 데이터 프레임을 보낼 때 사용한다.

<186>      상기 RLP제어기 131은 새 데이터를 전송할 때 상기 RLP제어기 131은 상기 L\_V(S) 레지스터 132의 값에서 새 데이터 프레임에 고유의 12비트 일련 번호를 붙인다. 상기 RLP제어기 131은 상기 12비트 일련 번호에서 하위 8비트 값으로 SEQ 필드를 설정하고 REXMIT 필드를 '0'으로 설정한다. 상기 새 데이터 프레임을 전송하면 상기 RLP제어기 131은 상기 L\_V(S) 레지스터 132를 하나 증가시키고  $2^{12}$ 으로 modulo 연산한 값으로 설정한다.

<187>      상기 RLP제어기 131은 상기 일련 번호 레지스터 L\_V(S) 132를 새 데이터를 담은 데이터 프레임을 만들었을 때만 증가시킨다. 즉, 이미 전송되었던 데이터를 재전송하는 경우, 또는 제어 프레임이나 아이들 프레임 등을 보낼 때에는 상기 L\_V(S)레지스터 132는 증가하지 않는다.

<188>      상기 RLP제어기 131은 새로 전송된 데이터들을 수신측의 재전송 요청에 대비하여 재전송 버퍼 133에 일련 번호와 함께 저장해 둔다. 상기 RLP제어기 131은 수신측에서 재전송을 요청한 경우 요청된 일련 번호에 해당하는 데이터 바이트를 상기 재전송 버퍼 133에서 찾아서 재전송하여야 한다. 상기 RLP제어기 131은 재전송 데이터 프레임을 보낼 때는 상기 재전송되는 프레임의 일련 번호의 하위 8 비트로 SEQ 필드를 설정하고 REXMIT 필드를 '1'로 설정한다.

<189>      상기 도 7의 (c)와 (e), (f)형식은 조각 프레임을 전송할 때 사용하는 형식이다. 상기한 바와 같이 상기 RLP제어기 131은 재전송할 데이터 부분의 크기가 상

기 다중화/역다중화 제어기가 요청한 데이터 블록 크기의 RLP 프레임에는 담을 수 없거나 데이터 부분의 일부분만을 수신측 RLP제어기에서 요청하였을 때 상기 조각 프레임을 만들게 된다. 본 발명에서는 상기 재전송할 데이터 부분의 일부분을 '데이터 조각(data segment)'라고 칭하겠다. 예를 들어, 일련 번호 0번인 프레임으로 20 바이트의 데이터를 전송하였을 때 앞에서 5 바이트 부분을 다시 보내야한다면 상기 20 바이트의 데이터가 데이터 부분이 되고 상기 데이터 부분이 일부분인 5 바이트 부분이 데이터 조각이 된다.

<190>      상기 RLP제어기 131은 상기한 바와 같이 데이터 조각이 데이터 부분에서 어디에 위치하는 지 수신측 RLP제어기가 알아낼 수 있도록 데이터 부분의 첫번째 바이트에서 마지막 바이트까지 0부터 시작하는 13 비트의 일련 번호를 부여한다. 즉, 첫번째 바이트의 일련 번호는 0이되고 마지막 N번째 바이트의 일련번호는 (N-1)이 되며, 중간에 위치한 데이터 바이트는 바로 앞 데이터 바이트의 일련 번호에 하나를 더한 값이 된다.

<191>      상기 RLP 제어기 131은 재전송 요청된 데이터 조각을 가진 프레임의 프레임 일련 번호를 L\_V(RET) 레지스터 143에 저장한 다음, 재전송할 데이터 조각의 첫 번째 데이터 바이트의 데이터 일련 번호를 상기 V(SEG) 레지스터 139에, 상기 재전송할 데이터 조각의 첫 번째 데이터 바이트가 저장된 메모리 상의 주소를 상기 P(SEG) 레지스터 141에, 그리고 상기 재전송할 데이터 조각의 크기를 상기 LEN 레지스터 143에 저장한다.

<192>      상기 RLP제어기 131은 우선 전송할 데이터 조각의 첫번째 데이터 바이트의 데이터 일련 번호가 저장된 상기 V(SEG) 레지스터 129 값과 전송할 연속적인 데이터의 양이 저장된 상기 LEN 레지스터 142 값을 사용하여 생성하는 프레임의 형식을 결정한다. 즉 상기 RLP제어기 131은 다음의 조건을 만족시키면 상기 도 7의 (c) 형식을 사용하여 전송한

다.

- <193> 첫째, 상기 V(SEG) 레지스터 139 값이 상기한 바와 같이 상기 도 7의 (c) 형식으로 보내는 데이터 개수 B의 배수(즉 전송을 집합 1에서 19 또는 전송을 집합 2에서 31의 배수)이고,
- <194> 둘째, 상기 LEN 레지스터 143 값이 상기 도 7의 (c) 형식으로 보낼 수 있는 크기 B와 같거나 크면(즉, 19바이트나 31 바이트 이상이 되면) 상기 도 7의 (c) 형식을 사용할 수 있고 그렇지 않으면 도 7의 (e) 또는 (f) 형식을 사용한다.
- <195> 상기 RLP제어기 131은 상기 도 7의 (c)형식을 사용할 때 먼저 SEQ 필드를 상기 데이터 부분의 프레임 일련 번호가 저장된 L\_V(RET) 레지스터 143의 하위 8비트 값으로 설정한다. 상기 RLP제어기 131은 상기 도 7의 (c) 형식을 사용할 때 상기 V(SEG) 레지스터 139 값을 상기 도 7의 (c) 형식으로 보내는 데이터 개수 B로 나눈 몫으로 SEQ 필드를 설정한다.
- <196> 상기 RLP제어기 131은 상기 도 7의 (c) 형식을 사용할 때 TYPE 필드를 '1'로, CTL\_HI 필드를 '0'으로 설정하고 DATA 필드를 전송할 데이터로 채운다.
- <197> 상기 RLP제어기 131은 상기 도 7의 (e) 또는 (f) 형식을 사용하여 전송할 때 전송할 연속적인 데이터의 양이 저장된 상기 LEN 레지스터 142 값을 사용하여 생성하는 프레임의 형식을 결정한다. 즉, 상기 RLP제어기 131은 다음의 조건을 만족시키면 상기 도 7의 (e) 형식을 사용하여 전송한다.
- <198> 첫째, 상기 LEN 레지스터 142의 값이 상기 도 7의 (e) 형식으로 보낼 수 있는 크기

B와 같거나 큰 경우 (즉 18바이트나 30 바이트 이상이 되면) 상기 도 7의 (e) 형식을 사용할 수 있고 그렇지 않으면 상기 도 8의 (f) 형식을 사용한다.

<199>      상기 RLP제어기 131은 상기 도 7의 (e) 형식을 사용할 때 먼저 SEQ필드를 상기 데이터 부분의 프레임 일련 번호가 저장된 L\_V(RET) 레지스터 143의 하위 8비트 값으로 설정한다. 상기 RLP제어기 131은 상기 도 7의 (e)형식을 사용할 때 상기 V(SEG) 레지스터 139 값으로 13비트 SEG 필드를 설정한다. 상기 RLP제어기 131은 상기 도 7의 (e) 형식을 사용할 때 전송하는 데이터 조각이 데이터 부분의 마지막 끝 부분이라면 END 필드를 '1'로 그렇지 않다면 '0'으로 설정한다.

<200>      상기 RLP제어기 131은 상기 도 7의 (e) 형식을 사용할 때 TYPE 필드를 '1'로, CTL\_HI 필드를 '1'로 설정하고, CTL 필드를 '10'으로 설정한 다음 DATA 필드를 전송할 데이터 조각으로 채운다.

<201>      상기 RLP제어기 131은 상기 도 7의 (f) 형식을 사용할 때 먼저 SEQ 필드를 상기 데이터 부분의 프레임 일련번호가 저장된 L\_V(RET) 레지스터 143의 하위 8비트 값으로 설정한다. 상기 RLP제어기 131은 상기 도 7의 (f)형식을 사용할 때 상기 V(SEG) 레지스터 139 값으로 13비트 SEG 필드를 설정한다. 상기 RLP제어기 131은 상기 도 7의 (e) 형식을 사용할 때 전송하는 데이터 조각이 데이터부분의 끝 부분이라면 END 필드를 '1' 그렇지 않으면 '0'으로 설정한다.

<202>      상기 RLP제어기 131은 상기 도 7의 (f) 형식을 사용할 때 TYPE 필드를 '1'로, CTL\_HI 필드를 '1'로 CTL 필드를 '11000'으로 설정하고, LEN 필드를 전송할 데이터 조각

의 크기를 바이트로 나타낸 값으로 설정한 다음 DATA 필드를 전송할 데이터 조각으로 채운다.

<203>       상기 RLP제어기 131은 상기 데이터 부분의 마지막 끝 부분에 해당하는 데이터 조각을 전송할 경우 반드시 (e) 또는 (f)형식을 사용하여야 한다.

<204>       상기 RLP제어기 131은 상기 데이터 조각을 포함한 조각 RLP 프레임을 생성하면 상기 LEN 레지스터 142를 전송한 데이터 조각의 크기만큼 감소시킨다. 상기 RLP제어기 131은 상기 V(SEG) 레지스터 139를 전송한 데이터 조각의 크기만큼 증가시키고, P(SEG) 레지스터 141을 다음에 전송할 데이터 조각의 첫 번째 데이터 바이트를 가리키도록 한다. 만일 상기 과정에서 LEN 레지스터 142의 값이 '0'이 되면, 상기 RLP제어기 131은 상기 L\_V(RET) 레지스터 143, V(SEG) 레지스터 139, P(SEG) 레지스터 141을 모두 '0'으로 설정한다.

<205>       상기 RLP제어기 131은 보낼 새 데이터 또는 재전송할 데이터도 없고 전송할 제어 프레임도 없을 경우 상기 도 7의 (d) 형식의 데이터 프레임을 전송할 수 있다. 이 경우 전송할 프레임의 SEQ필드를 L\_V(S) 레지스터 132의 하위 8비트를 설정하고, TYPE 필드를 '1'로, CTL\_HI 필드를 '1'로, CTL 필드를 '0'으로 설정하고 LEN 필드를 '0'으로 설정한 다음 나머지 부분을 '0'으로 설정한 다음 나머지 부분을 '0'으로 채운 데이터 블록을 상기 다중화/역다중화 제어기 140에게 전달한다.

<206>       상기 RLP제어기 131은 다중화/역다중화 제어기 140이 16비트, 20비트, 또는 32 비트의 길이를 가지는 데이터 블록을 요청하고 보낼 새 데이터 또는 재 전송할 데이터도 없고 전송할 제어 프레임도 없을 경우, 상기 도 7의 (g) 형식과 같은 아이들 프레임을

전송할 수 있다. 상기 아이들 프레임을 만들기 위해서 상기 RLP제어기 131은 SEQ 필드를 L\_V(S) 레지스터 132의 12비트 값으로 채운다. 상기 RLP제어기 131은 나머지 데이터 블록 부분을 '0'으로 채운 데이터 블록을 상기 다중화/역다중화 제어기 140에게 전달한다.

<207>      RLP제어기의 기본 채널 데이터 수신 동작

<208>      상기 다중화/역다중화 제어기 140은 상기 RLP 제어기 131에게 데이터 블록과 함께 수신된 데이터 블록의 크기 T를 함께 알려준다.

<209>      상기 RLP제어기 131은 제어 프레임 중에서 SYNC, SYNC/ACK, ACK 프레임을 수신하면 재설정 과정을 수행한다.

<210>      상기 RLP제어기 131은 제어 프레임 중에서 NAK 프레임을 수신하면, 상기 <표 14>에 따라 NAK 프레임을 해석하여 요청된 데이터 프레임이나 데이터 조각들을 재전송한다.

<211>      상기 RLP제어기 131은 상기 도 7의 (b) 또는 (d)와 같은 새 데이터 프레임을 수신하였을 때 다음과 같이 프레임 일련 번호 L\_SEQ 값을 구한다. 우선 상기 RLP제어기 131은 수신된 프레임의 8트 SEQ 필드와 상기 L\_V(R) 레지스터 135를 통하여 다음과 같은 <수학식 1>를 통해 일련 번호 L\_SEQ를 구한다.

<212>      **【수학식 1】**

$$L\_SEQ = [L\_V(R) + \{2^8 + SEQ - (L\_V(R) \text{ modulo } 2^8)\} \text{ modulo } 2^M] \text{ module } 2^{12}$$

- <213>      상기 RLP제어기 131은 상기 도7의 (b) 또는 (d)와 같은 형식의 재전송 데이터 프레임  
 임을 수신하였을 때 상기 RLP 제어기 131은 도 4에 도시된 바와 같이 NAK 리스트 137을  
 가지고 있어야 한다. 상기 NAK 리스트 137의 각 엔트리(entry)들은 12비트 일련 번호와  
 일련 번호에 해당하는 데이터 바이트가 수신되었는지 여부를 기록하는 필드를 가지고 있  
 으며, 재전송 타이머(retransmission timer)와 취소 타이머(abort timer)를 가지고  
 있다. 상기 RLP제어기 131은 상기 NAK 리스트 137중에서 저장된 NAK 엔트리의 12 비트  
 일련번호 값의 하위 8비트 값과 상기 수신된 재전송 프레임의 8비트 SEQ 필드에 담겨온  
 값이 일치하는 NAK 엔트리를 찾는다. 만일 같은 NAK 엔트리가 있다면, 상기 NAK 엔트리  
 에 저장된 프레임 일련 번호 L\_SEQ값을 수신된 프레임의 일련 번호로 한다. 만일 그러한  
 엔트리가 없다면 상기 RLP제어기 131은 상기 수신된 프레임을 버린다.
- <214>      상기 RLPP제어기 131은 수신된 프레임의 프레임 일련 번호 L\_SEQ와 12비트 일련 번  
 호 레지스터인 L\_V(N)레지스터 135, L\_V(R) 레지스터 136을 다음과 같이 비교한다.
- <215>      첫째, 일련 번호 L\_SEQ가 L\_V(N) 레지스터 135보다 같거나 크고, L\_V(R)레지스터  
 136보다 작으면 상기 RLPP제어기 131은 이를 재전송 데이터 프레임으로 간주한다.
- <216>      둘째, 일련번호 L\_SEQ가 L\_V(R)레지스터 136보다 같거나 크고, L\_V(R) 레지스터  
 136과 E 레지스터 134를 더한 값을  $2^{12}$  으로 modulo 연산값 보다 작으면 상기 RLP제어기  
 131은 이를 새 데이터 프레임으로 간주한다.
- <217>      셋째, 일련번호 L\_SEQ가 L\_V(R) 레지스터 136과 E레지스터 134를 더한 값을  $2^{12}$  으  
 로 modulo연산한 값 보다 같거나 크면 상기 RLP제어기 131은 이를 중복된 프레임으로 간  
 주한다.



- <218>      상기 RLP제어기 131은 상기에서 중복된 프레임으로 간주된 데이터 프레임이 도착하면, 이미 수신한 데이터이므로 중복 데이터를 버린다.
- <219>      상기 RLP제어기 131은 상기에서 수신된 데이터 프레임이 재전송 데이터 프레임으로 간주되었다면, 상기 RLP제어기 131은 다음을 수행한다.
- <220>      첫째, 수신된 프레임의 일련번호  $L\_SEQ$ 가  $L\_V(N)$ 보다 크거나 같고  $L\_V(R)$ 보다 작다면, 상기 RLP제어기 131은 상기 수신된 데이터 바이트를 재정렬 버퍼138에 저장한다. 이때 상기 일련번호  $L\_SEQ$ 값이  $L\_V(N)$ 과 같다면, 상기 RLP제어기 131은 재정렬 버퍼138에 저장된 데이터 프레임들 중에서 올 일련번호로  $L\_V(N)$ 값을 갖는 데이터 프레임에서 부터 연속적으로 전달할 수 있는 일련번호를 가지는 데이터 프레임까지 수신 데이터 버퍼에 전달한다. 상기 RLP제어기 131은 상기 수신된 데이터 프레임과 같은 일련번호를 가지는 NAK 엔트리에 기다리는 데이터 프레임이 수신되었음을 기록한다.
- <221>      둘째, 수신된 프레임의 일련번호  $L\_SEQ$ 이  $L\_V(R)$ 과 같고,  $L\_V(R)$ 이  $L\_V(N)$ 과 같은 경우, 상기 RLP제어기 131은  $L\_V(R)$ 과  $L\_V(N)$ 을 동시에 증가시키고  $2^{12}$ 에 대한 modulo 연산을 한다. 상기 RLP제어기 131은 상기 수신된 프레임의 데이터 부분을 수신 데이터 버퍼에 전달한다. 이와 달리 수신된 프레임의 일련번호  $L\_SEQ$ 이  $L\_V(R)$ 과 같고,  $L\_V(R)$ 이  $L\_V(N)$ 과 같지 않은 경우, 상기 RLP제어기 131은 상기  $L\_V(R)$ 을 증가시키고  $2^{12}$ 에 대한 modulo연산을 한다. 이 경우, 상기 RLP제어기 131은 상기 수신된 프레임의 데이터 부분을 재정렬 버퍼 138에 저장한다.
- <222>      셋째, 수신된 프레임의 일련번호  $L\_SEQ$ 이  $L\_V(R)$ 보다 크다면, 상기 RLP제어기 131

은 일련번호  $L\_V(R)$ 에서  $(L\_SEQ-1) \bmod 2^{12}$ 를 가지는 프레임에 대한 재전송을 요청하기 위해 NAK리스트 137에 각 프레임에 대한 엔트리를 만든다. 각 엔트리는 해당하는 프레임에 대한 12비트 일련번호를 가지고 있게 된다. 또한, RLP제어기 131은 수신된 프레임의 데이터 부분을 재정렬 버퍼 138에 저장하고  $L\_V(R)$ 을  $(L+1) \bmod 2^{12}$ 으로 설정한다.

<223>      상기 RLP제어기 131은 상기 도7의 (c),(e),(f) 형식의 프레임을 수신하였을때 상기 NAK 리스트 137에 저장된 NAK엔트리의 12비트 일련번호 값의 하위 8비트 값과 상기 재전송 프레임의 8비트 SEQ필드에 담겨온 값이 일치하는 NAK엔트리를 찾는다. 만일 그러한 엔트리가 있다면 상기 NAK엔트리에 저장된 프레임 일련번호  $L\_SEQ$ 값을 수신된 프레임의 일련번호로 한다. 만일 그러한 엔트리가 없다면 상기 RLP제어기 131은 상기 수신된 프레임을 버린다.

<224>      상기 RLP제어기 131은 상기 도7의 (c)형식의 프레임을 수신하였을때 수신된 데이터 조각의 첫번째 바이트의 13비트 데이터 일련번호  $L$ 을 SEG필드의 값에 수신된 데이터 조각의 크기를 곱한 값으로 구한다. 상기 RLP제어기 131은 상기 도7의 (c)형식의 프레임을 수신하였을때 수신된 데이터 조각의 첫번째 바이트의 일련번호  $L$ 을 구하면 나머지 데이터 바이트의 일련번호를 구할 수 있게 된다. 즉, 상기 일련번호  $L$ 과 수신된 데이터 조각의 크기  $B$ 를 더하고 하나를 뺀  $(L+B-1)$ 의 마지막 데이터 바이트의 일련번호가 되며 중간에 있는 데이터 바이트들은 바로 앞의 데이터 바이트의 일련번호에 하나를 더한 값이 된다.

- <225>      상기 RLP 제어기 131은 상기 도 7의 (e) 또는 (f) 형식의 프레임을 수신하였을 때 수신된 데이터 조각의 첫 번째 바이트의 13 비트 데이터 일련번호 L을 SEG 필드의 값으로 설정한다. 상기 RLP 제어기 131은 상기 도 7의 (e) 또는 (f) 형식의 프레임을 수신하였을 때 수신된 데이터 조각의 첫 번째 바이트의 일련번호 L을 구하면 나머지 데이터 바이트의 일련번호를 구할 수 있게 된다. 즉, 상기 일련번호 L과 수신된 데이터 조각의 크기 B를 더하고 하나를 뺀  $(L+B-1)$ 이 마지막 데이터 바이트의 일련번호가 되며 중간에 있는 데이터 바이트들은 바로 앞의 데이터 바이트의 일련번호에 하나를 더한 값이 된다.
- <226>      상기 RLP 제어기 131은 상기 도 7의 (e) 또는 (f) 형식의 프레임을 수신하였을 때 END 필드가 '1'로 설정되어 있으면, 재전송되는 데이터 부분의 마지막 조각이 왔음을 알 수 있다. 따라서 일련번호 '0'번 데이터 바이트에서 마지막 조각의 마지막 데이터 바이트까지 모두 수신하였으면 재전송 프레임이 수신된 것으로 보고 완성 데이터 부분을 가지고 상기 재전송 프레임 처리 과정을 수행한다. 만일 일련 번호 0번 데이터 바이트에서 마지막 조각의 마지막 데이터 바이트까지 모두 수신하지 못하였거나 아직 마지막 조각을 수신하지 못하였으면 상기 RLP제어기 131은 일련 번호 0번에서 현재까지 수신된 가장 큰 일련 번호까지 수신된 일련 번호를 모두 표시해둔다.
- <227>      한편, 상기 RLP 제어기 131은 아이들 프레임을 받으면, 일련번호 L\_SEQ를 SEQ 필드 값으로 설정한다. 상기 RLP 제어기 131은 상기 수신된 아이들 프레임의 일련번호 L\_SEQ 값이 L\_V(R) 레지스터 136 값보다 크면, 일련번호 L\_V(R)에서  $(L\_SEQ-1)$  modulo  $2^{12}$ 를 가지는 데이터 바이트에 대한 재전송을 요청하기 위해 NAK 리스트에 각 데이터 바이트에 대한 엔트리를 만든다. 각 엔트리는 해당하는 프레임에 대한 12 비트 일련번호를 가지고 있게 된다. 상기 RLP 제어기 131은 L\_V(R)을  $(L+1)$  modulo  $2^{12}$ 로 설정한다. 상기 RLP 제

여기 131은 상기 수신된 아이들 프레임의 일련번호 L\_SEQ 값이 L\_V(R) 레지스터 136 값보다 작으면 상기 RLP 제어기 131은 상기 재설정 과정을 수행한다.

<228>      상기 RLP 제어기 131은 상기 다중화/역다중화 제어기 140이 깨진 데이터 블록이 수신되었음을 알리면 레지스터 E 134에 저장된 값을 하나 증가시켜 다시 레지스터 E 134에 저장한다. 이때 상기 증가된 E 레지스터 134와 L\_V(R) 레지스터 136 값을 더하여  $2^{12}$  modulo 연산을 한 결과가 상기 L\_V(N) 레지스터 135 값보다 크게 되면 상기 RLP 제어기 131은 상기 재설정 과정을 수행한다.

<229>      상기 RLP 제어기 131은 데이터 수신 과정에서 빈 데이터 블록이 아니면서 올바르게 수신된 데이터 블록이 하나라도 있거나 상기 다중화/역다중화 제어기가 아무런 프레임도 수신되지 않았다고 알려주면 상기 레지스터 E 134를 '0'으로 설정한다.

<230>      RLP 제어기의 부가 채널 데이터 송신 동작

<231>      상기 송신측 다중화/역다중화 제어기 140은 상기 RLP 제어기 131에게 부가 채널로 전송할 데이터 블록을 요청하여 상기 RLP 제어기 131이 프레임을 생성하도록 한다. 상기 송신측 다중화/역다중화 제어기 140은 상기 RLP 제어기 131에게 데이터 블록을 요청하면서 상기 RLP 제어기 131이 만들어내야 하는 데이터 블록의 크기를 함께 알려준다.

<232>      상기 RLP 제어기 131은 부가 채널로 전송할 데이터 블록을 만들 때 다음의 우선 순위에 따라 데이터 블록을 만든다.

<233>      첫째, 재전송 데이터 프레임

<234> 둘째, 새 데이터 프레임

<235> 상기 RLP 제어기 131은 재전송 또는 새로 보낼 데이터가 있을 때 상기 도 8의 (a), (b), (c) 중의 한 가지 형식을 사용할 수 있다. 상기 도 8의 (a) 형식은 새 데이터 프레임이나 재전송 데이터 프레임을 보낼 때 사용한다. 상기 RLP 제어기 131은 새로 보낼 데이터가 있을 때는 프레임의 일련번호를 상기 L\_V(S) 레지스터 132 값으로 정한다. 상기 RLP 제어기 131은 상기 도 8의 (a) 형식을 사용할 때 상기 구해진 일련번호 값의 하위 8비트로 SEQ 필드를 설정하고 REXMIT 필드를 '0'으로 설정한 다음, TYPE 필드를 '0'으로 설정하고 DATA 필드를 전송하여야 할 데이터로 채운다. 상기 RLP 제어기 131은 재전송 데이터가 있을 때는 이미 전송되었던 프레임의 원래 일련 번호 값의 하위 8비트로 SEQ 필드를 설정하고 REXMIT 필드를 '1'로 설정한 다음, TYPE 필드를 '0'으로 설정하고 DATA 필드를 전송하여야 할 데이터로 채운다.

<236> 상기 도 8의 (b)와 (c) 형식은 상기 조각 프레임을 전송할 때 사용하는 형식이다. 상기 RLP 제어기 131은 조각 프레임을 생성할 때 재전송 요청된 데이터 조각을 가진 프레임의 프레임 일련 번호를 상기 L\_V(SEG) 레지스터 139에, 상기 재전송할 데이터 조각의 첫 번째 데이터 바이트가 저장된 메모리 상의 주소를 상기 P(SEG) 레지스터 141에, 그리고 상기 재전송할 데이터 조각의 크기를 상기 LEN 레지스터 142에 저장한다. 상기 RLP 제어기 131은 우선 전송할 데이터 조각의 첫 번째 데이터 바이트의 일련번호와 전송할 연속적인 데이터의 양을 사용하여 생성하는 프레임의 형식을 결정한다. 즉, 상기 RLP 제어기 131은 다음의 조건을 만족시키면 상기 도 8의 (b) 형식을 사용하여 전송한다.

<237> 첫째, 상기 V(SEG) 레지스터 139 값이 상기한 바와 같이 요청된 데이터 블록의 크기에 상기 도 8의 (b) 형식으로 보낼 수 있는 데이터 개수 B의 배수이고,

<238> 둘째, 상기 LEN 레지스터 142 값이 상기 도 8의 (b) 형식으로 보낼 수 있는 크기 B와 같거나 크면 상기 도 8의 (b) 형식을 사용할 수 있고 그렇지 않으면 상기 도 8의 (c) 형식을 사용한다.

<239> 상기 도 8의 (b) 형식으로 보낼 수 있는 데이터 개수 B는 상기 다중화/역다중화 제어기에서 요청한 데이터 블록의 크기 T에서 상기 도 8의 (b) 형식의 헤더 크기인 18비트를 뺀 것을 바이트로 표시한 값이 된다.

<240> 상기 RLP 제어기 131은 상기 도 8의 (b) 또는 (c) 형식을 사용할 때 먼저 SEQ 필드를 상기 데이터 부분의 프레임 일련 번호가 저장된 L\_V(RET) 레지스터 143의 하위 8비트 값으로 설정한다.

<241> 상기 RLP 제어기 131은 상기 도 8의 (b) 또는 (c) 형식을 사용할 때 먼저 SEQ 필드를 상기 원래 전송되었던 프레임의 12비트 일련번호 값의 하위 8비트로 설정한다.

<242> 상기 RLP 제어기 131은 상기 도 8의 (b) 형식을 사용할 때 TYPE 필드를 '1'로 CTL 필드를 '0'으로 설정하고, DATA 필드를 전송할 데이터로 채운다. 상기 RLP 제어기 131은 상기 도 8의 (b) 형식을 사용할 때 상기 V(SEG) 레지스터 139 값을 상기 도 8의 (b) 형식으로 보내는 데이터 개수 B로 나눈 몫으로 SEG 필드를 설정한다.

<243> 상기 RLP 제어기 131은 상기 도 8의 (c) 형식을 사용할 때 TYPE 필드를 '1'로 CTL 필드를 '100'으로 설정하고, DATA 필드를 전송할 데이터로 채운다. 상기 RLP 제어기 131은 상기 도 8의 (c) 형식을 사용할 때 상기 13비트 V(SEG) 레지스터 139 값으로 SEG 필드를 설정한다. 상기 RLP 제어기 131은 END 필드를 전송하는 데이터 조각이 데이터 부분

의 마지막 끝 부분이라면 END 필드를 '1'로 그렇지 않다면 '0'으로 설정한다. 상기 RLP 제어기 131은 상기 데이터 부분의 마지막 끝 부분에 해당하는 데이터 조각을 전송할 경우 반드시 상기 (c) 형식을 사용하여야 한다.

<244>       상기 RLP 제어기 131은 새 데이터를 전송할 때 상기 레지스터 L\_V(S) 132에서 새 데이터 프레임의 12 비트 일련번호를 붙인다. 상기 새 데이터 프레임을 전송하면 상기 RLP 제어기 131은 상기 L\_V(S) 레지스터 132를 하나 증가 시키고  $\{2\}^{12} \bmod$  연산을 수행한 값으로 설정한다. 상기 RLP 제어기 131은 상기 기본 채널 송신 때와 마찬가지로 상기 일련 번호 레지스터 L\_V(S) 132를 새 데이터를 담는 데이터 프레임을 만들었을 때만 증가시킨다. 즉, 이미 전송되었던 데이터를 재전송하는 경우에는 상기 L\_V(S) 레지스터 132는 증가하지 않는다.

<245>       상기 RLP제어기 131은 새로 전송된 데이터 부분을 수신측의 재전송 요청에 대비하여 재전송 버퍼 133에 일련 번호와 함께 저장해 둔다. 상기 RLP제어기 131은 수신측에서 재전송을 요청한 경우, 요청된 일련 번호에 해당하는 데이터 부분을 상기 재전송 버퍼 133에서 찾아서 재전송하여야 한다.

<246>       상기 RLP 제어기 131은 보낼 새 데이터 또는 재전송할 데이터도 없고 전송할 제어 프레임도 없을 경우, 빈 데이터 블록을 상기 다중화/역다중화 제어기 140에게 전달한다.

<247>       RLP제어기의 부가 채널 데이터 수신 동작

<248>       상기 다중화/역다중화 제어기 140은 상기 RLP제어기 131에게 데이터 블록과 함께

수신된 데이터 블록의 크기 T를 함께 알려준다. 상기 RLP제어기 131은 상기 다중화/역다중화 제어기 140이 데이터 블록을 전달하면 가장 앞의 한 비트인 TYPE 필드를 살펴본다. 만일 이 TYPE 필드의 값이 '0'이면 상기 RLP제어기 131은 상기 도 8의 형식 (a)와 같은 프레임을 수신한 것으로 간주한다. 만일 이 TYPE 필드의 값이 '1'이면 상기 RLP제어기 131은 다시 두 번째 비트인 CTL 필드를 살펴본다. 만일 이 CTL 필드의 값이 '0'이면 상기 RLP제어기 131은 상기 도 8의 형식 (b)와 같은 프레임을 수신한 것으로 간주한다. 만일 이 CTL 필드의 값이 '0'이 아니면 상기 RLP제어기 131은 두 번째에서 네 번째 까지의 세 비트를 CTL 필드로 하여 다시 CTL 필드의 값을 살펴본다. 만일 이 CTL 필드의 값이 '100'이면 상기 RLP제어기 131은 상기 도 8의 형식 (c)와 같은 프레임을 수신한 것으로 간주한다. 만일 이 CTL 필드의 값이 '100'이 아니면 상기 RLP제어기 131은 깨진 데이터 블록이 수신된 것으로 간주한다.

<249>      상기 RLP제어기 131은 상기 도 8의 형식 (a)와 같은 프레임을 수신하였을 때 다음과 같이 동작한다. 우선 상기 RLP제어기 131은 수신된 프레임의 8비트 SEQ 필드를 구하고, REXMIT 필드를 살펴본다. 상기 REXMIT 필드의 값이 '0'이면 상기 RLP제어기 131은 기본 채널에서와 마찬가지로 상기 8비트 SEQ 필드값과 상기 L\_V(R) 레지스터 135를 통하여 상기 <수학식 1>을 통해 일련 번호 L\_SEQ를 구한다. 상기 REXMIT 필드의 값이 '1'이면 상기 RLP제어기 131은 기본 채널에서와 마찬가지로 상기 RLP제어기 131은 상기 NAK 리스트 137중에서 저장된 NAK 엔트리의 12 비트 일련 번호 값의 하위 8비트 값과 상기 8비트 SEQ 필드에 담겨온 값이 일치하는 NAK 엔트리를 찾는다. 만일 그러한 엔트리가 있다면 상기 NAK 엔트리에 저장된 프레임 일련 번호 L\_SEQ 값을 수신된 프레임의 일련 번호로 한다. 만일 그러한 엔트리가 없다면 상기 RLP제어기 131은 상기 수신된 프레임을



버린다.

<250>       상기 RLP제어기 131은 기본 채널에서와 마찬가지로 수신된 프레임의 프레임 일련 번호 L\_SEQ와 12비트 일련번호 레지스터인 L\_V(N) 레지스터 135, L\_V(R)레지스터 136을 다음과 같이 비교한다.

<251>       첫째, 일련 번호 L\_SEQ가 L\_V(N)레지스터 135보다 같거나 크고 L\_V(R) 레지스터 136보다 작으면, 상기 RLP제어기 131은 이를 재전송 데이터 프레임으로 간주한다.

<252>       둘째, 일련 번호 L\_SEQ가 L\_V(R)레지스터 136보다 같거나 크고 L\_V(R)레지스터 136과 E 레지스터 134를 더한  $\{2\}^{12}$  으로 modulo 연산한 값 보다 작으면 상기 RLP제어기 131은 이를 새 데이터 프레임으로 간주한다.

<253>       셋째, 일련 번호 L\_SEQ가 L\_V(R) 레지스터 136과 E 레지스터 134를 더한 값을  $\{2\}^{12}$  으로 modulo 연산한 값 보다 같거나 크면 상기 RLP제어기 131은 이를 중복된 프레임으로 간주한다.

<254>       상기 RLP제어기 131은 상기에서 중복된 프레임으로 간주된 데이터 프레임이 도착하면 이미 수신한 데이터이므로 상기 중복 데이터를 버린다.

<255>       상기 RLP제어기 131은 상기에서 수신된 데이터 프레임이 재전송 데이터 프레임으로 간주되었다면 상기 RLP제어기 131은 다음을 수행한다.

<256>       첫째, 수신된 프레임의 일련 번호 L\_SEQ가 L\_V(N)보다 크거나 같고 L\_V(R)보다 작으면, 상기 RLP제어기 131은 상기 수신된 데이터 바이트를 재정렬 버퍼 138에 저장한다. 이때, 상기 일련 번호 L\_SEQ값이 L\_V(N)과 같다면, 상기 RLP제어기 131은 재정렬 버퍼

138에 저장된 데이터 프레임들 중에서 일련 번호로  $L\_V(N)$ 값을 갖는 데이터 프레임에서 부터 연속적으로 전달할 수 있는 일련 번호를 가지는 데이터 프레임까지 수신 데이터 버퍼에 전달한다. 상기 RLP제어기 131은 상기 수신된 데이터 프레임과 같은 일련 번호를 가지는 NAK 엔트리에 기다리는 데이터 프레임이 수신되었음을 기록한다.

<257> 둘째, 수신된 프레임의 일련 번호  $L\_SEQ$ 이  $L\_V(R)$ 과 같고  $L\_V(R)$ 이  $L\_V(N)$ 과 같은 경우, 상기 RLP제어기 131은  $L\_V(R)$ 과  $L\_V(N)$ 을 동시에 증가시키고  $\{2\}^{12}$ 에 대한 modulo 연산을 한다. 상기 RLP제어기 131은 상기 수신된 프레임의 데이터 부분을 수신 데이터 버퍼에 전달한다. 이와 달리 수신된 프레임의 일련 번호  $L\_SEQ$ 이  $L\_V(R)$ 과 같고,  $L\_V(R)$ 이  $L\_V(N)$ 과 같지 않은 경우, 상기 RLP제어기 131은 상기  $L\_V(R)$ 을 증가 시키고  $\{2\}^{12}$ 에 대한 modulo 연산을 한다. 상기 RLP제어기 131은 상기 수신된 프레임의 데이터 부분을 재정렬 버퍼 138에 저장한다.

<258> 셋째, 수신된 프레임의 일련 번호  $L\_SEQ$ 이  $L\_V(R)$ 보다 크다면, 상기 RLP제어기 131은 일련 번호  $L\_V(R)$ 에서  $(L\_SEQ-1) \bmod \{2\}^{12}$ 를 가지는 프레임에 대한 재전송을 요청하기 위해 NAK 리스트 137에 각 프레임에 대한 엔트리를 만든다. 각 엔트리는 해당하는 프레임에 대한 12 비트 일련 번호를 가지고 있게 된다. 또한, 상기 RLP제어기 131은 수신된 프레임의 데이터 부분을 재정렬 버퍼 138에 저장하고  $L\_V(R)$ 을  $(L+1) \bmod \{2\}^{12}$ 으로 설정한다.

<259> 상기 RLP제어기 131은 상기 도 8의 (b) 또는 (c) 형식의 프레임을 수신하였을 때 상기 NAK 리스트에 저장된 NAK 엔트리의 12 비트 일련 번호 값의 하위 8비트 값과 상기 8비트 SEQ 필드에 담겨온 값이 일치하는 NAK 엔트리를 찾는다. 만일 그러한 엔트리가 있

다면 상기 NAK 엔트리에 저장된 프레임 일련 번호 L\_SEQ값을 수신된 프레임의 일련 번호로 한다. 만일 그러한 엔트리가 없다면 상기 RLP제어기 131은 상기 수신된 프레임을 버린다.

<260>      상기 RLP 제어기 131은 상기 도 8의 (b) 형식의 프레임을 수신하였을 때 수신된 데이터 조각의 첫 번째 바이트의 13비트 데이터 일련 번호 L을 SEG 필드의 값에 수신된 데이터 조각의 크기를 곱한 값으로 구한다. 상기 RLP 제어기 131은 상기 도 8의 (b) 형식의 프레임을 수신하였을 때 수신된 데이터 조각의 첫 번째 바이트의 일련번호 L을 구하면 나머지 데이터 바이트의 일련 번호를 구할 수 있게 된다. 즉, 상기 일련 번호 L과 수신된 데이터 조각의 크기 B를 더하고 하나를 뺀 ( $L + B - 1$ )이 마지막 데이터 바이트의 일련 번호가 되며 중간에 있는 데이터 바이트들은 바로 앞의 데이터 바이트의 일련 번호에 하나를 더한 값이 된다.

<261>      상기 RLP 제어기 131은 상기 도 8의 (c) 형식의 프레임을 수신하였을 때 수신된 데이터 조각의 첫 번째 바이트의 13비트 데이터 일련 번호 L을 SEG 필드의 값으로 설정한다. 상기 RLP 제어기 131은 상기 도 8의 (c)형식의 프레임을 수신하였을 때 수신된 데이터 조각의 첫 번째 바이트의 일련 번호 L을 구하면 나머지 데이터 바이트의 일련 번호를 구할 수 있게 된다. 즉, 상기 일련 번호 L과 수신된 데이터 조각의 크기 B를 더하고 하나를 뺀 ( $L + B - 1$ )이 마지막 데이터 바이트의 일련 번호가 되며 중간에 있는 데이터 바이트들은 바로 앞의 데이터 바이트의 일련 번호에 하나를 더한 값이 된다.

<262>      상기 RLP 제어기 131은 상기 도 8의 (c) 형식의 프레임을 수신하였을 때 END 필드가 '1'로 설정되어 있으면 재전송되는 데이터 부분의 마지막 조각이 왔음을 알 수 있다. 따라서 일련 번호 0번 데이터 바이트에서 마지막 조각의 마지막 데이터 바이트까지 모두

수신하였으면 재전송 프레임이 수신된 것으로 보고 완성된 데이터 부분을 가지고 상기 재전송 프레임 처리과정을 수행한다. 만일 일련 번호 0번 데이터 바이트에서 마지막 조각의 마지막 데이터 바이트까지 모두 수신하지 못하였거나 또는 아직 마지막 조각을 수신하지 못하였으면 상기 RLP제어기 131은 일련 번호 0번에서 현재까지 수신된 가장 큰 일련 번호까지 수신된 일련 번호를 모두 표시해 둔다.

<263>      상기 RLP 제어기 131은 다중화/역다중화 제어기 140에서 깨진 데이터 블록이 수신되었음을 알리면, 기본 채널에서와 마찬가지로 레지스터 E 134에 저장된 값에 하나를 증가시켜 다시 레지스터 E 134에 저장한다. 이때 상기 증가된 E 레지스터 134와 L\_V(R) 레지스터 136값을 더하여  $2^{12}$  modulo 연산을 한 결과가 상기 L\_V(N) 레지스터 135값보다 작게 되면 상기 RLP 제어기 131은 상기 재설정 과정을 수행한다.

<264>      상기 RLP 제어기 131은 데이터 수신 과정에서 빈 데이터 블록이 아니면서 올바르게 수신된 데이터 블록이 하나라도 있거나 상기 다중화/역다중화 제어기가 아무런 프레임도 수신되지 않았다고 알려주면 상기 레지스터 E 134를 '0'으로 설정한다.

#### <265>      RLP제어기의 데이터 수신후 동작

<266>      먼저 RLP제어기 131은 수신된 모든 프레임을 처리한 후 다음과 같은 작업을 수행한다.

<267>      수신된 데이터 블록 중에서 아이들 프레임이 수신되는 경우 또는 새 데이터 프레임이 수신되는 경우, 상기 RLP 제어기 131은 NAK 리스트 137에서 오래된 엔트리부터 다음

의 과정을 수행한다.

<268> 첫째, NAK 엔트리가 취소 타이머가 설정된 후 아직 만료되지 않았고 이미 세 번의 NAK에 상기 NAK 엔트리가 가지고 있는 일련 번호가 포함되어 전송되었다면, RLP 제어기 131은 취소 타이머의 값을 하나 줄인다. 만일 상기 취소 타이머 값이 '0'이 되면, RLP 제어기 131은 다음 동작을 수행한다. 만일 RLP 제어기 131이 이미 NAK 엔트리가 가지고 있는 일련 번호에 해당하는 재전송 데이터 프레임을 수신하였다면, 상기 RLP 제어기 131은 상기 NAK 엔트리를 삭제한다. 이와 달리, RLP 제어기 131이 NAK 엔트리가 가지고 있는 일련 번호에 해당하는 재전송 데이터 프레임의 데이터 조각을 하나도 수신하지 못했다면, 상기 RLP 제어기 131은 상기 NAK 엔트리의 일련 번호에 해당하는 재전송 데이터 프레임의 데이터 부분을 모두 수신하지 못한 것으로 간주하고, 재정렬 버퍼 138에 저장된 상기 NAK 엔트리의 일련 번호보다 크고 연속적으로 상위 링크 프로토콜로 보낼 수 있는 수신된 데이터 프레임들의 데이터 부분을 순서대로 수신 데이터 버퍼에 전달한다. 만일 RLP 제어기 131이 NAK 엔트리가 가지고 있는 일련 번호에 해당하는 재전송 데이터 프레임의 데이터 부분에서 일부 데이터 조각을 수신하였다면, 상기 RLP 131은 상기 데이터 조각들을 순서대로 수신 데이터 버퍼에 전달한 다음, 재정렬 버퍼 138에 저장된 상기 NAK 엔트리의 일련번호보다 크고 연속적으로 상위 링크 프로토콜을 보낼 수 있는 수신된 데이터 프레임들의 데이터 부분을 순서대로 수신데이터 버퍼에 전달한다. 상기 RLP 제어기 131은 다음번 수신을 기다리는 데이터 바이트의 일련번호로 L\_V(N) 레지스터 135를 설정한다.

<269> 둘째, NAK 엔트리가 재전송 타이머가 설정된 후 아직 만료되지 않았고 이미 두 번의 NAK에 상기 NAK 엔트리가 가지고 있는 일련 번호가 포함되어 전송되었다면, 상기 RLP

제어기 131은 취소 타이머의 값을 하나 줄인다. 만일 상기 재전송 타이머 값이 '0'이 되면, 상기 RLP 제어기 131은 다음 동작을 수행한다. 만일 RLP 제어기 131이 이미 NAK 엔트리가 가지고 있는 일련 번호에 해당하는 데이터 프레임을 수신하였다면, 상기 RLP 제어기 131은 상기 NAK 엔트리를 삭제하고 상기 RLP 제어기 131은 다음번 수신을 기다리는 데이터 프레임의 일련번호로 L\_V(N) 레지스터 135를 설정한다. 이와 달리, RLP 제어기 131은 다음에 전송할 세 개의 NAK 프레임에 상기 NAK 엔트리가 가지고 있는 일련번호를 포함시켜서 전송한다. 상기 RLP 제어기 131은 상기 NAK 엔트리의 취소 타이머를 적절한 값으로 설정한다. 상기 RLP 제어기 131은 다음에 전송할 세 개의 NAK 프레임에 상기 NAK 엔트리가 가지고 있는 일련 번호를 포함시켜서 전송한다. 상기 RLP 제어기 131은 상기 일련 번호에 해당하는 데이터 프레임의 데이터 부분 중에서 일부 데이터 조각을 이미 수신하였다면 필요한 데이터 조각들만 재전송 요청하기 위해서 상기 데이터 조각들에 대한 데이터 일련 번호를 사용하여 NAK 프레임에 재전송 요청을 넣는다.

<270>       상기 RLP 제어기 131은 새로 추가하여야 하는 NAK 엔트리들에 대해서 NAK 엔트리의 재전송 타이머를 적절한 값으로 설정하고, 다음에 전송할 두 개의 NAK 프레임에 상기 NAK 엔트리가 가지고 있는 일련 번호를 포함시켜서 전송한다.

### 【발명의 효과】

<271>       상술한 바와 같이 본 발명에서는 데이터 바이트 기반의 일련 번호 방법을 보완하여 효율을 더 높일 수 있는 블럭 단위의 일련 번호 방식을 제안하여 라디오 링크 프로토콜 (RLP)을 위한 가변 길이의 프레임을 생성할 수 있도록 하는 이점이 있

다. 또한 본 발명에서는 상기 RLP가 가변 길이의 프레임을 생성할 수 있도록 지원하는 다중화/역다중화기를 제안한다.

**【특허청구범위】****【청구항 1】**

송신을 위한 데이터를 저장하는 송신 데이터 버퍼와,

상기 송신 데이터 버퍼에 저장된 데이터를 읽어들이 연속적인 일련 번호를 가지는 요청되는 크기 내의 RLP프레임을 생성하는 다수의 RLP 처리기와,

상기 각 RLP 처리기로부터 생성될 RLP프레임의 크기를 요청하며, 상기 각 RLP 처리기로부터 생성되는 적어도 하나 이상의 RLP프레임이 포함된 다중화 프레임을 생성하는 다중화 제어기와,

적어도 하나 이상의 상기 다중화 프레임이 포함된 물리 프레임을 물리채널을 통해 송신하는 물리계층 처리기를 포함함을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

**【청구항 2】**

제1항에 있어서, 상기 각 RLP처리기는,

상기 다중화 제어기로부터의 요청되는 크기내의 RLP프레임을 연속적인 일련 번호를 가지는 RLP 프레임을 생성하는 RLP 제어기와,

상기 생성된 RLP프레임의 일련 번호와 상기 생성된 RLP프레임이 전송한 데이터 부분을 가지고 있는 재전송 엔트리를 저장하고 있는 재전송 버퍼와,

전송될 RLP 프레임의 일련번호를 저장하는 제1레지스터와,

전송될 조각 RLP 프레임의 일련번호를 저장하는 제2레지스터와,



전송될 데이터의 메모리 어드레스를 저장하는 제3레지스터와,

전송될 데이터의 총 나머지 양을 저장하는 제4레지스터를 포함함을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

### 【청구항 3】

제2항에 있어서, 상기 다중화 제어기는, 전송율에 따른 RLP프레임의 크기와 개수를 결정하고, 결정된 크기와 개수만큼의 RLP프레임을 생성하도록 상기 다수의 RLP처리기로 요청하는 것을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

### 【청구항 4】

제3항에 있어서, 상기 다중화 제어기는, 서비스 우선순위에 따라 상기 다수의 RLP 처리기로 RLP프레임의 생성을 요청하는 것을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

### 【청구항 5】

제2항에 있어서, 상기 물리계층 처리기는, 적어도 하나 이상의 상기 다중화 프레임과, 전송율 및 정보비트의 크기 정보가 포함된 상기 물리 프레임을 송신하는 것을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

**【청구항 6】**

제2항에 있어서, 상기 물리계층 처리기는, 상기 물리 프레임을 기본 채널을 통해 송신하는 것을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

**【청구항 7】**

제6항에 있어서, 상기 다중화 프레임은, 상기 다수의 RLP처리기로부터 출력되는 각 RLP프레임에 전송율, 시그널링 메시지, 서비스 인식자, 헤더가 더 포함되어 이루어지는 것임을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

**【청구항 8】**

제6항에 있어서, 상기 각 RLP처리기는, 상기 다중화 제어기로부터의 요청에 따라 결정되는 크기내의 제어프레임, 재전송 데이터 프레임, 데이터 프레임 또는 아이들 프레임을 우선순위에 따라 생성하는 것을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

**【청구항 9】**

제8항에 있어서, 상기 재전송 데이터 프레임 또는 상기 데이터 프레임은 블록단위의 프레임임을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

**【청구항 10】**

제2항에 있어서, 상기 물리계층 처리기는, 상기 물리 프레임을 부가 채널을 통해 송신하는 것을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

**【청구항 11】**

제10항에 있어서, 상기 다중화 프레임은, 상기 다수의 RLP처리기로부터 출력되는 각 RLP프레임에 전송율, 서비스 인식자, 길이 지시자, 길이 필드를 더 포함하여 이루어지는 것임을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

**【청구항 12】**

제10항에 있어서, 상기 각 RLP처리기는, 상기 다중화 제어기로부터의 요청에 따라 결정되는 크기의 재전송 데이터 프레임 또는 데이터 프레임을 우선순위에 따라 생성하는 것을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

**【청구항 13】**

제12항에 있어서, 상기 재전송 데이터 프레임 또는 상기 데이터 프레임은 블록단위의 프레임임을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

**【청구항 14】**

송신을 위한 데이터를 저장하는 송신 데이터 버퍼와,

각각이 고유의 서비스를 위한 데이터를 처리하며, 상기 송신 데이터 버퍼에 저장된 데이터를 읽어들이 연속적인 일련 번호를 가지는 요청되는 크기 내의 RLP프레임을 생성하는 다수의 RLP 처리기와,

상기 각 RLP처리기로부터 출력될 RLP프레임의 크기를 요청하며, 상기 각 RLP처리기로부터 출력되는 적어도 하나 이상의 RLP프레임이 포함된 다중화 프레임들을 논리전송단위(LTU)의 프레임으로 생성하는 다중화 제어기와,

적어도 하나 이상의 상기 논리전송단위의 프레임들이 포함된 물리 프레임을 물리채널을 통해 송신하는 물리계층 처리기를 포함함을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

#### 【청구항 15】

제14항에 있어서, 상기 각 RLP처리기는,

상기 다중화 제어기로부터의 요청되는 크기내의 RLP프레임을 연속적인 일련 번호를 가지는 RLP 프레임을 생성하는 RLP 제어기와,

상기 생성된 RLP프레임의 일련 번호와 상기 생성된 RLP프레임이 전송한 데이터 부분을 가지고 있는 재전송 엔트리를 저장하고 있는 재전송 버퍼와,

전송될 RLP 프레임의 일련번호를 저장하는 제1레지스터와,

전송될 조각 RLP 프레임의 일련번호를 저장하는 제2레지스터와,

전송될 데이터의 메모리 어드레스를 저장하는 제3레지스터와,

전송될 데이터의 총 나머지 양을 저장하는 제4레지스터를 포함함을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

**【청구항 16】**

제15항에 있어서, 상기 다중화 제어기는, 전송율에 따른 RLP프레임의 크기와 개수를 결정하고, 결정된 크기와 개수만큼의 RLP프레임을 생성하도록 상기 다수의 RLP처리기로 요청하는 것을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

**【청구항 17】**

제16항에 있어서, 상기 다중화 제어기는, 서비스 우선순위에 따라 상기 다수의 RLP처리기로 RLP프레임의 생성을 요청하는 것을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

**【청구항 18】**

제15항에 있어서, 상기 물리계층 처리기는, 적어도 하나 이상의 상기 논리전송단위의 프레임과, 전송율 및 정보비트의 크기 정보가 포함된 상기 물리 프레임을 송신하는 것을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

**【청구항 19】**

제15항에 있어서, 상기 물리계층 처리기는, 상기 물리 프레임에 부가 채널을 통해 송신하는 것을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

【청구항 20】

제19항에 있어서, 상기 다중화 프레임은, 상기 다수의 RLP처리기로부터 출력되는 각 RLP프레임에 전송율, 서비스 인식자, 길이 지시자, 길이 필드가 더 포함되어 이루어지는 것을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

【청구항 21】

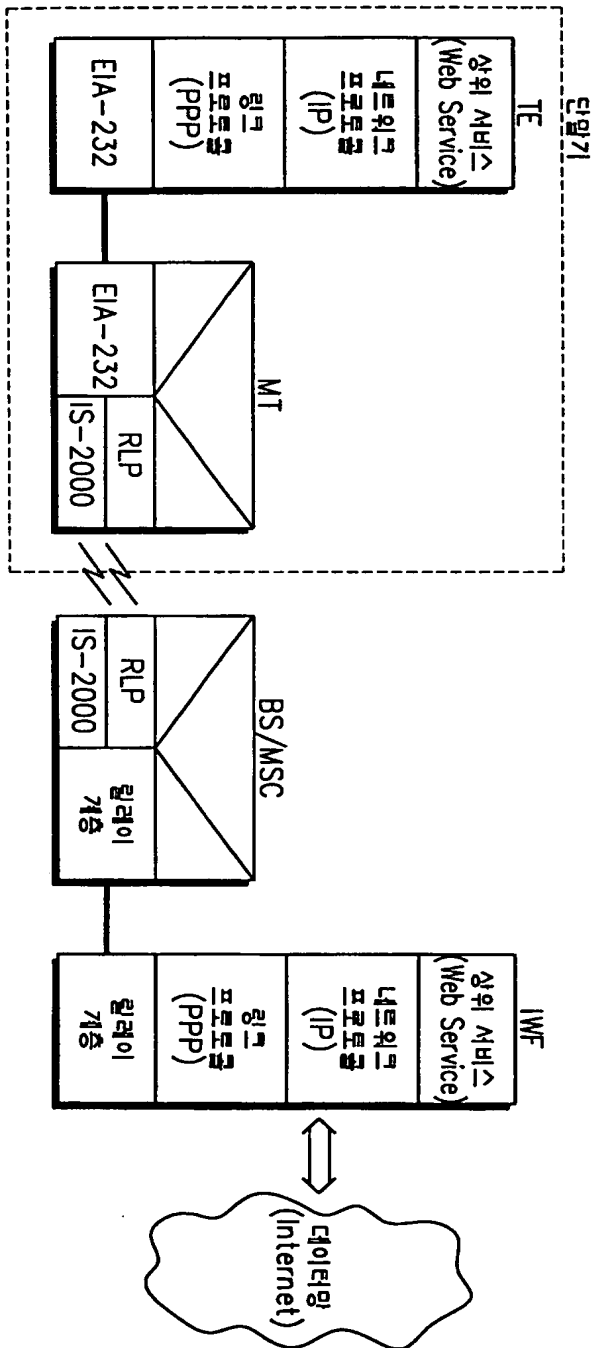
제19항에 있어서, 상기 각 RLP처리기는, 상기 다중화 제어기로부터의 요청에 따라 결정되는 크기내의 재전송 데이터 프레임 또는 데이터 프레임을 우선순위에 따라 생성하는 것을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

【청구항 22】

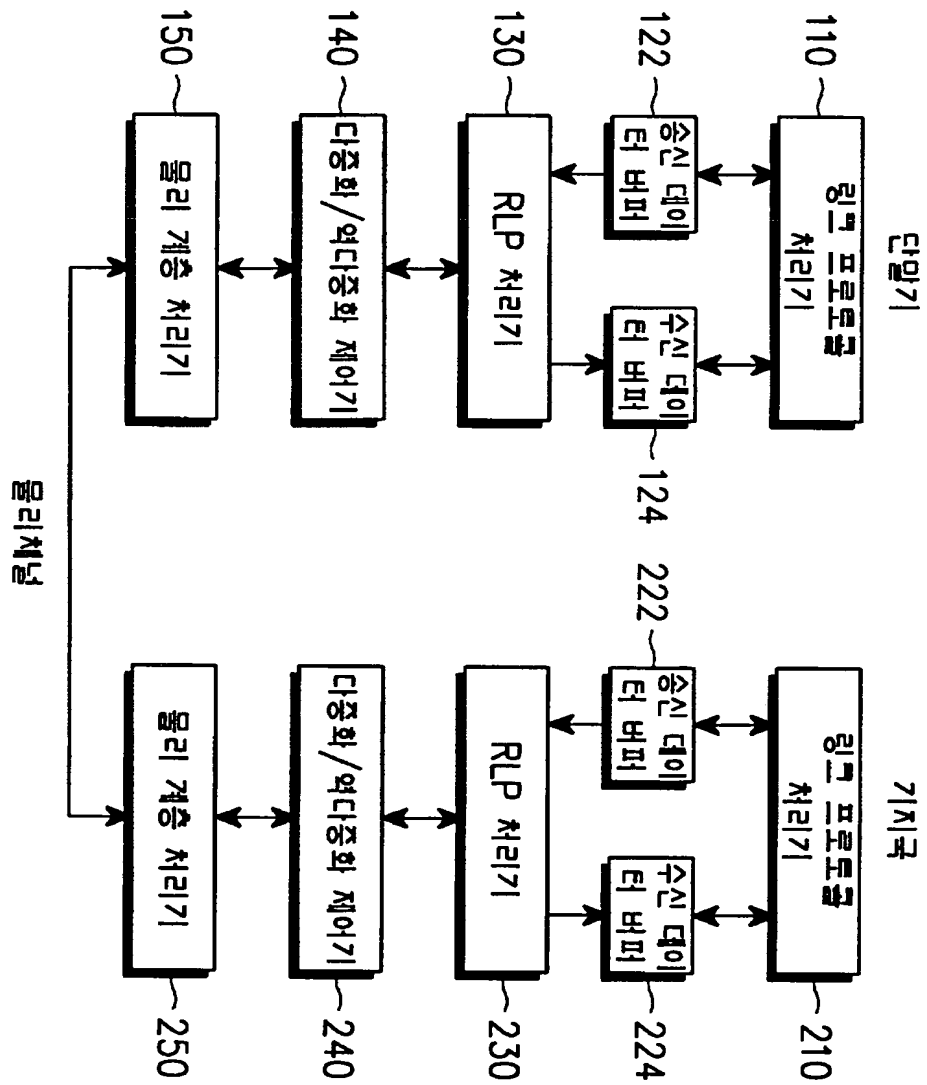
제21항에 있어서, 상기 재전송 데이터 프레임 또는 상기 데이터 프레임은 블록단위의 프레임임을 특징으로 하는 이동 통신시스템의 데이터 송신장치.

【도면】

【도 1】

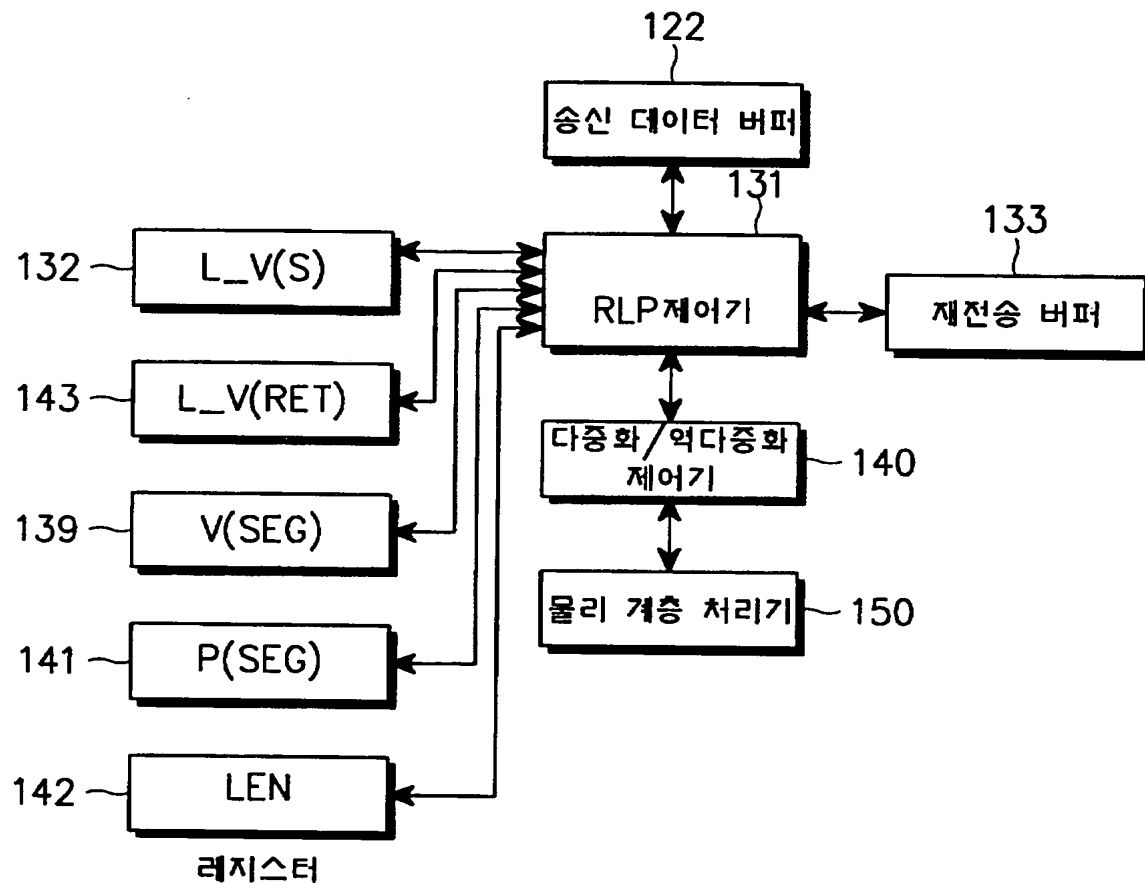


【도 2】

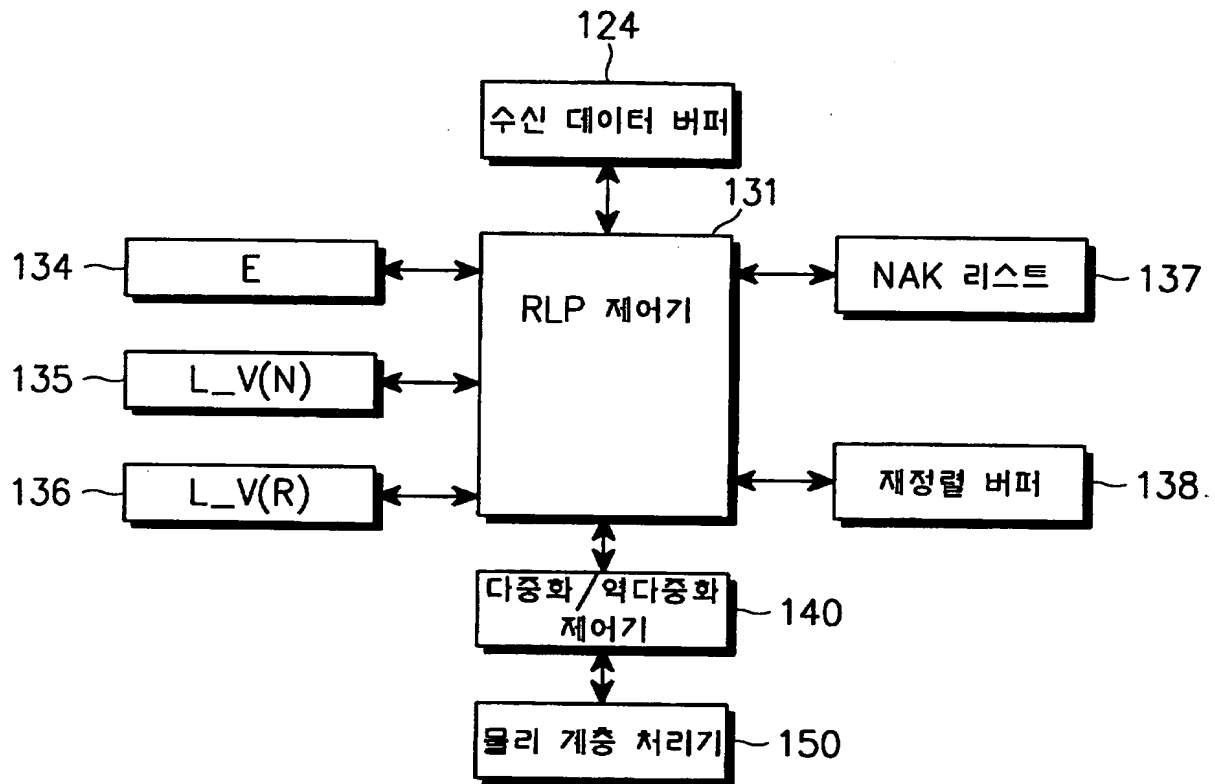




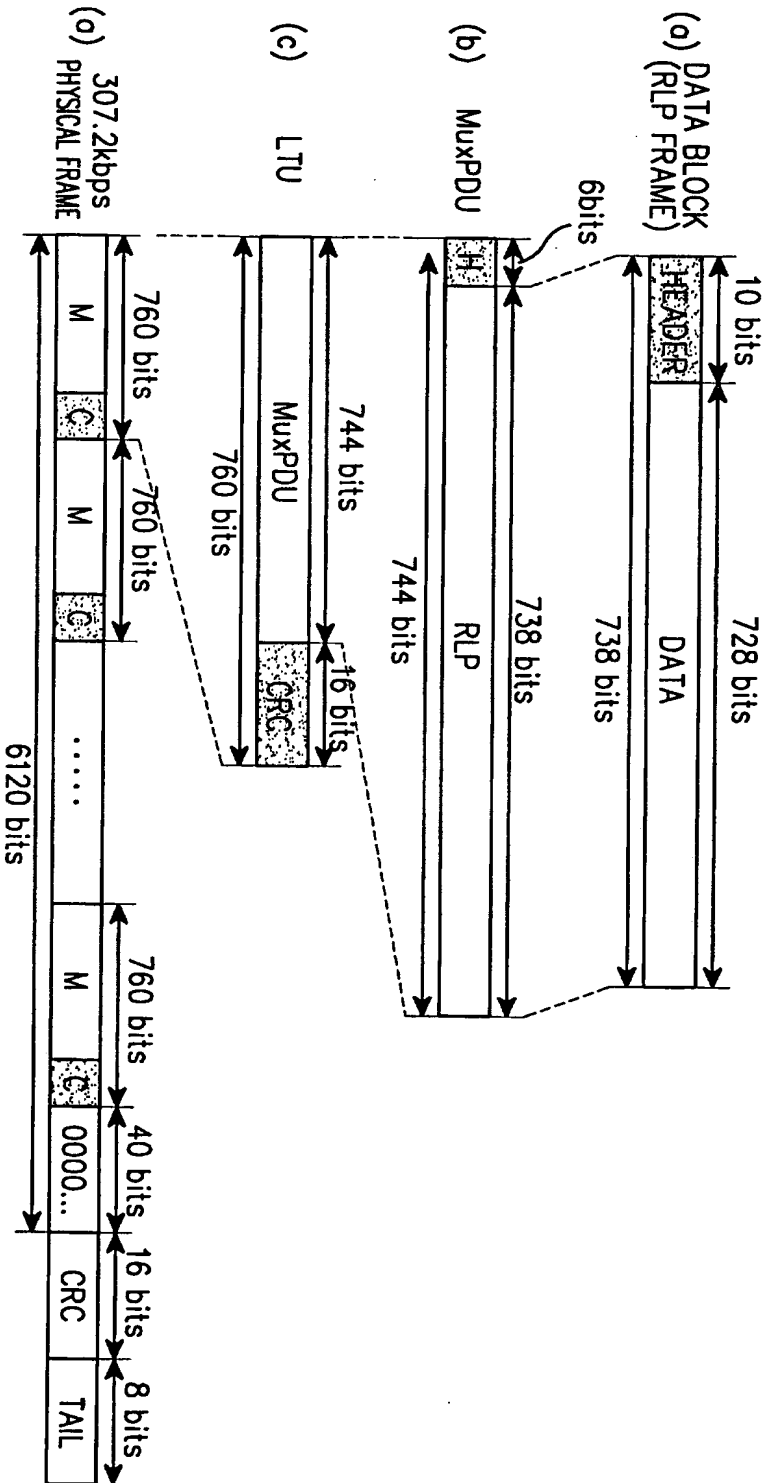
【도 3】



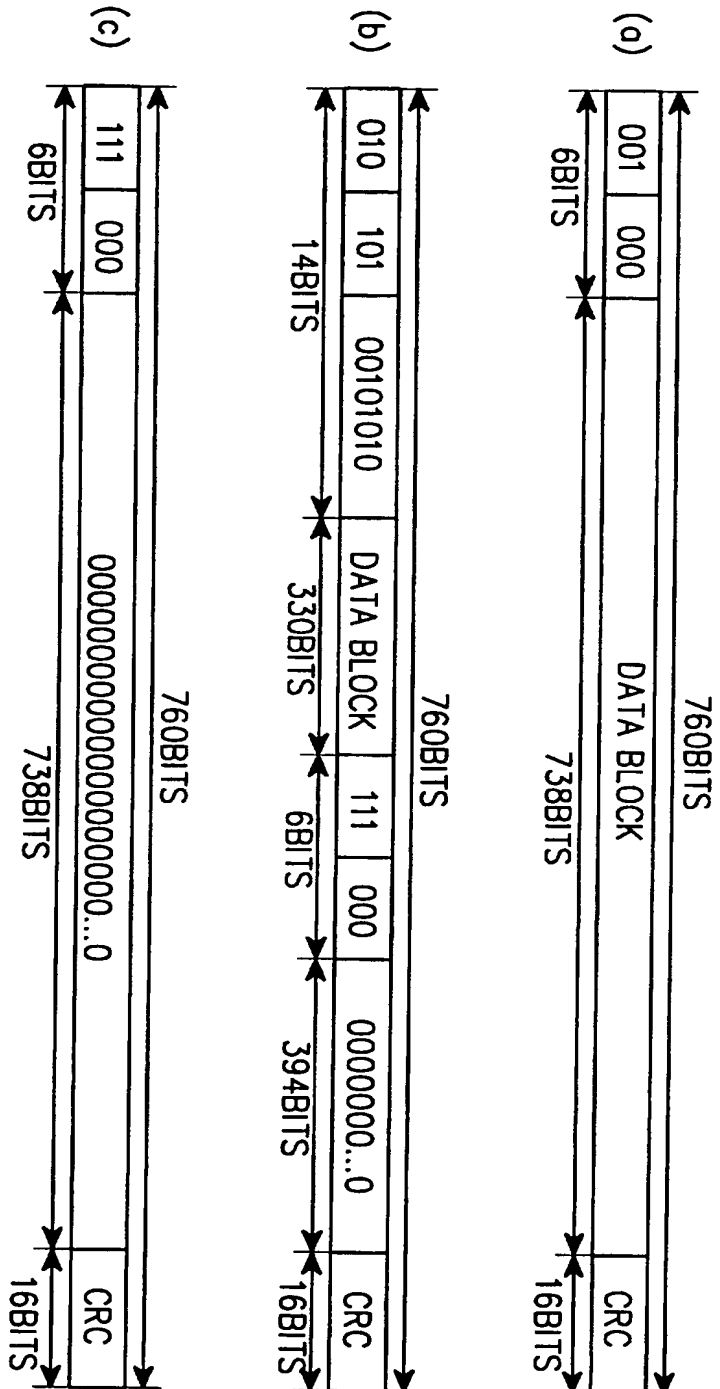
【도 4】



【표 5】

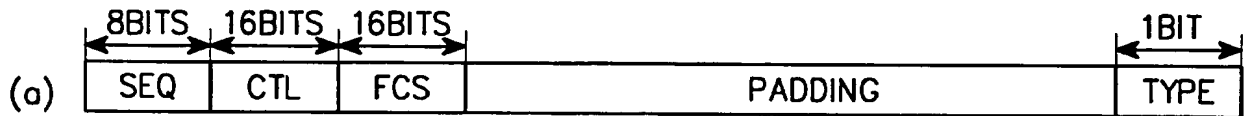


【图 6】



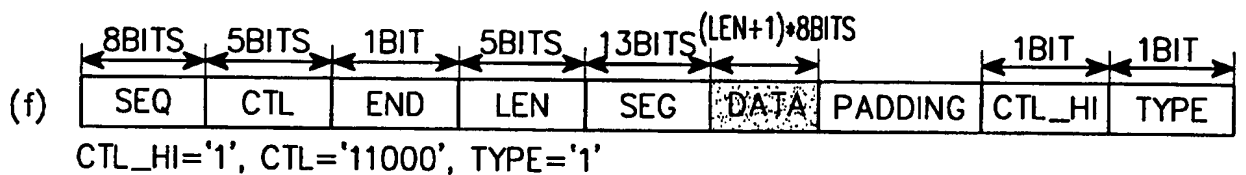
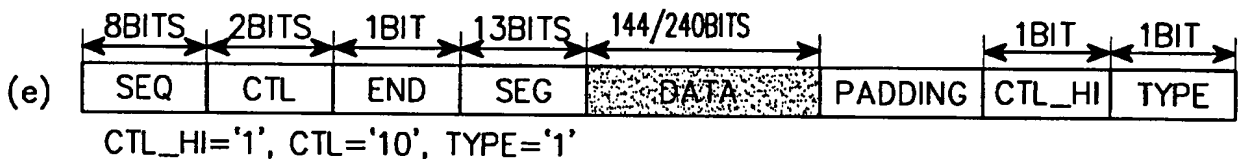
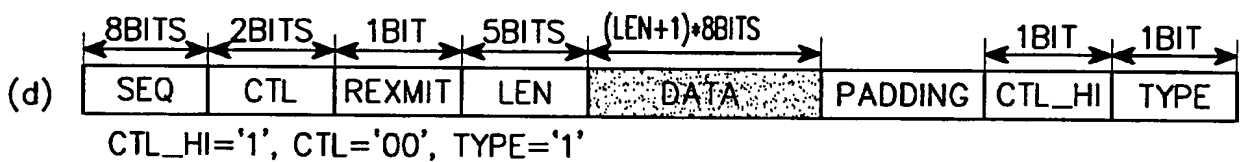
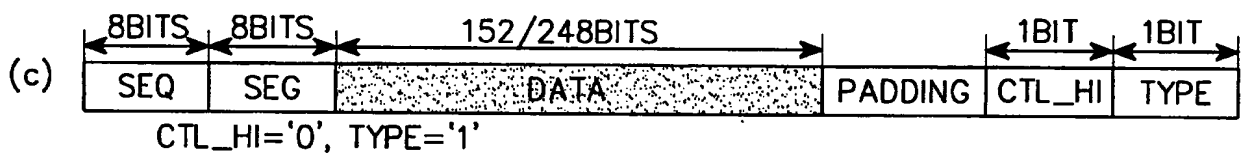
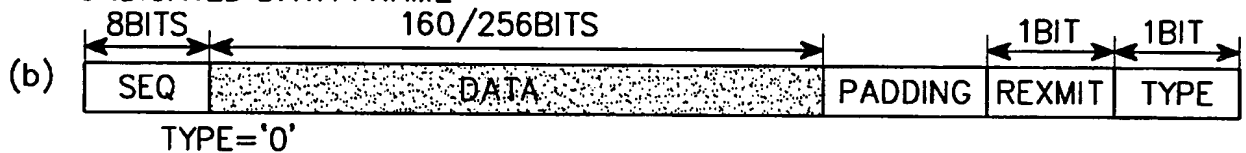
## 【도 7】

SYNC, SYNC/ACK, ACK FRAME

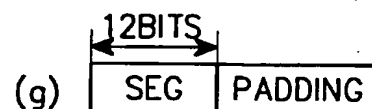


CTL='11110001' FOR SYNC, '11110010' FOR  
 SYNC/ACK, '11110011' FOR ACK, TYPE='1'

FUNDICATED DATA FRAME



IDLE FRAME(1/8 RATE ONLY)

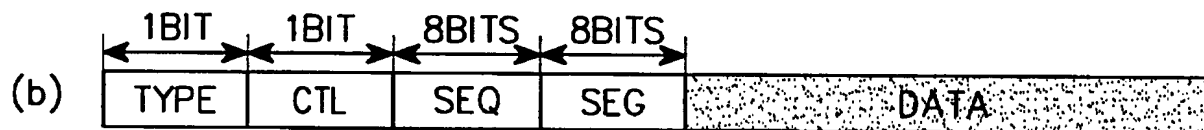


## 【도 8】

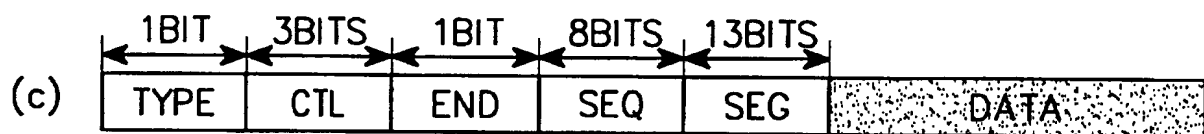
## SUPPLEMENTAL DATA FRAME



TYPE='0'

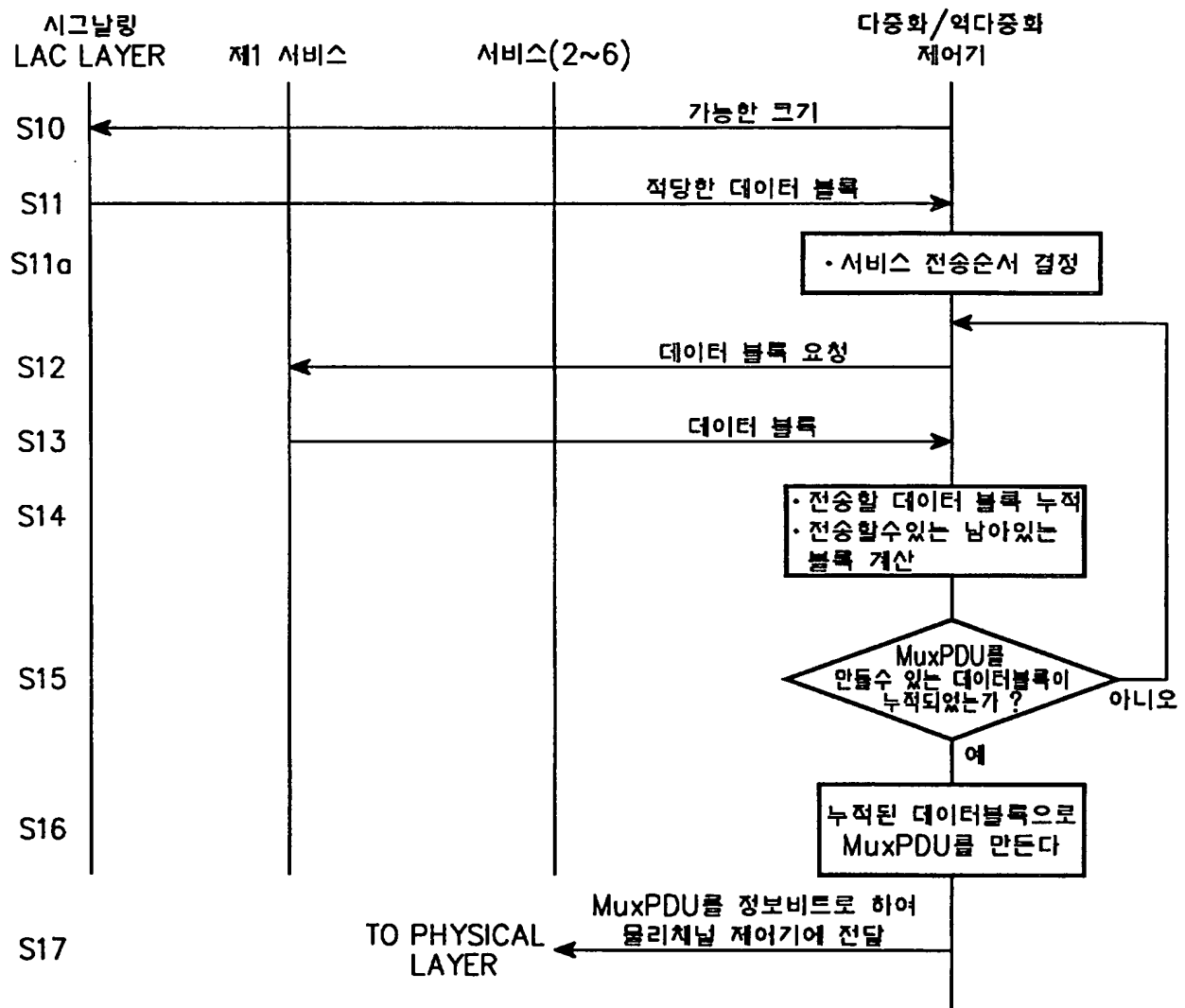


TYPE='1', CTL='0'

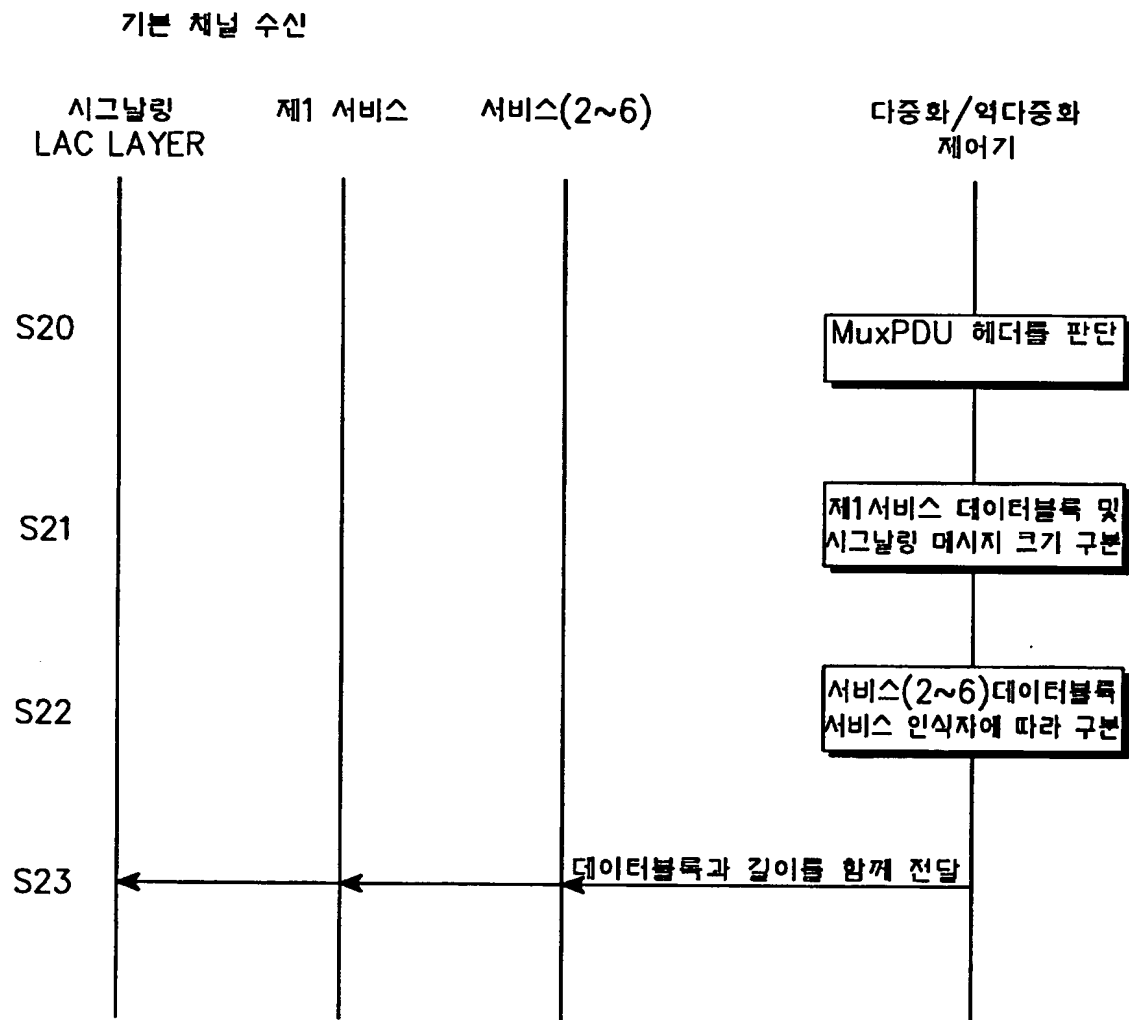


TYPE='1', CTL='100'

【도 9】



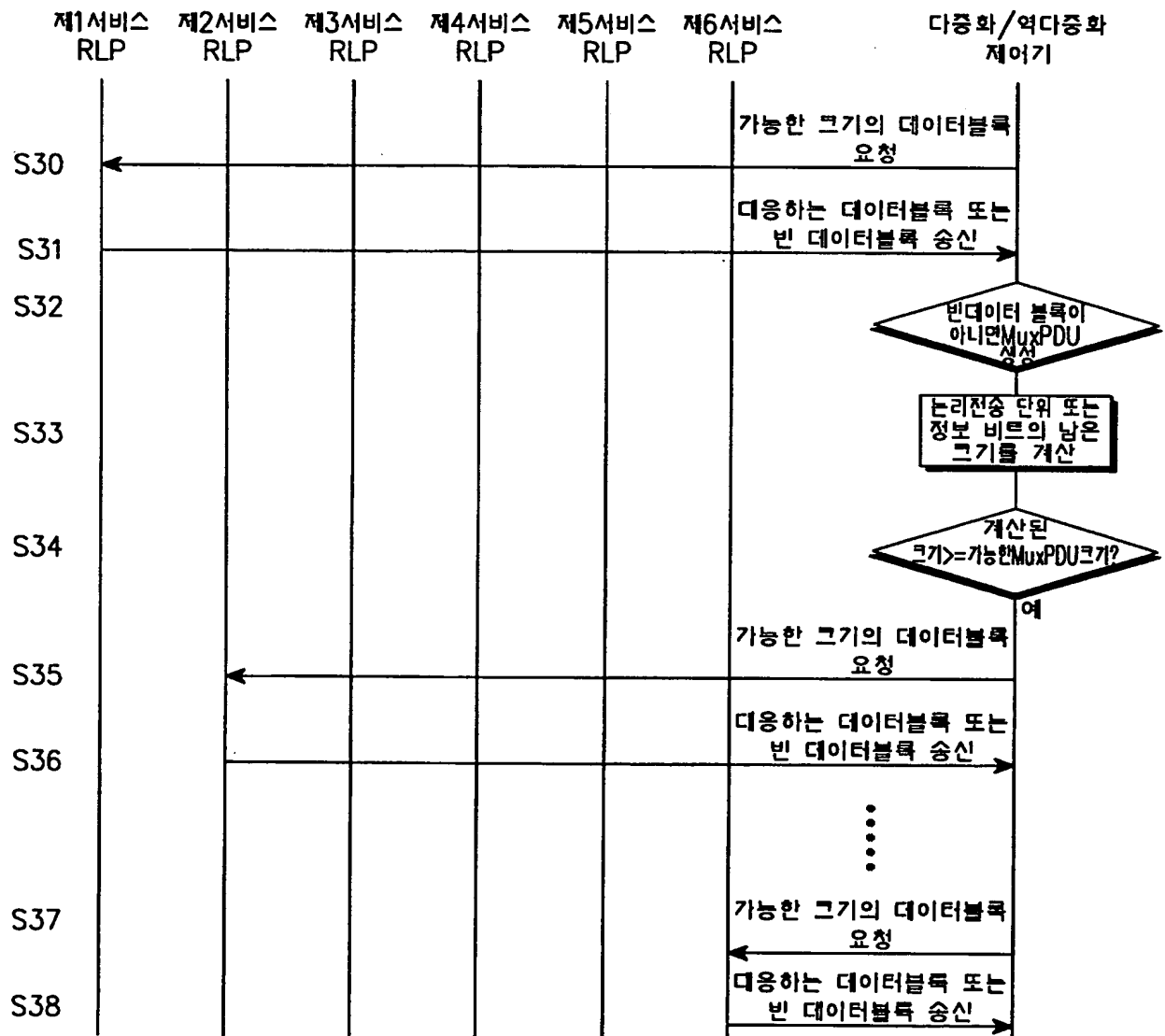
【도 10】





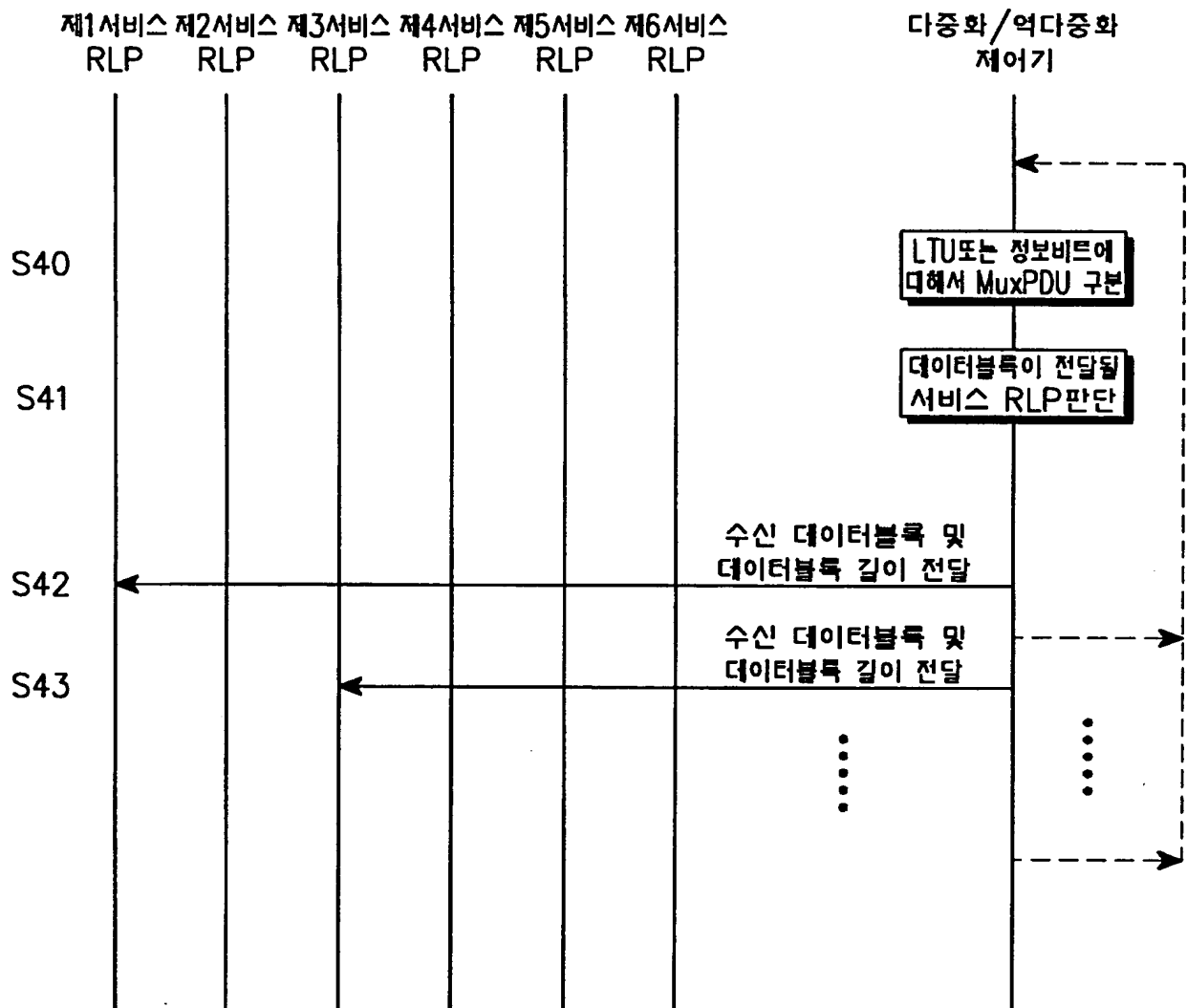
【도 11】

부가 채널 송신



【도 12】

## 부가 채널 수신



|           |   |
|-----------|---|
| 【서류명】     | 서지사항보정서   |
| 【수신처】     | 특허청장  |
| 【제출일자】    | 1999.06.28  |
| 【제출인】     |   |
| 【명칭】      | 삼성전자 주식회사   |
| 【출원인코드】   | 119981042713  |
| 【사건과의 관계】 | 출원인   |
| 【대리인】     |   |
| 【성명】      | 이건주   |
| 【대리인코드】   | 919980003398  |
| 【사건의 표시】  |   |
| 【출원번호】    | 1019990019540   |
| 【출원일자】    | 1999.05.24  |
| 【발명의 명칭】  | 이동통신시스템에서라디오링크프로토콜에따른가변길이의데<br>이터송수신장치및방법             |
| 【제출원인】    |   |
| 【발송번호】    | 151999001508211                                       |
| 【발송일자】    | 1999.06.17  |
| 【보정할 서류】  | 특허출원서   |
| 【보정할 사항】  |   |
| 【보정대상 항목】 | 수수료   |
| 【보정방법】    | 납부  |
| 【보정내용】    |   |
| 【수수료】     | 미납 수수료  |
| 【취지】      | 특허법시행규칙 제13조·실용신안법시행규칙 제12조의 규정<br>에 의하여 위와 같이 제출합니다. |
| 【수수료】     |   |
| 【보정료】     | 11000   |
| 【기타 수수료】  | 108000  |
| 【합계】      | 119000  |